

---

# CURRICULUM VITAE

---

**Carlos Molina Clemente**

*Universitat Rovira i Virgili*

*noviembre 2025*

# ÍNDICE

1. DATOS PERSONALES	5
2. TÍTULOS ACADÉMICOS	6
3. DOCENCIA	7
3.1. PUESTOS DOCENTES DESEMPEÑADOS	7
3.2. ACTIVIDAD DOCENTE DESEMPEÑADA	8
3.2.1. Docencia en Grado de Informática	8
3.2.2. Docencia en Master de Ingeniería Informática: Seguridad Informática y Sistemas Inteligentes (MEISISI)	10
3.2.3. Docencia en Máster de Seguridad de Tecnologías de Información y Comunicaciones (MISTIC)	11
3.2.4. Docencia en Ingeniería Informática	11
3.2.5. Docencia en Master de Ingeniería Informática y Seguridad (MSISI)	12
3.2.6. Docencia en Ingeniería Técnica Informática de Sistemas y Gestión	12
3.2.7. Docencia en Ingeniería Técnica de Telecomunicaciones, especialidad Telemática	13
3.2.8. Docencia en Ingeniería Técnica en Electrónica Industrial	14
3.2.9. Dirección Trabajos Final de Grado (Grado de Técnicas de Desarrollo de Aplicaciones Web y Móviles)	14
3.2.10. Dirección Trabajos Final de Grado (Grado de Informática)	15
3.2.10. Dirección Trabajos Final de Grado (Doble Grado de Ingeniería Informática y Biotecnología)	15
3.2.11. Dirección Proyectos Final Carrera (Ingeniería Técnica Informática Sistemas/Gestión)	15
3.2.12. Dirección Proyectos Final Carrera (Ingeniería Informática)	17
3.2.13. Dirección de Trabajos de Investigación de Master.	17
3.2.14. Tutorización de Trabajos de Prácticas en Empresa	18
3.2.15. Tutorización de Alumnos ETSE	18
3.2.16. Miembro de Tribunales de Tesis de Master.	18
3.3. CERTIFICADOS, CURSOS Y SEMINARIOS RECIBIDOS	19
3.3.1. Certificados	19
3.3.2. Cursos del Instituto de Ciencias de la Educación de la URV	20
3.3.3. Cursos del Instituto de Ciencias de la Educación de la UPC	21
3.3.4. Otros Cursos y Seminarios	21
3.4. OTROS MÉRITOS DOCENTES	22
3.4.1. Quinquenios Docentes de la CNEAI	22

3.4.2. Quinquenios Docentes de la AQU	22
3.4.3. Trienios	23
3.4.4. Proyectos de Innovación Docente	23
3.4.5. Miembro de Comisiones	23
3.4.6. Pruebas de Acceso a la Universidad	23
3.4.7. Valoración de Encuestas Docentes	24
3.4.8. Encargo Docente y UUAs	25
<b>4. INVESTIGACIÓN</b>	26
<b>4.1. ACTIVIDAD INVESTIGADORA DESEMPEÑADA</b>	26
4.1.1. Temas principales de la Actividad Investigadora	26
4.1.2. Suficiencia Investigadora	26
4.1.3. Participación en Proyectos de Investigación Financiados	26
4.1.4. Miembro de Grupos de Investigación	28
4.1.5. Estancias en Centros Nacionales y Extranjeros	28
<b>4.2. PUBLICACIONES</b>	28
4.2.1. Libros y Traducción de libros	28
4.2.2. Artículos en Revistas	28
4.2.3. Artículos en Congresos	30
4.2.4. Artículos en Workshops	31
4.2.5. Identificadores de Autor	32
4.2.6. Indicadores de Calidad (Septiembre 2025)	32
<b>4.3. DIRECCIÓN DE TESIS DOCTORALES</b>	32
<b>4.4. OTRAS TAREAS DE INVESTIGACIÓN</b>	34
4.4.1. Revisión de Artículos en Congresos y Revistas Internacionales	34
4.4.2. Organización de Eventos y Miembro de Comité de Programa	35
4.4.3. Asistencia a Congresos (sin presentar ponencia)	35
4.4.4. Asistencia a Congresos (presentando ponencia)	36
4.4.5. Cursos y Seminarios Impartidos	36
4.4.6. Cursos y Seminarios Recibidos	36
4.4.7. Desarrollo de Aplicaciones	36
4.4.8. Miembro de Comisiones	37
4.4.9. Revisor Externo y Miembro de Tribunales de Prelectura/Lectura de Tesis	37
4.4.10. Revisor de Proyectos de Investigación	37
<b>4.5. OTROS MÉRITOS DE INVESTIGACIÓN</b>	38
4.5.1. Sexenios de Investigación de la CNEAI	38

4.5.2. Sexenios de Investigación de la AQU	38
4.5.3. Reconocimientos de Investigación de la Universitat Rovira i Virgili	38
<b>5. GESTIÓN</b>	<b>39</b>
5.1. Responsable de Estudios de Grado	39
5.2. Responsable de Áreas de Conocimiento	39
5.3. Responsable de Prácticas Externas	39
5.4. Responsable de Aplicativos ETSE	39
5.5. Subdirector de la Cátedra de Cloud Computing URV-TSystems	40
5.6. Coordinador de Microcredenciales FURV	40
5.7. Miembro de Tribunal de Plazas Docentes	40
5.8. Miembro de Tribunal de Becas de Doctorado, Becas Postdoctorales e Investigador	40
<b>6. BECAS, AYUDAS Y PREMIOS RECIBIDOS</b>	<b>42</b>
<b>7. ACTIVIDAD EN EMPRESAS Y PROFESIÓN LIBRE</b>	<b>43</b>
<b>8. IDIOMAS</b>	<b>44</b>
<b>9. DILIGENCIA DE REFRENDO DE CURRÍCULUM</b>	<b>45</b>

## **1. DATOS PERSONALES**

Apellidos y Nombre: Molina Clemente, Carlos María  
D.N.I.:  
Lugar y Fecha de Expedición:  
Lugar de Nacimiento:  
Fecha de Nacimiento:  
Universidad Actual: Universitat Rovira i Virgili  
Escuela: Escuela Técnica Superior de Ingeniería Departamento  
Departamento: de Ingeniería Informática y Matemáticas Profesor  
Categoría actual como profesor: Titular de Universidad

## **2. TÍTULOS ACADÉMICOS**

### **Doctor en Informática**

- Departamento: Departamento de Arquitectura de Computadores
- Universidad: Universidad Politécnica de Cataluña
- Titulo: Microarchitectural Techniques to Exploit Repetitive Computations and Values
- Fecha de Expedición: 14 de Diciembre de 2005
- Calificación: Excelente Cum Laude
- Directores de Tesis: Antonio González Colás y Jordi Tubella Murgades

### **Licenciado en Informática (homologado a Ingeniero en Informática)**

- Centro: Facultad de Informática de Barcelona
- Universidad: Universidad Politécnica de Cataluña
- Fecha de Expedición: 25 de Septiembre de 1996.
- Calificación: Notable
- Último curso realizado en la University of Bath (Reino Unido) como estudiante Erasmus

### **3. DOCENCIA**

#### **3.1. PUESTOS DOCENTES DESEMPEÑADOS**

##### **Profesor Titular de Universidad**

**Periodo:** Desde el 14 de Enero de 2009 hasta el 31 de Agosto de 2009 y desde el 1 de Septiembre de 2010 hasta la actualidad

**Departamento:** Departamento de Ingeniería Informática y Matemáticas.

**Área:** Arquitectura y Tecnología de Computadores.

**Escuela:** Escuela Técnica Superior de Ingeniería

**Universidad:** Universitat Rovira i Virgili

**Periodo (Comisión Servicios) :** Desde el 1 de Septiembre de 2009 hasta el 1 de Septiembre de 2010

**Departamento:** Departamento de Arquitectura de Computadores.

**Área:** Arquitectura y Tecnología de Computadores.

**Escuela:** Escuela Técnica Superior de Castelldefels

**Universidad:** Universitat Politècnica de Catalunya

##### **Profesor Titular de Escuela Universitaria**

**Periodo:** Desde el 17 de Junio de 2003 hasta el 13 de Enero de 2009.

**Departamento:** Departamento de Ingeniería Informática y Matemáticas.

**Área:** Arquitectura y Tecnología de Computadores.

**Escuela:** Escuela Técnica Superior de Ingeniería

**Universidad:** Universitat Rovira i Virgili

##### **Colaborador Docente**

**Periodo:** Desde el 21 de Febrero de 2018 hasta el 24 de Junio de 2020.

**Área:** Informática, Multimedia y Comunicación.

**Universidad:** Universitat Oberta de Catalunya

**Periodo:** Desde el 15 de Febrero de 2007 hasta el 18 de Febrero de 2008.

**Área:** Informática, Multimedia y Comunicación.

**Universidad:** Universitat Oberta de Catalunya

##### **Profesor Titular de Escuela Universitaria Interino**

**Periodo:** Desde el 23 de Diciembre de 1998 hasta el 17 de Junio de 2003.

**Departamento:** Departamento de Ingeniería Informática y Matemáticas.

**Área:** Arquitectura y Tecnología de Computadores.

**Escuela:** Escuela Técnica Superior de Ingeniería

**Universidad:** Universitat Rovira i Virgili

### **Becario Docente de Colaboración**

**Periodo:** Desde el 1 de Septiembre de 1994 hasta el 30 de Junio de 1995

**Departamento:** Departamento de Arquitectura de Computadores.

**Escuela:** Facultad de Informática de Barcelona

**Universidad:** Universitat Politècnica de Catalunya

**Periodo:** Desde el 1 de Junio de 1994 hasta el 30 de Septiembre de 1994

**Departamento:** Departamento de Ingeniería de Sistemas, Automática e Informática Industrial

**Escuela:** Facultad de Informática de Barcelona

**Universidad:** Universitat Politècnica de Catalunya

## **3.2. ACTIVIDAD DOCENTE DESEMPEÑADA**

### **3.2.1. Docencia en Grado de Informática**

#### **Arquitectura de Computadores**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Tercero (Primer Cuatrimestre)

Periodos y Actividad:

- 2025/2026: Teoría (Responsable de la Asignatura)
- 2024/2025: Teoría (Responsable de la Asignatura)
- 2023/2024: Teoría (Responsable de la Asignatura)
- 2022/2023: Teoría (Responsable de la Asignatura)
- 2021/2022: Teoría (Responsable de la Asignatura)
- 2020/2021: Teoría (Responsable de la Asignatura)
- 2019/2020: Teoría (Responsable de la Asignatura)
- 2018/2019: Teoría (Responsable de la Asignatura)
- 2017/2018: Teoría (Responsable de la Asignatura)
- 2016/2017: Teoría (Responsable de la Asignatura)
- 2015/2016: Teoría (Responsable de la Asignatura)
- 2014/2015: Teoría (Responsable de la Asignatura)
- 2013/2014: Teoría (Responsable de la Asignatura)
- 2012/2013: Teoría (Responsable de la Asignatura)

#### **Estructura de Computadores**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Segundo (Segundo Cuatrimestre)

Periodos y Actividad:

- 2025/2026: Teoría (Responsable de la Asignatura)
- 2024/2025: Teoría (Responsable de la Asignatura)
- 2023/2024: Teoría (Responsable de la Asignatura)
- 2022/2023: Teoría y Laboratorios (Responsable de la Asignatura)
- 2021/2022: Teoría y Laboratorios (Responsable de la Asignatura)
- 2020/2021: Teoría y Laboratorios (Responsable de la Asignatura)
- 2019/2020: Teoría (Responsable de la Asignatura)
- 2018/2019: Teoría (Responsable de la Asignatura)
- 2017/2018: Teoría (Responsable de la Asignatura)
- 2016/2017: Teoría (Responsable de la Asignatura)
- 2015/2016: Teoría y Laboratorios (Responsable de la Asignatura)
- 2014/2015: Teoría y Laboratorios (Responsable de la Asignatura)
- 2013/2014: Teoría (Responsable de la Asignatura)
- 2012/2013: Teoría y Laboratorios (Responsable de la Asignatura)
- 2011/2012: Teoría y Laboratorios (Responsable de la Asignatura)

### **Fonaments de Computadores**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Primero (Segundo Cuatrimestre)

Periodos y Actividad:

- 2021/2022: Problemas
- 2020/2021: Problemas y Laboratorios

### **Orientació Profesional i Académica**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Primero (Primer Cuatrimestre)

Periodos y Actividad:

- 2025/2026: Teoría
- 2024/2025: Teoría
- 2023/2024: Teoría
- 2022/2023: Teoría

### **Pràcticas Externas I: Grau Tècniques de Desenvolupament d'Aplicacions Web i Mòbils**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Tercero

Periodos y Actividad:

- 2025/2026: Responsable de la Asignatura
- 2024/2025: Responsable de la Asignatura

- 2023/2024: Responsable de la Asignatura
- 2022/2023: Responsable de la Asignatura
- 2021/2022: Responsable de la Asignatura
- 2020/2021: Responsable de la Asignatura

### **Pràcticas Externas II: Grau Tècniques de Desenvolupament d'Aplicacions Web i Mòbils**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Tercero

Periodos y Actividad:

- 2025/2026: Responsable de la Asignatura
- 2024/2025: Responsable de la Asignatura
- 2023/2024: Responsable de la Asignatura
- 2022/2023: Responsable de la Asignatura
- 2021/2022: Responsable de la Asignatura
- 2020/2021: Responsable de la Asignatura

### **Pràcticas Externas I: Grau Enginyeria Informàtica**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Cuarto

Periodos y Actividad:

- 2025/2026: Responsable de la Asignatura
- 2024/2025: Responsable de la Asignatura
- 2023/2024: Responsable de la Asignatura

### **Pràcticas Externas II: Grau Enginyeria Informàtica**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Cuarto

Periodos y Actividad:

- 2025/2026: Responsable de la Asignatura
- 2024/2025: Responsable de la Asignatura
- 2023/2024: Responsable de la Asignatura

### **3.2.2. Docencia en Master de Ingeniería Informática: Seguridad Informática y Sistemas Inteligentes (MEISISI)**

#### **Arquitectura de Altas Prestaciones/ High Performance Architectures**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Primero (Primer Cuatrimestre)

Periodos y Actividad:

- 2016/2017: Tutoría (Responsable de la Asignatura)
- 2015/2016: Teoría (Responsable de la Asignatura)
- 2014/2015: Teoría (Responsable de la Asignatura)
- 2013/2014: Teoría (Responsable de la Asignatura)

### **3.2.3. Docencia en Máster de Seguridad de Tecnologías de Información y Comunicaciones (MISTIC)**

#### **Identidad Digital**

Lugar: Universitat Rovira i Virgili, Escola Tècnica Superior Enginyeria (Docencia Virtual)

Curso: Primero (Primer y Segundo Cuatrimestre)

Periodos y Actividad:

- 2019/2020: Teoría y Laboratorios
- 2018/2019: Teoría y Laboratorios
- 2017/2018: Teoría y Laboratorios
- 2016/2017: Teoría y Laboratorios
- 2015/2016: Teoría y Laboratorios

### **3.2.4. Docencia en Ingeniería Informática**

#### **Arquitecturas Especiales**

Lugar: Universitat Rovira i Virgili, Escuela Técnica Superior de Castelldefels

Curso: Cuarto (Segundo Cuatrimestre)

Periodos y Actividad:

- 2008/2009: Teoría (Responsable de la Asignatura)

#### **Estructura de Computadores I**

Lugar: Universitat Politècnica de Catalunya, Facultat d'Informàtica de Barcelona

Curso: Primero (Segundo Cuatrimestre)

Periodos y Actividad:

- 1994/1995: Laboratorios

#### **Redes de Computadores I**

Lugar: Universitat Rovira i Virgili, Escola Tècnica Superior Enginyeria

Curso: Cuarto (Primer Cuatrimestre)

Periodos y Actividad:

- 1999/2000: Teoría, Problemas y Laboratorios (Responsable de la Asignatura)
- 2000/2001: Teoría, Problemas y Laboratorios (Responsable de la Asignatura)
- 2001/2002: Teoría, Problemas y Laboratorios (Responsable de la Asignatura)
- 2002/2003: Teoría, Problemas y Laboratorios (Responsable de la Asignatura)
- 2003/2004: Teoría, Problemas y Laboratorios (Responsable de la Asignatura)

- 2004/2005: Teoría, Problemas y Laboratorios (Responsable de la Asignatura)

## **Redes de Computadores II**

Lugar: Universitat Rovira i Virgili, Escola Tècnica Superior Enginyeria

Curso: Cuarto (Segundo Cuatrimestre)

Periodos y Actividad:

- 1999/2000: Teoría, Problemas y Laboratorios (Responsable de la Asignatura)

## **3.2.5. Docencia en Master de Ingeniería Informática y Seguridad (MSISD)**

### **Arquitecturas Paralelas II**

Lugar: Universitat Rovira i Virgili, Escola Tècnica Superior Enginyeria

Curso: Primero (Segundo Cuatrimestre)

Periodos y Actividad:

- 2008/2009: Teoría (Responsable de la Asignatura)

## **3.2.6. Docencia en Ingeniería Técnica Informática de Sistemas y Gestión**

### **Administración y Gestión de Redes de Computadores**

Lugar: Universitat Rovira i Virgili, Escola Tècnica Superior Enginyeria

Curso: Tercero (Segundo Cuatrimestre)

Periodos y Actividad:

- 1998/1999: Laboratorios

### **Computadores**

Lugar: Universitat Rovira i Virgili, Escola Tècnica Superior Enginyeria

Curso: Primero (Primer Cuatrimestre)

Periodos y Actividad:

- 2000/2001: Laboratorios
- 2001/2002: Laboratorios
- 2005/2006: Laboratorios

### **Estructura de Computadores I**

Lugar: Universitat Rovira i Virgili, Escola Tècnica Superior Enginyeria

Curso: Primero (Segundo Cuatrimestre)

Periodos y Actividad:

- 1998/1999: Laboratorios
- 1999/2000: Laboratorios
- 2001/2002: Teoría y Laboratorios
- 2002/2003: Teoría y Laboratorios

- 2003/2004: Teoría y Laboratorios
- 2004/2005: Teoría y Laboratorios (Responsable de la Asignatura)
- 2005/2006: Teoría y Laboratorios (Responsable de la Asignatura)
- 2006/2007: Teoría (Responsable de la Asignatura)
- 2007/2008: Teoría (Responsable de la Asignatura)
- 2008/2009: Teoría (Responsable de la Asignatura)

### **Redes de Computadores**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Tercero (Primer Cuatrimestre)

Periodos y Actividad:

- 1999/2000: Problemas y Laboratorios
- 2000/2001: Problemas y Laboratorios
- 2001/2002: Problemas y Laboratorios
- 2002/2003: Problemas y Laboratorios
- 2003/2004: Problemas y Laboratorios
- 2004/2005: Problemas y Laboratorios
- 2005/2006: Laboratorios
- 2006/2007: Laboratorios
- 2007/2008: Laboratorios
- 2008/2009: Laboratorios
- 2010/2011: Laboratorios
- 2011/2012: Laboratorios

### **3.2.7. Docencia en Ingeniería Técnica de Telecomunicaciones, especialidad Telemática**

#### **Arquitecturas Telemáticas**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Segundo

Periodos y Actividad:

- 2010/2011: Teoría

#### **Estructura de Redes de Computadores**

Lugar: Universitat Oberta de Catalunya

Curso: Tercero

Periodos y Actividad:

- Cuatrimestre Primavera 2007: Teoría, Problemas y Laboratorios
- Cuatrimestre Otoño 2007: Teoría, Problemas y Laboratorios

#### **Fundamentos de Sistemas Distribuidos**

Lugar: Universitat Politècnica de Catalunya, Escola Tècnica Superior Enginyeria

Curso: Segundo

Periodos y Actividad:

- 2009/2010: Teoría y Laboratorios (Responsable de la Asignatura)

### **3.2.8. Docencia en Ingeniería Técnica en Electrónica Industrial**

#### **Introducción a la Informática**

Lugar: Universitat Rovira i Virgili, Escola Técnica Superior Enginyeria

Curso: Primero (Segundo Cuatrimestre)

Periodos y Actividad:

- 2002/2003: Laboratorios
- 2005/2006: Teoría, Problemas y Laboratorios (Responsable de la Asignatura)
- 2006/2007: Teoría y Problemas (Responsable de la Asignatura)
- 2007/2008: Teoría y Problemas (Responsable de la Asignatura)

### **3.2.9. Dirección Trabajos Final de Grado (Grado de Técnicas de Desarrollo de Aplicaciones Web y Móviles)**

Rediseño de EvCharge, Aplicación Móvil de Recarga de Vehículos Eléctricos, Andrea Siles. Septiembre 2023.

Migración y Diseño de la Nueva Solución de Pases de Temporada de PortAventura, Aleix Camacho, Septiembre 2023.

Sistema de Web Scraping para Licitaciones Públicas, Emiliano Albamonte, Septiembre 2023.

Sistema de Agenda con Backend en un Entorno Symfony, Alejandro Carayol, Septiembre 2023.

Desenvolupament d'un Xatbot amb IA per a Usuaris de Mobilitat Elèctrica, Albert Bordera, Septiembre 2023.

Pàgina Web per la Millora de les Competències per Escollir Terapia per les Persones amb Autisme, els seus Familiars i els seus Professionals, Daniel Mestre, Septiembre 2023.

Business Intelligence Dashboards per l'Empresa Original Gourmet, Carlos Sánchez, Septiembre 2022

Aplicación para el Inventariado en Neveras y Congeladores Industriales, Jonathan Monllau, Septiembre 2022

Extractor y Validador de Datos de Documentos de Identidad, Roque Otero, Junio 2022

Sistema de Gestión de Reservas, Pol Vilarrasa, Junio 2022

Mejora del Rendimiento de la Aplicación MAPEX, Miquel Chércoles, Junio 2022

Gestión de Relaciones con el Cliente para Comerciales de Original Gourmet, Judith Giralt, Junio 2022

Diseño y Desarrollo de una Aplicación Móvil Implementando Servicios Web y Charts con Syncfusion y Flutter, Ferrán Capdevila, Junio 2022

Aplicación de Gestión de Materiales de Alquiler, Arnau Martínez, Junio 2022

ChargeApp: Aplicació mòbil per a la càrrega de vehicles elèctrics, Jesús López, Noviembre 2021

Desarrollo de un Portal Web para Jóvenes con el CMS Wordpress, Albert Ciré, Septiembre 2021

### **3.2.10. Dirección Trabajos Final de Grado (Grado de Informática)**

Agente AIDA como Evaluador de Alucinaciones en Respuestas de IA, Ivet Pallàs, Septiembre 2025

Disseny i Implementació d'una Plataforma de Gestió de Treballs de Fi de Grau i Treballs de Fi de Màster per a l'Escola Tècnica Superior d'Enginyeria de la Universitat Rovira i Virgili, Rubén López, Septiembre 2024.

Adaptació de l'Eina de d'Anàlisi de Memòries Cache CACTI 7.0 a l'Entorn Web, Adrià Ribas. Septiembre 2023.

Payments System Service in Local Networks, Christofer Gómez, 2017.

Módulo de Red Social para Drupal, Albert Malo, Septiembre 2015.

Tennis Manager Statistical for Android, Oriol Pi, Junio 2015.

Wease CMS, Jordi Domènech, Septiembre 2013.

### **3.2.10. Dirección Trabajos Final de Grado (Doble Grado de Ingeniería Informática y Biotecnología)**

Performance Analysis and Acceleration of Learned Hash-Indexes on Supercomputing Architectures , Montserrat Palazón, Junio 2025.

Diseño y Desarrollo de un Controlador Lógico Programable Modular: Una Solución IoT Para La Industria 4.0, Diego Arcos, Febrero 2025.

### **3.2.11. Dirección Proyectos Final Carrera (Ingeniería Técnica Informática Sistemas/Gestión)**

El Crítico: Periódico Digital con Drupal, Miguel Martínez, Septiembre 2015.

Aplicación de Nutrición para Android, Iván Pernía, Septiembre 2015.

Software de Facturación para Cristalería, Igor Bilbao, Septiembre 2015.

Gestión de un Centro Podológico con Drupal, Miguel Martínez, Septiembre 2014.

Directiva sobre Mercados de Instrumentos Financieros (MiFID), Jorge Ramos, Junio 2014

Web TPV System: Aplicació Web per a la Gestió de Cafeteries i Restaurants, Marta Rodríguez, Junio 2014.

BikeTracking: Aplicación Android para la Gestión de Rutas en Bicicleta, Víctor Cano, Mayo 2014

Sportalia: Eventos Deportivos con Drupal, José Aparicio, Mayo 2014

Tienda Virtual de Libros Electrónicos con Drupal, Francisco Alba, Septiembre 2013.

Taxifact: Facturació per a Taxistes a Mida, Xavier Vallvé, Septiembre 2013.

Portal Web i Gestió de sol·licituds d'oferta amb DRUPAL, Antonio López, Septiembre 2013.

Mercats i Fires al Teu Abast, Angel Navas, Septiembre 2013.

Asistente de Estadísticas de Baloncesto para IOS, Juan Blanco, Septiembre 2013.

Wedding Manager, Rafael Salmean, Septiembre 2013.

Kochmeister (iOS), Rubén Xifré, Septiembre 2013.

Juego 2D de Memorizar Parejas para iOS, Didac Pardell, Junio 2013.

Plataforma de Venta y Publicación de Libros Electrónicos con Drupal, Junio 2013.

Aplicación IOS Para Entrenadores Deportivos, Junio 2013.

Lista de la Compra para Android, Junio 2013.

Desarrollo de un Videojuego para Android: Blocks, Eduardo Santiso, Febrero 2013.

Desenvolupament d'una aplicació per a iOS: Bruixola / GPS de muntanya amb Realitat Augmentada, Adrià Martí, Febrero 2013.

Desarrollo de una Aplicación Móvil Android para los Bomberos de la Generalitat, Martí Ollé, Septiembre 2012.

Mammok: Red Social Estilo Facebook con Drupal, Joan Cortés, Septiembre 2012.

VNCURV: Escritorio Remoto Orientado a la Docencia, Alexandre Abat, Septiembre 2012.

Desarrollo de un Juego de Rol para iOS (Iphone/Ipad), Adnan Basic, Septiembre 2012.

Herramienta de Registro de Inspecciones con Bolígrafos Wifi, Sergi Nadal, Septiembre 2012.

Instalación de Red e Implementación de Servicios en la Televisión Local de Cambrils, Ramón Folch, Junio 2012.

Desarrollo de web de Entrenadores y Dietistas con Drupal, Xavier Rincón, Mayo 2012.

Análisis de Rendimiento en Sistemas de Alta Gama HP-UX , Pedro Cibeiras, Mayo 2012.

Inmobiliaria On-Line con DRUPAL Aleix Civit, Mayo 2012.

Redundancia y Predicción en el Protocolo de Routing OLSR para Redes MANET, Gerard Castán, Febrero 2012.

Tennis Fantasy Player con Drupal, Jaume Fíguerola, Febrero 2012.

Desarrollo de videojuego 3D para Android utilizando el software Unity3d e integración con aplicación web basada en tecnología Drupal mediante web services SOAP (Parte 2), Salvador Reyes, Enero 2012.

Desarrollo de videojuego 3D para Android utilizando el software Unity3d e integración con aplicación web basada en tecnología Drupal mediante web services SOAP (Parte 1), Eloy Cantero, Enero 2012.

Gestión Musical con Drupal, Daniel García, Junio 2011

Portal de Gremio de Ragnarok Online con Drupal, Cristian Garcés, Junio 2011

Renovació del Portal del Consell Comarcal de l'Alt Camp amb Joomla, Francesc Vidal, Junio 2011

Intercambio de Cosas, Servicios y Conocimientos con Drupal, David Macé, Junio 2011

Firewall: Controlando el Acceso a la Red, Jairo de la Fuente, Mayo 2011

Tienda de Comercio Electrónico don Drupal, Josep Maria Calull, Mayo 2011

Ánalysis Dinámico de Instrucciones, Registros y Memoria en Procesadores Superescalars, Natalia Sánchez, Diciembre 2009.

Infraestructura de servicios para redes IRC, Rubén Lozano, Junio 2009.

Implantación de una red RFID para mercancías portuarias, Carlos Martínez, Junio 2009.

Análisis de Instrucciones Triviales, Inefectivas y Redundantes, David Bonavila, Junio 2007.

Partición de una red LAN en VLANs, Carlos Saura, Mayo 2007.

Desarrollo de Proyectos de Formación en Tecnologías de la Información y la Comunicación Orientados a Fomentar el Acceso a la Sociedad del Conocimiento en la Conca del Barberà, Elena Vidal, Julio 2006.

Tratamiento Estadístico de Accesos a Páginas Web, Jaume Muntané, Julio 2006.

Optimización y Cambio de Fabricación en una Línea de Fabricación, Alfredo Escobar, Junio 2006.

Escrituras a Memoria Redundantes, Laura López, Junio 2006.

Aplicaciones Bancarias a través de Sistemas WAP, Meritxell Ceballos, Septiembre 2005.

Diseño, Implementación y Análisis de la Red de Comunicaciones para el SALOU LAN PARTY 2005, Jonathan Jarque, Septiembre 2005.

Replicación de Valores en Caches de Instrucciones, Carlos Ezquerra, Septiembre 2004.

Localizador Gráfico de Direcciones IP, Carlos Soriano, Febrero 2004.

Servidor de Datos para Bitres S.L, Marc Toda, Septiembre 2003.

Servidor de Comunicaciones para Bitres S.L, José Pacheco, Septiembre 2003.

Estudio e Implementación de Predictores Dinámicos de Saltos Utilizando la Herramienta Simplescalar y los Spec2000, David González, Junio 2001.

Estudio e Implementación de Predictores Estáticos de Saltos Utilizando la Herramienta Simplescalar y los Spec2000, Ricardo González, Junio 2001.

### **3.2.12. Dirección Proyectos Final Carrera (Ingeniería Informática)**

CMS Sympho - V1.0, David Areste, Septiembre 2012.

Happy Hamlet: Intercambio de casas de vacaciones con Drupal, Raul Rodríguez, Junio 2012.

Ánalisis del Transaction Lookaside Buffer, Mónica Larruy, Junio 2009.

Reducción de Lecturas de Memoria en Procesadores Superscalares”, Carles Segalà, Junio 2007

Reducción de los Fallos de Especulación en Técnicas de Predicción de Valores en Procesadores Superescalares, Vanessa Galcerà, Julio 2006.

Implantación de VoIP y VPNs en Datalogic S.L, Hector Guardia, Septiembre 2004.

Entorno Gráfico Distribuido para la Gestión de Juegos en Red, Xavier Artola y Xavier López, Junio 2004.

Herramienta Gráfica de Simulación de Procesadores Superscalares, David González y Ricardo González, Septiembre 2003.

Implantación Lotus Notes en Caixa Tarragona, Daniel Cosano, Junio 2003.

### **3.2.13. Dirección de Trabajos de Investigación de Master.**

Fault Tolerance en Chip Multiprocessors, David Bonavila, Master en Ingeniería Informática y Seguridad, Septiembre 2009.

Optimización del Módulo de Encriptación en las Arquitecturas XOM”, Vanesa Galcerà, Master en Ingeniería Informática y Seguridad, Septiembre 2007.

### **3.2.14. Tutorización de Trabajos de Prácticas en Empresa**

Curso 24/25, 6 alumnos GTDAWIM y 58 alumnos GEI

Curso 23/24, 9 alumnos GTDAWIM y 66 alumnos GEI

Curso 22/23, 9 alumnos GTDAWIM

Curso 21/22, 13 alumnos GTDAWIM

Curso 20/21, 4 alumnos GTDAWIM

Celanele Chemicals Iberica S.L, Victor López Brieva, Tarragona, Julio-Agosto 2007

Carlos Castilla Ingenieros S.A, Oriol Martorell Boy, Tarragona, Junio-Septiembre 2003

Bitres Informàtica y Comunicacions S.L, Carles Segalà Gallofré, Febrero-Abril 2003.

PC & Telecos, Juan José Marchal Gómez, Mayo-Agosto 2002.

### **3.2.15. Tutorización de Alumnos ETSE**

Tutorización de 30 alumnos durante el curso 2024/2025

Tutorización de 26 alumnos durante el curso 2023/2024

Tutorización de 20 alumnos durante el curso 2022/2023

Tutorización de 22 alumnos durante el curso 2021/2022

Tutorización de 21 alumnos durante el curso 2020/2021

Tutorización de 17 alumnos durante el curso 2019/2020

Tutorización de 13 alumnos durante el curso 2018/2019

Tutorización de 13 alumnos durante el curso 2017/2018

### **3.2.16. Miembro de Tribunales de Tesis de Master.**

MetaPaper: Analysis of Strategies, Joan Baptista Altadill, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2025.

Ephemeral Clusters: A proactive Alternative to FAAS, Julio Sanz Rodríguez, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2025.

MetaPaper: Scaling Minecraft for the Metaverse, Stepan Klymonchuk, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Julio 2025.

Serverless Vector Databases: Building Efficient Databases via Block-based Data Partitioning, Albert Cañadilla, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Julio 2025.

A Deep Dive into Multithreading in WebAssembly, Julen Bohoyo Bengoetxea, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2024.

Decentralized Edge FaaS, Martín Sánchez Bermúdez, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2024.

Analysis of a Cost-Optimised Approach to Serverless Data Analytics, Sara Lanuza Orna, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2024.

StreamSense Enhancing Streaming Systems with Vector Databases, Arnau Gabriel Atienza, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2024.

Análisis del Impacto del Ruido en la Salud Humana: Integración de una Red Neuronal Convolucional para la Clasificación de Audio en Aplicación Móvil Android, Mauricio Ospina, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2023.

Using Deep Learning for Sound Classification in Citizen Science: A Practical Approach with Soundless, David Castelló, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2023.

Correlación entre Ruido y Ritmo Cardíaco en el Proyecto Soundless, Sebastián Peral, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2023.

The Actor model in Combination with Dapr, Comparison between Dapr and Lithops, Michael Angelo Johnson Lucas, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Septiembre 2022.

Development of a Deep Learning System to Assess the Impact of Acoustic Contamination in Human Health, Víctor Guijarro, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Junio 2022.

New Developments to Achieve Access Transparency in Python Multiprocessing Applications, David Sánchez, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Junio 2021.

Machine Learning on a Serverless Architecture, Pablo Giménez, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Junio 2021.

Painless Data Analytics in the Cloud, Germán Eizaguirre, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Junio 2021.

Study of the Feasibility of Serverless Access Transparency for Python Multiprocessing Applications, Aitor Arjona, Master en Ingeniería Computacional y Matemática, Universitat Rovira i Virgili (URV) y Universitat Oberta de Catalunya (UOC), Junio 2021.

Overlay Routing Protocols for Mobile ad Hoc Networks, Gerard París, Master en Ingeniería Informática y Seguridad, Universitat Rovira i Virgili, Junio 2007.

Protocolo de Seguridad Ligero de Vida Corta, Ioannis Aslanidis, Master en Ingeniería Informática y Seguridad, Universitat Rovira i Virgili (URV), Septiembre 2006

### **3.3. CERTIFICADOS, CURSOS Y SEMINARIOS RECIBIDOS**

#### **3.3.1. Certificados**

Certificación PROFI (Programa de Formación Inicial) expedido por el Instituto de Ciencias de la Educación de la Universidad Politécnica de Cataluña, Junio 2007 (150 horas).

### **3.3.2. Cursos del Instituto de Ciencias de la Educación de la URV**

Iniciació a la IA generativa Aplicada a la Docència, 01TI0087-1, Tarragona, Mayo 2025. (5 horas)

Gestión de los Datos de Investigación y el Plan de Gestión de Datos, 01CR0100-1/06CR0100-1, Tarragona, Noviembre 2024. (6 horas)

Identificadors i Perfiles Digitals dels Investigadors, 01CR0076-4, Tarragona, Mayo 2024. (1,5 horas)

Recursos de Premsa: Factiva, MyNews i PressReader, 01CR0066-2, Tarragona, Mayo 2024. (1,5 horas)

Recursos de Llibres Electrònics: eLibro i Biblioteca Tirant Online, 01CR0065, Tarragona, Abril 2024. (1,5 horas)

Ciència Oberta, 01CR0075, Tarragona, Abril 2024. (1,5 horas)

Aprenentatge Integrat en el Treball per a Estudiants amb Necesitats Específiques de Suport Educatiu i Discapacitat, 02ME0107-1, Tarragona, Gener 2024. (2 horas)

Per Què Els Meus Estudiants No M'Entenen? Una Aproximació En l'àrea de l'Enginyeria, 02DO0076, Tarragona, Junio 2023. (2 horas)

Privadesa de Dades en la Docència i l'Avaluació a Distància, 01TI0026, Tarragona, Noviembre 2022. (1 hora)

I Tu, Com Fas Servir l'Activitat Lliçó?, 01TI0068, Tarragona, Noviembre 2022. (1 hora)

Introducció a Activitats Interactives a Moodle (H5P), 01TI0057, Tarragona, Octubre 2022. (1 hora)

Advanced Conversation Course, 01ID0005-19, Tarragona, Abril 2022 – Junio 2022. (25 horas)

Introducción a Actividades Interactives en Moodle (H5P), 01TI0057, Tarragona, Febrero 2022. (2 horas)

Advanced Conversation Course, 01ID0005-7, Tarragona, Noviembre 2020 – Febrero 2021. (25 horas)

Proposta de millora del PAT de la URV: compartim experiències, 01IT0019-1, Tarragona, Diciembre 2020. (2 horas)

Moodle II: Curso Avanzado del Campus Virtual de la UV, 01TI0007-1, Tarragona, Marzo 2020. (10 horas)

El PAT a l'ETSE i Taller e-tutorías PROFI204, Tarragona, Enero 2019. (2 horas)

Uso y Funcionamiento del Foro de Moodle como Actividad de Aprendizaje Evaluada, PROFI058, Tarragona, Marzo 2018. (6 horas)

El PAT a l'ETSE i Taller e-tutorías PROFI202, Tarragona, Octubre 2017. (2 horas)

Moodle I: Herramientas para la Docencia PROFI031, Tarragona, Enero 2016. (10 horas)

Entorno Virtual de Formación: Más Allá de los Aspectos Básicos PROFID018, Tarragona, Septiembre-Diciembre 2014. (20 horas)

Aplicación de la Web 2.0 en la Docencia de Educación Superior, PROFID04, Tarragona, Junio 2009. (8 horas)

Técnicas de Negociación y Habilidades para la Gestión Universitaria, PROFID38, Tarragona, Junio 2009. (8 horas)

Taller de Diseño de Propuestas de Evaluación Continua por Competencias, Tarragona, Mayo 2007. (4 horas)

Primeros Auxilios (Nivel avanzado), Tarragona, Diciembre 2006. (10 horas)

Planificación ECTS (Sistema Europeo de Transferencia de Créditos) y Guía Docente”, Adaptación al Espacio Europeo de Educación Superior, Tarragona, Junio 2006. (4 horas)

Objetivos y Objetivos por Competencias, Adaptación al Espacio Europeo de Educación Superior, Tarragona, Junio 2006. (4 horas)

Programa de Formación del Personal Docente e Investigador: Taller Moodle, Herramienta Tecnológica de Soporte a la Docencia, Tarragona, Junio 2005. (4 horas)

Proyecto DUET (Docencia Universitaria con Herramientas Telemáticas): Edustance, Entorno Tecnológico de Formación, Tarragona, Junio 2002. (10 horas)

Proyecto DUET (Docencia Universitaria con Herramientas Telemáticas): La Formación Semipresencial y a Distancia en Entornos Tecnológicos, Tarragona, Abril a Junio de 2002. (35 horas)

Diseño y Desarrollo de un Proyecto Docente, Tarragona, Enero 2002. (8 horas)

### **3.3.3. Cursos del Instituto de Ciencias de la Educación de la UPC**

Introducción a las Ayudas del Plan Nacional, Junio 2010. (4 horas)

Optimización del Trabajo del Profesorado, Mayo 2010. (3 horas)

Mapas Mentales en la Docencia Universitaria, Diciembre 2009. (5 horas)

Inteligencia Emocional, Barcelona, Junio 2009. (4 horas)

Los Siete Secretos para Dirigir una Tesis con Éxito, Barcelona, Junio 2009. (4 horas)

Jornada Día de Atenea, Barcelona, Julio 2009. (5 horas)

Elaboración y Análisis de los Instrumentos de Evaluación, Barcelona, Febrero-Junio 2007.

El Desarrollo del Portfolio Docente, Barcelona, Enero-Mayo 2007.

El Portfolio Docente, Barcelona, Octubre 2006. (4 horas)

Propice (Programa de Observación de Profesores), Barcelona-Tarragona, Junio 2006.

Ensayo de una Experiencia de Aprendizaje Activo, Barcelona-Tarragona, Mayo-Junio 2006.

Las Clases Expositivas y sus Alternativas, Barcelona, Febrero 2006. (8 horas)

Utilización de las Encuestas para la Mejora de la Docencia, Barcelona-Tarragona, Cursos 2001/2002 y 2002/2003

Técnicas de Aprendizaje Cooperativo, Barcelona, Enero 2003. (8 horas)

Como Motivar a los Estudiantes, Barcelona, Enero 2003. (8 horas)

La Evaluación del Aprendizaje, Barcelona, Junio 2001. (8 horas)

La Formulación de Objetivos Formativos de una Asignatura, Barcelona, Junio 2001. (8 horas)

Como Combatir el Estrés, Barcelona, Febrero 2001. (8 horas)

Cómo Hablar Mejor en Público, Barcelona, Enero 2001. (8 horas)

Como Planificar el Trabajo, Barcelona, Enero 2001. (8 horas)

### **3.3.4. Otros Cursos y Seminarios**

Anticipar la Próxima Convocatoria de Sexenios de Investigación, Fundación Española para la Ciencia y Tecnología (FECYT), Julio 2025. (1 hora)

Publish with Wiley: Scientific Writing Tips for Non-Native English Speakers, Wiley Research Training, Junio 2024. (1 hora)

Cómo escribir y publicar artículos científicos-CSUC, Springer Nature, Marzo 2024. (1 hora)

Sea más inteligente con métricas inteligentes para un análisis más inteligente, Web of Science Group, Febrero 2020. (1 hora)

Los mejores consejos para guardar y exportar sus búsquedas en *Web of Science*, Web of Science Group, Febrero 2020. (1 hora)

Construya sus bibliografías y cite correctamente la primera vez, Web of Science Group, Febrero 2020. (1 hora)

Encontrar el Texto Completo (Acceso Abierto y Kopernio), Guardar Búsquedas y Crear Alertas, Fundación Española para la Ciencia y Tecnología (FECYT), Diciembre 2019. (1 hora)

La Web of Science y su Colección Principal, Buscar Por Palabras Clave y Refinar los Resultados, Fundación Española para la Ciencia y Tecnología (FECYT), Diciembre 2019. (1 hora)

Web of Science: Buscar Revistas, Analizar su Perfil y Entender el Cálculo del Factor de Impacto, Fundación Española para la Ciencia y Tecnología (FECYT), Diciembre 2019. (1 hora)

Web of Science: Utilizar Endnote Online Para Gerestionar Mis Referencias Bibliográficas, Fundación Española para la Ciencia y Tecnología (FECYT), Diciembre 2019. (1 hora)

Protocolo de Cumplimiento del RGPD Para Colaboradores Docentes de la UOC, L@nt Abogados, Enero 2019. (2 horas)

Formación Específica de los Riesgos del Puesto de Trabajo, Oficina de Prevención de Riesgos de la URV, Junio 2017. (2 horas)

La evaluación de revistas con métricas en Journal Citation Reports, Fundación Española para la Ciencia y Tecnología (FECYT), Febrero 2017. (1.5 horas)

Formación Scopus Nivel Básico, Fundación Española para la Ciencia y Tecnología (FECYT), Abril 2015. (1 hora)

Peritajes Judiciales en Informática, Colegio Oficial de Ingenieros Informáticos de Cataluña, Junio 2008. (4 horas)

### **3.4. OTROS MÉRITOS DOCENTES**

#### **3.4.1. Quinquenios Docentes de la CNEAI**

4 tramos (1999-2003, 2004-2008, 2009-2013, 2014-2018) otorgados por la “Comisión de Evaluación del Colectivo Docente e Investigador”

- Tramo 2004-2008 con la máxima puntuación posible (100 sobre 100)
- Tramo 2009-2013 con la máxima puntuación posible (100 sobre 100)
- Tramo 2014-2018 con la máxima puntuación posible (100 sobre 100) y con certificado de reconocimiento de excelencia en la docencia
- Tramo 2019-2023 con la máxima puntuación posible (100 sobre 100) y con certificado de reconocimiento de excelencia en la docencia

#### **3.4.2. Quinquenios Docentes de la AQU**

4 tramos (1999-2003, 2004-2008, 2009-2013, 2014-2018) otorgados por la “Agencia per a la Qualitat del Sistema Universitari de Catalunya”

- Tramo 2004-2008 con la máxima puntuación posible (100 sobre 100)
- Tramo 2009-2013 con la máxima puntuación posible (100 sobre 100)
- Tramo 2014-2018 con la máxima puntuación posible (100 sobre 100) y con certificado de excelencia en la docencia
- Tramo 2019-2023 con la máxima puntuación posible (100 sobre 100) y con certificado de excelencia en la docencia

### **3.4.3. Trienios**

8 tramos (06/2003, 01/2005, 01/2008, 01/2011, 01/2014, 01/2017, 01/2020, 01/2023)

### **3.4.4. Proyectos de Innovación Docente**

Director del proyecto “Minimulticomputador de Bajo Coste” acogido al programa de Ayudas para la Innovación Docente y la Investigación Educativa 2019 del ICE-URV, Sept 2019-Sept 2021

Miembro del proyecto “EduWiki: Diseño de Wikis Educativos como Herramienta Colaborativa en Ingeniería Informática (GID01)”, acogido al *Programa de Ayudas para Proyectos y Redes de Innovación Docente 2008/2009 del ICE-URV*, Sept 2008- Sept 2009.

Codirector y miembro del grupo de trabajo del proyecto “Utilización de los SCO (Shareable Content Object) en la Implantación de las Nuevas Metodologías Docentes”, acogido al *Programa de Ayudas para Proyectos y Redes de Innovación Docente 2007/2008 del ICE-URV*, Sept 2007- Sept 2009.

Codirector y miembro del grupo de trabajo del proyecto “Entorno Virtual para el Autoaprendizaje de Computadores” acogido al *Programa de Ayudas para la Incorporación de las TIC en la Docencia*, Curso 2001/2002.

### **3.4.5. Miembro de Comisiones**

Coordinador del grupo de asignaturas de Organización de Computadores del Grado de Ingeniería Informática de la Universitat Rovira i Virgili, Junio 2016-Actualidad.

Miembro de la Comisión Informática encargada del proceso de acreditación del Grado de Ingeniería Informática para la obtención del sello EURO-INF, Octubre 2015.

Miembro de la Comisión de Informática encargada de la elaboración de los nuevos estudios de master de la Universitat Rovira i Virgili, 2012.

Miembro de la Comisión de Informática encargada de la elaboración de los nuevos estudios de grado de la Universitat Rovira i Virgili, 2008.

### **3.4.6. Pruebas de Acceso a la Universidad**

Presidente de tribunal (7 07 705), Campus Catalunya, Tarragona, Junio 2025.

Presidente de tribunal (7 15 718), INS Gabriel Ferrater i Soler, Reus, Junio 2024.

Presidente de tribunal (7 15 718), INS Gabriel Ferrater i Soler, Reus, Junio 2023.

Presidente de tribunal (7 15 718), INS Gabriel Ferrater i Soler, Reus, Junio 2022.

Presidente de tribunal (7 15 718), INS Gabriel Ferrater i Soler, Reus, Junio 2021.

Presidente de tribunal (7 15 718), INS Gabriel Ferrater i Soler, Reus, Julio 2020.

Presidente de tribunal (7 15 718), INS Gabriel Ferrater i Soler, Reus, Junio 2019.

Presidente de tribunal (7 15 718), INS Gabriel Ferrater i Soler, Reus, Junio 2018.

Presidente de tribunal (7 07 701), Tarragona, Junio 2015.

Presidente de tribunal (7 07 702), Tarragona, Septiembre 2014.

Presidente de tribunal (7 07 704), Tarragona, Junio 2013.

Presidente de tribunal (7 07 703), Tarragona, Junio 2012.

Vocal de tribunal y corrector de la materia de Electrotecnia, Tarragona, Junio 2011.

Vocal de tribunal y corrector de la materia de Electrotecnia, Tarragona, Junio 2009.

Vocal de tribunal y corrector de la materia de Electrotecnia, Tarragona, Septiembre 2008.

Vocal de tribunal y corrector de la materia de Electrotecnia, Tarragona, Junio 2007.

### **3.4.7. Valoración de Encuestas Docentes**

Certificado de excelencia por parte de la Vicerrectora de Evaluación de la Calidad de la URV en relación a los resultados obtenidos en las encuestas:

- Curso 2024/2025
- Curso 2022/2023
- Curso 2019/2020
- Curso 2018/2019
- Curso 2017/2018
- Curso 2015/2016
- Curso 2014/2015
- Curso 2013/2014 (primero en que se da esta distinción en la URV)

Todas las puntuaciones están ponderadas sobre 100

	25/26	24/25	23/24	22/23	21/22	20/21
		94.7	88.8	89.7	88.4	86.1
19/20	18/19	17/18	16/17	15/16	14/15	13/14
90.4	92.2	96.2	87.3	92.9	92.7	93.5
12/13	11/12	10/11	09/10	08/09	07/08	06/07
97.0	88.4	92.4	93	87	80	82
05/06	04/05	03/04	02/03	01/02	00/01	99/00
76	70	80	85	NO DATA	NO DATA	81

### 3.4.8. Encargo Docente y UUAs

	25/26	24/25	23/24	22/23	21/22	20/21
		160.3% 34.5+3?	194.4% 36.25	114.6% 29	119.4% 19.25	107.3% 22.25
19/20 105.4% 18	18/19 106.6% 18	17/18 101.0% 16.25	16/17 102.1% 11.5	15/16 95.6% 12	14/15 72.9% 11.5	13/14 84.5% 15.25
12/13 100% 13.75	11/12 100% 13	10/11 98% 11.75	09/10 UPC	08/09 100% 15	07/08 150% NO UUAS	06/07 144% NO UUAS
05/06 153% NO UUAS	04/05 79% NO UUAS	03/04 NO DATA	02/03 NO DATA	01/02 NO DATA	00/01 NO DATA	99/00 NO DATA

## **4. INVESTIGACIÓN**

### **4.1. ACTIVIDAD INVESTIGADORA DESEMPEÑADA**

#### **4.1.1. Temas principales de la Actividad Investigadora**

**2023–2025:** Sistemas multicore en tiempo real

**2021–2025:** LoRa/LoRaWAN

**2019–2021:** Computación serverless y datos LIDAR

**2019–2021:** Multicomputación de bajo coste para educación

**2010–2019:** Predicción en redes móviles

**2016–2017:** Redes de sensores inalámbricos (submarinas)

**2013–2017:** Prefetching en sistemas multicore

**2008–2012:** Arquitecturas de caché NUCA

**1999–2005:** Reutilización de cómputo y valores repetitivos

#### **4.1.2. Suficiencia Investigadora**

Proyecto de Tesis: “**Reuso de Valores en Procesadores Superescalares**”, Universitat Politècnica de Catalunya. Dirigida por Antonio González Colás y Jordi Tubella Murgadas, 2 de Julio de 1999.

#### **4.1.3. Participación en Proyectos de Investigación Financiados**

Unión Europea

- CloudStars: Cloud Open Source Research Mobility Network, Project Number 101086248, Horizon Europe - MSCA Staff Exchanges 2021, Enero 2023, Diciembre 2026.
- Adaptive Virtualization for AI-enabled Cloud-edge Continuum, Project Number 101092646, Horizon Europe - World Leading Data and Computing Technologies 2022, Enero 2023, Diciembre 2025.
- CloudButton, subvencionado por la Unión Europea, Project Number 825184, 2019-2021

Gobierno de España

- Arquitecturas de Dominio Específico para Sistemas de Computación Energéticamente Eficientes II, PID2024-155476OB-I00, Programa Estatal para la Investigación y el Desarrollo Experimental y el Subprograma Estatal de Generación de Conocimiento Científico-Técnico y Desarrollo Experimental, Agencia Estatal de Investigación (AEI), Ministerio de Ciencia, Innovación y Universidades, Septiembre 2025, Agosto 2029.
- Optimización Inteligente de Análisis de Datos Extremos, PID2023-148202OB-C21, Programa Estatal para la Investigación y el Desarrollo Experimental y el Subprograma Estatal de Generación de Conocimiento Científico-Técnico y Desarrollo Experimental, Agencia Estatal de Investigación (AEI), Ministerio de Ciencia, Innovación y Universidades, September 2024, August 2027.

- Domain-Specific Architectures for Energy-Efficient Computing Systems, PID2020-113172RB-I00, Programa Estatal de Generación de Conocimiento y Fortalecimiento Científico y Tecnológico del Sistema de I+D+i y del Plan Estatal de Investigación Científica, Técnica y de Innovación 2017–2020, Agencia Estatal de Investigación (AEI), Ministerio de Ciencia, Innovación y Universidades , September 2021, August 2025.
- Infraestructura Digital Basada en Computación en la Nube y de Perímetro para el Análisis de Datos Metabolómicos, subvencionado por Ministerio de Ciencia e Innovación, Plan Estatal de Investigación Científica y Técnica y de Innovación 2021-2023, Noviembre 2022, Noviembre 2024.
- Plataforma Sin Servidor de Alto Rendimiento Para Sistemas Híbridos Nube-Periferia, subvencionado por CICYT, PID2019-106774RB-C22, 2020-2022.
- Software Defined Edge Clouds, subvencionado por CICYT, TIN2016-77836-C2-1-R, 2017-2019.
- Microarquitectura y Compiladores para Futuros Procesadores III, subvencionado por CICYT, TIN2013-44375-R, 2014-2016.
- Redes Comunitarias y Servicios Cloud, subvencionado por CICYT, TIN2013-47245-C2-2-R, 2014-2016.
- Microarquitectura y Compiladores para Futuros Procesadores II, subvencionado por CICYT, TIN2010-18368, 2011-2013.
- Self-Adapting Decentralized Systems for the Future Internet, subvencionado por CICYT, TIN2010-20140-C03-03, 2011-2013.
- Microarquitectura y Compiladores para Futuros Procesadores, subvencionado por CICYT, TIN2007-61763, 2008-2010.
- P2P Grid: Self-Adusting Peer To Peer and Grid Systems, subvencionado por CICYT, TIN2007-68050-C03-03, 2008-2010.
- Computación de Altas Prestaciones IV. Arquitecturas, compiladores, sistemas operativos y aplicaciones, subvencionado por CICYT, TIN2004-07739-C02-01, 2004-2007.
- Computación de Altas Prestaciones III. Arquitecturas, compiladores, sistemas operativos y aplicaciones, subvencionado por CICYT, TIC 01-0995-C02-02, 2001-2003.
- Computación de Altas Prestaciones II. Arquitecturas, compiladores, sistemas operativos y aplicaciones, subvencionado por CICYT, TIC 98/0511-CO2-01, 1998-2000.
- Computación de Altas Prestaciones, subvencionado por CICYT, TIC 95/429, 1995-1997.

#### Generalitat de Catalunya

- Grupo de Investigación Consolidado, subvencionado por Generalitat de Catalunya, (Ayudas SGR2021 del AGAUR). 2021SGR109, 2022-2026
- Grupo de Investigación Consolidado, subvencionado por Generalitat de Catalunya, (Ayudas SGR2017 del AGAUR). 2017SGR688, 2017-2021
- Microarquitectura y Compiladores, subvencionado por Generalitat de Catalunya (Ayudas SGR2009 del AGAUR), 2009SGR1250, 2009-2013.
- Arquitectura y Compiladores, subvencionado por Generalitat de Catalunya (Ayudas SGR2005 del AGAUR), 2006-2008.
- Grupo de Investigación Consolidado, subvencionado por CIRIT, 1997SGR0005, 1998-2000.
- Grupo de Investigación Consolidado, subvencionado por CIRIT, 95-00402, 1995-1997.

#### **4.1.4. Miembro de Grupos de Investigación**

Arquitectura y Sistemas Telemáticos, Departament d'Enginyeria Informàtica y Matemàtiques, Universitat Rovira i Virgili, Abril 2003- Actualidad

ARCO Research Group (2005SGR00950), Dept. d'Eng. Inf. y Mat, Dept de Arq. de Comp., Intel-UPC Barcelona Research Center, Universitat Rovira i Virgili, Universitat Politècnica de Catalunya, Intel, Enero 2005- Diciembre 2016

Grupo de Computación de Altas Prestaciones (CCTT2007/F40), Departamento de Automática, Universidad de Alcalá de Henares, Noviembre 2007 - Octubre 2008

Robótica y Visión, Departament d'Enginyeria Informàtica y Matemàtiques, Universitat Rovira i Virgili, Enero 1999- Abril 2003

High Performance Computing Group, Departamento de Arquitectura de Computadores, Universitat Politècnica de Catalunya, Junio 1997- Diciembre 1998

#### **4.1.5. Estancias en Centros Nacionales y Extranjeros**

Estancia de 3 meses en el Electrical and Computer Engineering Department de la Carnegie- Mellon University (Pittsburgh, USA), bajo la dirección del profesor John P. Shen, Septiembre- Diciembre de 1998.

Estancia de 6 meses en el Departamento de Arquitectura de Computadores de la Universidad Politècnica de Catalunya, bajo la supervisión de los profesores Antonio González y Jordi Tubella, Marzo-Agosto de 2001.

### **4.2. PUBLICACIONES**

#### **4.2.1. Libros y Traducción de libros**

- Libros

C. Molina, “Microarchitecture to Exploit Repetitive Computations and Values: Redundant Stores, Non Redundant Data Cache, Instruction Level Reuse, Trace Level Reuse and Trace Level Speculation”, LAP Lambert Academic Publishing, 180 páginas, ISBN 978-3838310862, Agosto 2009.

- Traducción de Libros

David A. Patterson, John L. Hennessy. Estructura y Diseño de Computadores, Interficción Circuitería/Programación. Editorial Reverté S.A. 2000.

#### **4.2.2. Artículos en Revistas**

C. Aliagas, R. Pueyo Centelles, R. Meseguer, P. Millán, C. Molina, **Dynamic Selection and Detection of Spreading Factors and Channels for End-Node Devices of LoRa Networks**. In Journal of Electronics, (ISSN: 2079-9292), Volume 14, Issue 17, Impact Factor: 2.657, Q2, August 2025.

X. Palomo and C. Molina, ITER: An ITERative Approach for Inter-Core Timing Analysis in Statically Scheduled Cyclic Executive Systems on COTS Multicore Platforms for CRTES, The Journal of Supercomputing, Volume 80, Pages 19719–19770, (ISSN: 1573-0484), Impact Factor: 3.3, Q2, May 2024.

C. Aliagas, A. Pérez-Foguet, P. Millán, R. Meseguer and C. Molina, **A Low-Cost and Do-It-Yourself Device for Pumping Monitoring in Deep Aquifers**, In Journal of Electronics, (ISSN: 2079-9292), Volume 11, Issue 22, Impact Factor: 2.657, Q2, November 2022.

C.Aliagas, M.García-Famoso, P.Millán, R.Meseguer and C.Molina, **A Low Cost Multicomputer for Teaching Environments**, IEEE Revista Iberoamericana de Tecnologías del Aprendizaje, (ISSN: 1932-8540), Volume 15, Issue 3, pp. 171-182, **Q4**, August 2020.

P.Millán, C.Aliagas, C.Molina, R.Meseguer, S.Ochoa, R.Santos, **Predicting Topology Propagation Messages in MobileAd Hoc Networks: The Value of History**, Sensors Journal, (ISSN:1424-8220), Volume 20, Issue 1, Impact Factor: 3.275, **Q1**, January 2020.

P.Millán, C.Aliagas, C.Molina, E.Dimogerontakis, R.Meseguer, **Time Series Analysis to Predict End-to-End Quality of Wireless Community Networks**, In Journal of Electronics, (ISSN: 2079-9292), Volume 8, Issue 5, Impact Factor: 2.412, **Q2**, May 2019.

R.Santos, J.Orozco, M.Micheletto, S.Ochoa, R.Meseguer, P.Millan and C.Molina, **Real-Time Communication Support for Underwater Acoustic Sensor Networks**, Sensors Journal, (ISSN:1424-8220), Volume 17, Issue 7, Impact Factor: 2.475, **Q1**, July 2017.

M.Torrents, R.Martínez, C.Molina, **Facing Prefetching Challenges in Distributed Shared Memories for CMPs**, Journal of Supercomputing, (ISSN: 1573-0484), Volume 72, Isuue 4, pp.1453-1476, Impact Factor: 1.326, **Q2**, February 2016.

P. Millán, C. Molina, R.Meseguer, E.Medina, D.Vega, B.Braem, C.Blondia, **Time Series Analysis to Predict Link Quality of Wireless Community Networks**, The International Journal of Computer and Telecommunications Networking, (ISSN: 1389-1286), Volume 93, pp. 342-358, Impact Factor: 1.446, **Q2**, December 2015.

M.Torrents, R.Martínez, C.Molina, **Network Aware Performance Evaluation of Prefetching Techniques in CMPs**, Journal of Simulation Modelling Practice and Theory, (ISSN: 1569-190X), Volume 45, pp.1-17, Impact Factor: 1.383, **Q2**, June 2014.

R.Meseguer, C.Molina, S.F.Ochoa, R.Santos, **Energy-Aware Topology Control Strategy for Human-Centric Wireless Sensor Networks**. Sensors Journal, (ISSN:1424-8220), Volume 14, pp. 2619-2643, Impact Factor: 2.245, **Q1**, February 2014.

J.Lira, C.Molina, R.Rakvic and A.González, **Replacement Techniques for Dynamic NUCA Cache Designs on CMPs**. The Journal of Supercomputing, Volume 64, Issue 2, Page 548-579, (ISSN: 1573-0484), Impact Factor: 0.841, **Q2**, May 2013.

J.Lira, T.M.Jones, C.Molina and A.González, **The Migration Prefetcher: Anticipating Data Promotion in Dynamic NUCA Caches**. The ACM Transactions on Architecture and Code Optimization (TACO), Special Issue on High-Performance and Embedded Architectures and Compilers, (ISSN:1544-3566), Vol 8, Issue 4, Impact Factor: 0.684, **Q3**, January 2012.

E.Medina, R.Meseguer, C.Molina and D.Royo, **OLSRp: Predicting Control Information to Achieve Scalability in OLSR Ad Hoc Networks**. *Lecture Notes of the Institute for Computer Sciences, Social Informatics and Telecommunications Engineering*, Springer-Verlag Heidelberg (ISBN: 978-963-995-16-1), vol 68, pp. 225-236, April 2011.

R.Rakvic, R.W.Ives, J.Lira, C.Molina, “**Case for an FPGA-Multi-Core Hybrid Machine for an Image Processing Application**”, International Society for Optics and Photonics, Journal on Electronic Imaging, SPIE Digital Library (ISSN:1017-9909), Vol 20, Issue 1, Impact Factor: 0.647, **Q3**, January 2011.

J.Lira, C.Molina, and A.González, “**Last Bank: Dealing with Address Reuse in Non-Uniform Cache Architecture for CMPs**”, *Lecture Notes in Computer Science*, Springer-Verlag Heidelberg (ISSN 0302-9743, ISBN 978-3-642-03868-6), vol 5704, pp. 297-308, August 2009

C.Molina, J.Tubella and A.González, “**Reducing Misspeculation Penalty in Trace-Level Speculative Multithreaded Architectures**”, *Lecture Notes in Computer Science*, Springer-Verlag Heidelberg (ISSN 0302-9743, ISBN 978-3-540-77703), vol 4759, pp. 43-55, January 2008.

C.Aliagas, C.Molina, M.García, J.Tubella, A.González, “**Value Compression to Reduce Power in Data Caches**”, *Lecture Notes in Computer Science*, Springer-Verlag Heidelberg (ISSN 0302-9743, ISBN 978-3-540-40788-1), vol. 2790, pp. 616- 622, August 2003.

C.Molina, A.González and J.Tubella, “**Reducing Memory Traffic Via Redundant Store Instructions**”, *Lecture Notes in Computer Science*, Springer-Verlag Heidelberg (ISSN 0302-9743, ISBN 978-3-540-65821-4), vol. 1593, pp. 1246-1249, Impact Factor: 0,872, Q2, April 1999.

#### 4.2.3. Artículos en Congresos

G. T. Eizaguirre, E. Molina-Giménez, G. Finol, C. Molina and P. García-López **Quantifying Serverless Elasticity: The Gumeter Benchmark Suite**, *23rd International Conference on Service-Oriented Computing (ICSO'25)*, Shenzhen (China), CATEGORY A, December 2025.

C.Aliagas, P.Millán, C.Molina and R.Meseguer, **MiniMultiComputador de Bajo Coste**, XXV Jornadas sobre la Enseñanza Universitaria de la Informática, (**JENUI'19**), Murcia (Spain), Julio 2019 .

R.Santos, J.Orozco, M.Micheletto, S.Ochoa, R.Meseguer, P.Millan and C.Molina, **Scheduling Real-Time Traffic in Underwater Acoustic Wireless Sensor Networks**, *10th International Conference on Ubiquitous Computing and Ambient Intelligence (UCAMI'16)*, (ISBN: 978-3-3194-8745-8), Las Palmas de Gran Canaria, (Spain), November 2016.

M.Torrents, R.Martínez, C.Molina, **Prefetching Challenges in Distributed Memories for CMPs**, *In Proceedings of the International Conference on Computational Science (ICCS'15)*, (ISSN: 1877-0509), (Open Access), Reykjavík, (Iceland), CATEGORY A, June 2015.

M.Torrents, R.Martínez, C. Molina, **Improving the Prefetching Performance Through Code Region Profiling**, *In Proceedings of the 2nd International BSC Doctoral Symposium (BSC'15)*, Barcelona, (Spain), May 2015.

P.Millán, C.Molina, R.Meseguer, E.Medina, D.Vega, B.Braem, C.Blondia, **Tracking and Predicting Link Quality in Wireless Community Networks**, *In Proceedings of Community Networks and Bottom-up-Broadband (CNBUB'14)*, held in conjunction with the *10th IEEE International Conference on Wireless and Mobile Computing, Networking and Communications (WIMOB'14)*, (ISBN: 978-1-4799-5041-6), Larnaca, Cyprus, CATEGORY B, October 2014.

P. Millán, C. Molina, R. Meseguer, S. F. Ochoa, R. Santos, **Using a History-Based Approach to Predict Topology Control Information in Mobile Ad Hoc Networks**, *In Proceedings of the 7th International Conference on Internet and Distributed Computing Systems (IDCS'14)*, Lecture Notes in Computer Science Volume 8729, 2014, pp 237-249, (ISBN: 978-3-319-11691-4), Calabria, Italy, September 2014.

R. Meseguer, C. Molina, S. Ochoa, R. Santos, **Reducing Energy Consumption in Human-centric Wireless Sensor Networks**, *In Proceedings of the IEEE International Conference on Systems, Man, and Cybernetics, (SMC'12)*, (ISBN: 978-1-4673-1713-9 ), Seoul (Korea), CATEGORY B, October 2012.

J. Lira, T. M. Jones, C. Molina, A. González, **The Migration Prefetcher: Anticipating Data Promotion in Dynamic NUCA Caches**. *In Proceedings of the 7th International Conference on High-Performance and Embedded Architectures and Compilers, (HIPEAC'12)*, (ISSN:1544-3566), Paris (France), CATEGORY C, January 2012.

J. Lira, C. Molina, D. Brooks, A. González, **Implementing a hybrid SRAM / eDRAM NUCA Cache**. *In Proceedings of the 18th Annual International Conference on High Performance Computing (HIPC'11)*, (ISBN: 978-1-4577-1951-6), Bangalore (India), CATEGORY A, December 2011.

J. Lira, T. M. Jones, C. Molina, A. González, **Beforehand Migration on D-NUCA Caches**. *In Proceedings of the 20th International Conference on Parallel Architectures and Compilation Techniques (PACT'11)*, (ISBN: 978-1-4577-1794-9), Galveston Island (Texas, USA), CATEGORY A, October 2011.

J. Lira, C. Molina and A. González, **HK-NUCA: Boosting Data Searches in Dynamic Non-Uniform Cache Architectures for Chip Multiprocessors**, *In Proceedings of the 25th IEEE International Parallel*

*and Distributed Processing Symposium (IPDPS'11)*, (ISBN: 978-0-7695-4385-7), Anchorage (Alaska, USA), CATEGORY A, May 2011.

E. Medina, R. Messeguer, C. Molina and D.Royo, **OLSRp: Predicting Control Information to Achieve Scalability in OLSR Ad Hoc Networks**. In *Proceedings of the 2nd International ICST Conference on Mobile Networks and Management, (MONAMI'10)*, (ISBN: 978-963-995-16-1) Santander (Spain), September 2010.

J. Lira, C. Molina and A. González, **The Auction: Optimizing Banks Usage in Non-Uniform Cache Architectures**, In *Proceedings of the 24th International Conference on Supercomputing (ICS'10)*, (ISBN 978-1-4503-0018-6), Tsukuba (Japan), CATEGORY A, June 2010.

J.Lira, C.Molina and A.González, “**LRU-PEA: A Smart Replacement Policy for Non-Uniform Cache Architectures on Chip Multiprocessors**”, In *Proceedings of the 27th International Conference on Computer Design (ICCD'09)*, IEEE Computer Society (ISBN: 978-1-4244-5028-2, ISSN: 1063-6404), pp. 275-281, Lake Tahoe (California, USA), CATEGORY A, October 2009.

J.Lira, C.Molina and A.González, “**Performance Analysis of Non-Uniform Cache Architecture Policies for Chip-Multiprocessors Using the Parsec V2.0 Benchmark Suite**”, In *Proceedings of the XX Jornadas de Paralelismo*, (ISBN 84-9749-346-8), pp. 241-246, A Coruña, September 2009.

J.Lira, C.Molina and A.González, “**Last Bank: Dealing with Address Reuse in Non-Uniform Cache Architecture for CMPs**”, In *Proceedings of the International Conference on Parallel and Distributed Computing, (EURO-PAR'09)*, Springer-Verlag (ISBN 978-3-642-03868-6), pp. 297-308, Delft, (The Netherlands), CATEGORY A, August 2009.

C.Molina, J.Tubella and A.González, “**Reducing Misspeculation Penalty in Trace-Level Speculative Multithreaded Architectures**”, In *Proceedings of the 6th International Symposium on High Performance Computing (ISHPC'05)*, Nara City (Japan), September 2005.

C.Molina, C.Aliagas, M.García, A.González, J.Tubella, “**Non Redundant Data Cache**”, In *Proceedings of the IEEE/ACM Symposium on Low Power Electronics and Design (ISLPED'03)*, ACM Press (ISBN 1-58113-682-X), pp. 274-277, Seoul (Korea), CATEGORY A, August 25-27, 2003.

C.Aliagas, C.Molina, M.García, J.Tubella, A.González, “**Value Compression to Reduce Power in Data Caches**”, In *Proceedings of the International Conference on Parallel and Distributed Computing (EURO-PAR'03)*, Springer-Verlag (ISBN 3-540-40788-X), pp. 616-622, Klagenfurt (Austria), CATEGORY A, August 26-29, 2003.

C.Molina, J.Tubella and A.González, “**Trace-Level Speculative Multithreaded Architecture**”, In *Proceedings of the IEEE International Conference on Computer Design (ICCD'02)*, IEEE Computer Society (ISSN 1063-6404, ISBN 0-7695-1700-5), pp. 402-407, Freiburg (Germany), CATEGORY A, September 16-18, 2002.

A.González, J.Tubella and C.Molina, “**Trace Level Reuse**”, In *Proceedings of the IACC International Conference on Parallel Processing (ICPP'99)*, IEEE Computer Society (ISSN0190-3918, ISBN 0-7695-0350-0), pp. 30-37, Tokyo (Japan), CATEGORY A, September 21-24, 1999.

C.Molina, A.González and J.Tubella, “**Dynamic Removal of Redundant Computations**”, In *Proceedings of the ACM International Conference on Supercomputing (ICS'99)*, ACM Press (ISBN 1-58113-164-x), pp. 474-481, Rhodes (Greece), CATEGORY A, June 20-25, 1999.

C.Molina, A.González and J.Tubella, “**Reducing Memory Traffic Via Redundant Store Instructions**”, In *Proceedings of the International Conference on High Performance Computing and Networking (HPCN'99)*, Springer-Verlag (ISBN 3-540-65821-1), pp. 1246-1249, Amsterdam (The Netherlands), CATEGORY B, April 12-14, 1999.

#### 4.2.4. Artículos en Workshops

X.Palomo and C.Molina, **Modeling Multicore Contention in Critical Real-Time Embedded Systems**, In Proceedings of the 9th URV Doctoral Workshop in Computer Science and Mathematics (**DCSM 2024**), (ISBN: 978-84-1365-209-2), Tarragona, (Spain), April 2024

A.Okran, P.García and C.Molina, **A Glance of The Performance Potential of Serverless Computing**, In Proceedings of the 6th URV Doctoral Workshop in Computer Science and Mathematics (**DCSM 2020**), (ISBN: 978-84-8424-858-3), Tarragona, (Spain), April 2020

C.Aliagas, M.Torrents, R.Martínez, C.Molina and A.González, **Prioritization of Prefetching Traffic into Multicore Networks**, In Proceedings of the 4th URV Doctoral Workshop in Computer Science and Mathematics (**DCSM 2017**), (ISBN: 978-84-8424-631-2), Tarragona, (Spain), November 2017

R.Santos, J.Orozco, M.Micheletto, S.Ochoa, R.Meseguer, P.Millan and C.Molina, **Scheduling Real-Time Traffic in Underwater Acoustic Wireless Sensor Networks**, In Proceedings of the 3rd URV Doctoral Workshop in Computer Science and Mathematics (**DCSM 2016**), (ISBN: 978-84-8424-495-0), Tarragona, (Spain), November 2016

P.Millán, C.Molina, R.Meseguer, **Improving Prediction in the Routing Layer of Wireless Networks Through Social Behaviour**, In Proceedings of the 2nd URV Doctoral Workshop in Computer Science and Mathematics (**DCSM 2015**), (ISBN: 978-84-8424-399-1), Tarragona, (Spain), November 2015

P.Millán, C.Molina, E.Dimogerontakis, L.Navarro, R.Meseguer, B.Braem and C.Blondia, **Tracking and Predicting End-to-End Quality in Wireless Community Networks**, In Proceedings of the 4th International Workshop on Community Networks and Bottom-up-Broadband (**CNBuB 2015**), held in conjunction with the 3rd International Conference on Future Internet of Things and Cloud (**FiCloud 2015**), (ISBN: 978-1-4673-8103-1), Rome, (Italy), August 2015.

M.Torrents, R.Martínez, C.Molina, “**An Accurate and Detailed Prefetching Simulation Framework for gem5**”, *The Second gem5 User Workshop (GEM5'15)*, held in conjunction with the *42nd International Symposium on Computer Architecture (ISCA'15)*, Portland, (USA), June 2015.

J.Lira, C.Molina and A.González, “**Analysis of Non-Uniform Cache Architecture Policies for Chip-Multiprocessors Using the Parsec Benchmark Suite**”, *In Proceedings of the 2nd Workshop on Managed Many-Core Systems (MMCS'09)*, held in conjunction with the *14th International Conference on Architectural Support for Programming Languages and Operating Systems (ASPLOS'09)*, Washington D.C, (USA), March 2009.

C.Molina, A.González and J.Tubella, “**Compiler Analysis for Trace Level Speculative Multithreaded Architectures**”, *In Proceedings of the 9th Annual Workshop on Interaction between Compilers and Computer Architectures (INTERACT'05)*, *In Conjunction with the 11th International Symposium on High-Performance Computer Architecture (HPCA'05)* IEEE Computer Society (ISBN 0-7695-2321-8, ISSN 1550-6207), San Francisco, CA (USA), Feb. 12-16, 2005.

#### 4.2.5. Identificadores de Autor

ORCID identifier: 0000-0003-1955-0128

#### 4.2.6. Indicadores de Calidad (Septiembre 2025)

- Citas: 602
- Índice h: 15
- Índice i10: 18

### 4.3. DIRECCIÓN DE TESIS DOCTORALES

- Título: PENDIENTE

**Doctorando:** Carles Aliagas

**Departamento:** Departament d'Enginyeria Informàtica i Matemàtiques

**Universidad:** Universitat Rovira i Virgili

**Fecha de Inicio:** 1 de Enero de 2019

**Fecha de Finalización:** 1 de Enero de 2025

**Nota:** Pendiente

**Codirector de Tesis:** Antonio González, Universitat Politècnica de Catalunya

- Título: Advancing Multicore Timing Analysis: Modeling Contention and Deriving WCET Bounds in Cyclic Executive Systems

**Doctorando:** Xavier Palomo Teruel

**Departamento:** Departament d'Enginyeria Informàtica i Matemàtiques

**Universidad:** Universitat Rovira i Virgili

**Fecha de Inicio:** 1 de Septiembre de 2023

**Fecha de Finalización:** 3 de Septiembre de 2025

**Nota:** Excelente

Codirector de Tesis: Sin codirector

- Título: Efficient Data Partitioning in Auto-Scalable Serverless Systems to Dealwith LIDAR Data and Algorithms

**Doctorando:** Ammar Mohammed Okran Almasrwhi

**Departamento:** Departament d'Enginyeria Informàtica i Matemàtiques

**Universidad:** Universitat Rovira i Virgili

**Fecha de Inicio:** 1 de Marzo de 2019

**Fecha de Finalización:** Abandona la línea de investigación en Septiembre de 2021

**Nota:** No aplica

**Codirector de Tesis:** Pedro García, Universitat Rovira i Virgili

- Título: Improving the Routing Layer of Ad Hoc Networks Through Prediction Techniques

**Doctorando:** Pere Millán Marco

**Departamento:** Departament d'Enginyeria Informàtica i Matemàtiques

**Universidad:** Universitat Rovira i Virgili

**Fecha de Inicio:** 1 de Septiembre de 2013

**Fecha de Finalización:** 20 de Septiembre de 2018

**Nota:** Excelente Cum Laude

**Codirector de Tesis:** Roc Meseguer, Universitat Politècnica de Catalunya

- Título: Improving Prefetching Mechanisms for Tiled CMP Platforms

**Doctorando:** Martí Torrents Lapuerta

**Departamento:** Departamento de Arquitectura de Computadores

**Universidad:** Universidad Politécnica de Cataluña

**Fecha de Inicio:** 1 de Abril de 2011

**Fecha de Finalización:** 28 de Noviembre de 2016

**Nota:** Excelente Cum Laude

**Codirector de Tesis:** Raul Martínez, Intel Barcelona Research Center

**Master Tesis:** Comparative Study of Prefetching Mechanisms, (Septiembre 2009).

- Título: Managing Dynamic Non-Uniform Cache Architectures

**Doctorando:** Javier Lira Rueda

**Departamento:** Departamento de Arquitectura de Computadores

**Universidad:** Universidad Politécnica de Cataluña

**Fecha de Inicio:** 1 de Enero de 2008

**Fecha de Finalización:** 24 de Noviembre de 2011

**Nota:** Excelente Cum Laude.

**Premios:** Premio Extraordinario 2014 de la UPC en el Ámbito de Ingeniería de las TIC

**Codirector de Tesis:** Antonio González Colás, UPC-Intel Barcelona Research Center

**Master Tesis:** Data Replacement Policy on Non-Uniform Cache Architectures for Chip Multiprocessors (Septiembre 2008).

## 4.4. OTRAS TAREAS DE INVESTIGACIÓN

### 4.4.1. Revisión de Artículos en Congresos y Revistas Internacionales

Euromicro Conference (**EURO-MICRO**): año 1998.

Workshop on Parallel and Distributed Processing (**PDP**): año 1998

International Symposium on Computer Architecture (**ISCA**): años 1999, 2000, 2003, 2006, 2007, 2008, 2015, 2016.

International Symposium on Microarchitecture (**MICRO**): años 1999, 2001, 2002, 2004 y 2006.

International Conference on High Performance Computer Architectures (**HPCA**): años 2001, 2002, 2003, 2005, 2010 y 2011.

International Conference on Parallel Architectures and Compilation Techniques (**PACT**): años 2001 y 2008

International Conference on Supercomputing (**ICS**): años 2001, 2003 y 2008.

IEEE Transactions on Computers (**TC**): años 2001, 2003, 2007 y 2008.

International Symposium on Performance Analysis of Systems and Software (**ISPASS**): año 2001

Journal on Microprocessors and Microsystems (**MM**): año 2002

International Conference on Computer Design (**ICCD**): años 2002 y 2003.

International Parallel and Distributed Processing Symposium (**IPDPS**): 2004.

International Conference on Parallel and Distributed Computing (**EURO-PAR**): año 2005.

International Conference on High Performance Computing (**HiPC**): año 2005 y 2008.

International Conference on Architectural Support for Programming Languages and Operating Systems (**ASPLOS**): año 2006.

International Symposium on Workload Characterization (**IISWC**): año 2006.

ACM Transactions on Architecture and Code Optimization (**TACO**): años 2008 y 2010.

International Symposium on Code Generation and Optimization (**CGO**): año 2009

International Workshop on Multicore Cache Hierarchies; Design and Programmability Issues (**MCHDPI**): año 2012

International Symposium on Low Power Electronics and Design (**ISLPED**): año 2012

Journal of Electronics and Telecommunications Research Institute (**ETRI**): año 2012

Revista Chilena de Ingeniería (**INGENIEARE**): año 2014

IEEE Transactions on Very Large Scale Integration Systems (**IEEE TVLSI**): año 2014

#### **4.4.2. Organización de Eventos y Miembro de Comité de Programa**

Finance Chair del 22nd IEEE International Symposium on High Performance Computer Architecture (HPCA'16), Barcelona, Spain, Marzo 2016.

Miembro del Comité de Programa del 1st International Workshop on Multicore Cache Hierarchies: Design and Programmability Issues, held in conjunction with the 10th IEEE International Symposium on Parallel and Distributed Processing with Applications (ISPA'12), Leganés, Spain, Julio 2012.

Web Chair del 41st Annual IEEE/ACM International Symposium on Microarchitecture (MICRO'08), Lake Como, Italy, Noviembre 2008.

Staff del 38th Annual IEEE/ACM International Symposium on Microarchitecture (MICRO'05), Barcelona, Noviembre 2005

Staff del X International Conference on Parallel Architectures and Compilation Techniques (PACT'01), Barcelona, Septiembre 2001.

Staff del I Barcelona Affiliate Meeting, Barcelona, Junio 1998.

Staff del XXV International Symposium on Computer Architecture (ISCA'98), Barcelona, Junio 1998.

#### **4.4.3. Asistencia a Congresos (sin presentar ponencia)**

BMW08: Barcelona Multicore Workshop, HIPEAC Computing System Week, Barcelona, Junio 2008.

The 38th Annual IEEE/ACM International Symposium on Microarchitecture (MICRO), Barcelona Noviembre 2005.

X International Conference on Parallel Architectures and Compilation Techniques (PACT), Barcelona, Septiembre 2001.

XXV International Symposium on Computer Architecture (ISCA), Barcelona, Junio 1998.

#### **4.4.4. Asistencia a Congresos (presentando ponencia)**

6th International Symposium on High Performance Computing, Nara City (Japan), September 2005.

IEEE/ACM International Symposium on Low Power Electronics and Design (ISLPED'03), Seul (Korea), August 2003.

IEEE International Conference on Computer Design, Freiburg. (Germany), September 2002.

International Conference on High Performance Computing and Networking, Amsterdam (The Netherlands), April 1999.

#### **4.4.5. Cursos y Seminarios Impartidos**

Dynamic Removal of Redundant Computations, Department of Electrical and Computer Engineering, Carnegie-Mellon University (Pittsburg, USA). Octubre 1998.

Técnicas Microarquitectónicas para Explotar Valores y Cálculos Repetitivos, Departamento de Ingeniería Informática y Matemáticas, URV, Marzo 2006.

#### **4.4.6. Cursos y Seminarios Recibidos**

- Cursos de Investigación

Advanced Course on “Current Processor Microarchitectures and Compiler Techniques”, Barcelona, 13-16 Abril 2004. (25 horas)

- Seminarios Varios

Seminario del Grupo de Computación de Altas Prestaciones, Departamento de Arquitectura de Computadores, Universidad Politécnica de Cataluña.

Seminario DEIMInari, Departamento de Ingeniería Informática y Matemáticas, Universitat Rovira i Virgili.

Seminario CMUart, Electrical and Computer Engineering Department, Carnegie-Mellon University.

- Cursos de Doctorado

Conceptos avanzados de arquitectura y sistemas operativos (97/98)

Conceptos avanzados de arquitectura y tecnología de computadores (97/98)

Jerarquía de memorias en procesadores escalares (97/98)

Modelos y herramientas de programación para supercomputadores (97/98)

Paralelismo y segmentación en el diseño de procesadores de propósito general (97/98)

Paralelización de simulaciones numéricas en ingeniería (97/98)

Procesadores de altas prestaciones (97/98)

Supercomputadores (97/98)

Técnicas aplicadas en arquitectura y tecnología de computadores (97/98)

#### **4.4.7. Desarrollo de Aplicaciones**

Desarrollo de una “Aplicación de Tratamiento Digital de Imágenes” para el Department of Mathematical Sciences de la University of Bath (UK). Enero 1996 a Abril de 1996.

#### **4.4.8. Miembro de Comisiones**

Miembro de la Comisión de Investigación del Departamento de Ingeniería de Informática y Matemáticas de la Universitat Rovira i Virgili, 2008-Actualidad.

#### **4.4.9. Revisor Externo y Miembro de Tribunales de Prelectura/Lectura de Tesis**

- Revisor Externo

“Clustered Multithreaded Processors”, Fernando Latorre, DAC-UPC, Mayo 2009

- Prelectura de Tesis

“Connectivity sharing for wireless mesh network”, Khulan Batbayar, DAC-UPC, Julio 2021

“Incentives for sharing heterogeneous resources in distributed systems: a participatory approach”, Davide Vega, DAC-UPC, Octubre 2015

“Performance Simulation Methodologies for Hardware/Software Co-Designed Processors”, Aleksandar Brankovic, DAC-UPC, Enero 2015.

“Clustered Multithreaded Processors”, Fernando Latorre, DAC-UPC, Marzo 2009

- Lectura de Tesis

“On Improved Performance and Secure Data Management in Cloud Storage Services”, Raúl Sáiz, DEIM-URV, Marzo 2024

“Towards Enhanced State Management for Serverless Computation”, Daniel Barcelona, DEIM-URV, Diciembre 2022

“Connectivity sharing for wireless mesh network”, Khulan Batbayar, DAC-UPC, Noviembre 2021

“Enhancing the Programmability of Cloud Object Storage”, Josep Sampé, DEIM-URV, Noviembre 2018

“Efficient BitTorrent-like Content Distribution for Cloud Storage Services”, Rahma Chaabouni, DEIM-URV, November 2016

“Incentives for Sharing Heterogeneous Resources in Distributed Systems: a Participatory Approach”, Davide Vega, DAC-UPC, Diciembre 2015

“Performance Simulation Methodologies for Hardware/Software Co-Designed Processors”, Aleksandar Brankovic, DAC-UPC, Marzo 2015.

“Descubrimiento de Servicios Tolerante a Fallos Basado en Hipercubos para Sistemas Distribuidos de Gran Escala”, Antonia Gallardo, DAC-UPC, Octubre 2013

“On the Design and Optimization of Heterogenous Distributed Storage Systems”, Lluís Pàmies, DEIM-URV, Julio 2011

“Distributed AOP Middleware for Large-Scale Scenarios”, Rubén Mondejar, DEIM-URV, Abril 2010.

#### **4.4.10. Revisor de Proyectos de Investigación**

Revisor de la Agencia Nacional de Investigación e Innovación de Uruguay (ANII) de las evaluaciones de los proyectos de investigación postulados al Fondo María Viñas 2021.

## **4.5. OTROS MÉRITOS DE INVESTIGACIÓN**

### **4.5.1. Sexenios de Investigación de la CNEAI**

tramo 3 (2014-2019) otorgado por la “Comisión Nacional Evaluadora de la Actividad Docente e Investigadora”

tramo 2 (2008-2013) otorgado por la “Comisión Nacional Evaluadora de la Actividad Docente e Investigadora”

tramo 1 (1999-2004) otorgado por la “Comisión Nacional Evaluadora de la Actividad Docente e Investigadora”

### **4.5.2. Sexenios de Investigación de la AQU**

tramo 3 (2014-2019) otorgado por la “Agència per a la Qualitat del Sistema Universitari de Catalunya”

tramo 2 (2008-2013) otorgado por la “Agència per a la Qualitat del Sistema Universitari de Catalunya”

tramo 1 (1999-2004) otorgado por la “Agència per a la Qualitat del Sistema Universitari de Catalunya”

### **4.5.3. Reconocimientos de Investigación de la Universitat Rovira i Virgili**

Consideración de *Investigador Activo* con fecha 1 de Enero de 2006 hasta 31 de Diciembre de 2025

Concesión de complementos adicionales por méritos de investigación.

## **5. GESTIÓN**

### **5.1. Responsable de Estudios de Grado**

- Responsable de los Estudios del Grado de Técnicas de Desarrollo de Aplicaciones Web y Móviles  
Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

Periodo: desde el 1 de Septiembre de 2021 hasta la actualidad.

- Responsable de los Estudios de la Doble titulación de Biotecnología y de Ingeniería Informática  
Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

Periodo: desde el 1 de Septiembre de 2020 hasta el 31 de Agosto de 2021.

Periodo: desde el 1 de Septiembre de 2022 hasta la actualidad

- Responsable de los Estudios de la Doble titulación de Administración y Dirección de Empresas y Técnicas de Desarrollo de Aplicaciones Web y Móviles

Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

Periodo: desde el 1 de Septiembre de 2020 hasta el 31 de Agosto de 2021.

- Coordinador y responsable de la puesta en marcha para el curso 2018/2019 del Màster Profesionalizador de Ingeniería Informàtica.

Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

Periodo: desde el 1 de Enero de 2016 hasta el 31 de Diciembre de 2016.

Máster que finalmente no se materializó

### **5.2. Responsable de Áreas de Conocimiento**

Departamento de Ingeniería Informática y Matemáticas, Área de Arquitectura y Tecnología de Computadores, Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

- Periodo: desde el 15 de Octubre de 2025 hasta la actualidad
- Periodo: desde el 1 de Marzo de 2018 hasta el 1 de Marzo de 2020.
- Periodo: desde el 1 de Marzo de 2012 hasta el 1 de Marzo de 2014.
- Periodo: desde el 1 de Marzo de 2006 hasta el 31 de Agosto de 2009.

### **5.3. Responsable de Prácticas Externas**

Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

- Periodo: desde el 1 de Septiembre de 2022 hasta la actualidad

### **5.4. Responsable de Aplicativos ETSE**

- Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

**Periodo:** desde el 1 de Septiembre de 2024 hasta la actualidad

## **5.5. Subdirector de la Cátedra de Cloud Computing URV-TSystems**

Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

- Periodo: desde el 27 de Junio de 2023 hasta la 27 de Junio de 2026

## **5.6. Coordinador de Microcredenciales FURV**

Departament Enginyeria Informàtica i Matemàtiques, Escuela Técnica Superior de Ingeniería, Universitat Rovira i Virgili.

- Cloud Foundations:
  - Edición 1: Octubre a Diciembre de 2025
- Cloud Developer:
  - Edición 1: Enero a Marzo de 2026
- IA Foundations:
  - Edición 1: Abril a Mayo de 2026

## **5.7. Miembro de Tribunal de Plazas Docentes**

Concurso de Profesor Lector (1 plaza), Departament d'Enginyeria Informàtica i Matemàtiques. Universitat Rovira i Virgili, Tarragona, Marzo 2025.

Concurso de Profesor Agregado (1 plaza), Departamento de Arquitectura de Computadores, Universitat Politècnica de Catalunya, Barcelona, Noviembre 2018.

Concurso de Profesor Lector (1 plaza), Departamento de Arquitectura de Computadores, Universitat Politècnica de Catalunya, Castelldefels, Junio 2015.

Concurso de Profesor Lector (3 plazas), Departamento de Ingeniería Informática y Matemáticas, Universitat Rovira i Virgili, Tarragona, Junio 2009.

## **5.8. Miembro de Tribunal de Becas de Doctorado, Becas Postdoctorales e Investigador**

Concurso para otorgar Becas Martí Franqués (1 beca) para la realización del Doctorado, 2023PMF-PIPF-23, Universitat Rovira i Virgili, Tarragona, Julio 2023.

Concurso para otorgar plaza de Investigador Ordinario, PI22063, Universitat Rovira i Virgili, Tarragona, Enero 2023.

Concurso para otorgar Becas Martí Franqués (1 beca) para la realización del Doctorado, 2022PMF-PIPF-09, Universitat Rovira i Virgili, Tarragona, Diciembre 2022.

Concurso para otorgar Becas Margarita Salas (1 beca) para estancias Postdoctorales, Departamento de Arquitectura de Computadores, Universitat Politècnica de Catalunya, Barcelona, Junio 2022.

Concurso para otorgar Becas Martí Franqués (1 beca) para la realización del Doctorado, 2021PMF-BS-07, Universitat Rovira i Virgili, Tarragona, Noviembre 2021.

Concurso para otorgar Becas Martí Franqués (1 beca) para la realización del Doctorado, 2021PMF-PIPF-17, Universitat Rovira i Virgili, Tarragona, Noviembre 2021.

Concurso para otorgar Becas María Zambrano (1 beca) para estancias Postdoctorales, Departamento de Arquitectura de Computadores, Universitat Politècnica de Catalunya, Barcelona, Octubre 2021.

Concurso para otorgar Becas Margarita Salas (1 beca) para estancias Postdoctorales, Departamento de Arquitectura de Computadores, Universitat Politècnica de Catalunya, Barcelona, Octubre 2021.

Concurso para otorgar Becas Martí Franqués (1 beca) para la realización del Doctorado, Universitat Rovira i Virgili, Tarragona, Octubre 2018.

Concurso para otorgar Becas Martí Franqués (3 becas) para la realización del Doctorado, Universitat Rovira i Virgili, Tarragona, Octubre 2018.

## **6. BECAS, AYUDAS Y PREMIOS RECIBIDOS**

Premio a la excelencia en la docencia 2019-2023, Universitat Rovira i Virgili.

Premio a la excelencia en la docencia 2014-2018, Universitat Rovira i Virgili.

Beca Predoctoral de Formación de Personal Investigador AP96/52460503, concedida por la Dirección General de Enseñanza Superior, para la realización de la tesis doctoral en la Universitat Politécnica de Catalunya, desde el 1 de Julio de 1997 al 20 de Diciembre de 1998.

Beca para una estancia de corta duración en el extranjero (pre-doctoral), concedida por el Comissionat per a Universitats i Recerca de la Generalitat de Catalunya para la formación del personal investigador en la Carnegie-Mellon University (USA), desde el 15 de Septiembre de 1998 al 15 de Diciembre de 1998.

Beca Erasmus de Movilidad Internacional para la realización de estudios de Informática en la University of Bath (United Kingdom), desde el 1 de Septiembre de 1995 hasta el 30 de Junio de 1996

## **7. ACTIVIDAD EN EMPRESAS Y PROFESIÓN LIBRE**

Desarrollador independiente de aplicaciones móviles para el sistema operativo IOS

- iVentionDay: Efémerides de inventos (con anuncios). Disponible en la apple store desde el 10 de Octubre de 2013.
- iVentionPro: Efémerides de inventos (sin anuncios). Disponible en la apple store desde el 9 de Octubre de 2013.
- iVentorPro: Efémerides de inventores (sin anuncios). Disponible en la apple store desde el 31 de Julio de 2013.
- iVenterDay: Efémerides de inventores (con anuncios). Disponible en la apple store desde el 28 de Julio de 2013.
- iDanzante: Programa de fiestas de Huesca. Disponible en la apple store desde el 18 de Julio de 2012.

Desarrollador independiente de aplicaciones móviles para el sistema operativo ANDROID

- iVentionDay: Efémerides de inventos (con anuncios). Disponible en google play desde el 21 de Marzo de 2014.
- iVentorDay: Efémerides de inventores (con anuncios). Disponible en google play desde el 1 de Marzo de 2014.

Certificación de Perito Informático expedido por el Colegio Oficial de Ingenieros Informáticos de Cataluña, Junio 2008.

Administrador y programador de bases de datos en la sección de Intervención de Armas de Capitanía General del Ejercito de Tierra. Madrid, Octubre 1996 a Julio 1997.

Traductor de documentos Ingles-Catalán, Catalán-Inglés, para la “Arts & Dramathics School” de la “University of Bath”. Bath, United Kingdom, 1996.

## **8. IDIOMAS**

Castellano

Catalán (Nivel C acreditado)

Inglés (First Certificate, University of Bristol, Junio 1995)

Francés (Curso Intensivo de 80 horas, Servei Lingüístic de la URV, Tarragona, Junio 2000)

## **9. DILIGENCIA DE REFRENDO DE CURRÍCULUM**

El abajo firmante, Don Carlos Molina Clemente, con Documento Nacional de Identidad 52.460.503-X se responsabiliza de la veracidad de los datos contenidos en el presente currículum, comprometiéndose a aportar, en su caso, las pruebas documentales que le sean requeridas.

Barcelona, 3 noviembre 2025

Fdo.: Carlos Molina Clemente