



CURRÍCULUM VÍTAE NORMALIZADO



DARÍO SUÁREZ GRACIA

Generado desde: Universidad de Zaragoza

Fecha del documento: 29/10/2025

v 1.4.0

a074e04115725adfd951fb6d21402a3d

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>



Resumen libre del currículum

Descripción breve de la trayectoria científica, los principales logros científico-técnicos obtenidos, los intereses y objetivos científico-técnicos a medio/largo plazo de la línea de investigación. Incluye también otros aspectos o peculiaridades importantes.

Darío Suárez Gracia se graduó de la Universidad de Zaragoza en 2011 con una tesis sobre cachés teseladas. De 2012 a 2015, fue ingeniero en Qualcomm Research Silicon Valley, liderando el Snapdragon Power Optimization SDK y contribuyendo en productos insignia. A finales de 2015, regresó a la Universidad de Zaragoza, donde es Catedrático desde 2025.

Desde 2015, su investigación se centra en sistemas heterogéneos, modelos de programación y arquitectura de computadoras, con énfasis en fiabilidad y aceleradores para IA. Ha publicado 21 revistas indexadas y 20 conferencias internacionales (incluyendo 2 ISCA, 1 MICRO, 2 DATE, 1 FCCM, con ~20% de aceptación). Sus publicaciones y patentes suman 790 citas, con un índice h de 15 y 3 sexenios de investigación. Ha colaborado con 19 investigadores extranjeros y ha sido investigador visitante en la Universidad de Toronto y la Universidad de Illinois en Urbana-Champaign y FORTH Hellas

En liderazgo, ha sido IP de 4 proyectos de investigación (2 nacionales y 2 regionales) con 490 K€ en financiación y ha participado en más de 50 proyectos. Ha dirigido 2 tesis doctorales y 49 tesis de grado/máster, y actualmente dirige 3 tesis. Sus egresados trabajan en empresas como ARM, NVIDIA, Google y Microsoft o continúan estudios en universidades de alto nivel. Ha organizado talleres internacionales, participado en comités de programa de conferencias (IPDPS, ICCD, PACT y SBAC-PAD) y actuado como revisor para revistas y proyectos. En Qualcomm, gestionó un programa de becas de innovación y fue seleccionado para un programa de liderazgo.

En transferencia de conocimiento, obtuvo 9 patentes internacionales en Qualcomm. Desde 2016, ha liderado 8 contratos con empresas, asegurando más de 200 K€ en fondos, y ha participado en actividades de divulgación en la Universidad de Zaragoza y UC, Berkeley.



Indicadores generales de calidad de la producción científica

Descripción breve de los principales indicadores de calidad de la producción científica (sexenios de investigación, tesis doctorales dirigidas, citas totales, publicaciones en primer cuartil (Q1), índice h....). Incluye también otros aspectos o peculiaridades importantes.

Número de proyectos de investigación: 27 (2 nacionales IP)
Tesis dirigidas en los últimos 10 años: 2
Tesis en curso: 4
Citas 2020-2024: 88, 90, 94, 68 y 63 (google scholar, https://bit.ly/dariosg_gscholar)
Número de revistas Q1/Q2 (JCR): 15 (4/11)
Número de congresos categoría 1/2 (GGS): 7 (3/4)
Número de Sexenios: 3 (2009-2015, 2016-2021 y transferencia 2012-2018)
Número de patentes solicitadas: 14
Número de patentes en explotación: 7
Índices h/i10 (total): 15/18
Índices h/i10 (desde 2020): 11/13



DARÍO SUÁREZ GRACIA

Apellidos: SUÁREZ GRACIA
Nombre: DARÍO
ORCID: 0000-0002-7490-4067

Situación profesional actual

Entidad empleadora: Universidad de Zaragoza **Tipo de entidad:** Universidad

Departamento: Departamento de Informática e Ingeniería de Sistemas. Área: Arquitectura y Tecnología de Computadores. Área de conocimiento (Macroárea): Ingeniería y Arquitectura. Campo de conocimiento de evaluación CNEAI: Ingenierías y Arquitectura, Escuela de Ingeniería y Arquitectura

Categoría profesional: Cated. Universidad

Fecha de inicio: 24/03/2025

Régimen de dedicación: Tiempo completo

Primaria (Cód. Unesco): 330404 - Unidades centrales y de proceso



Formación académica recibida

Titulación universitaria

Estudios de 1º y 2º ciclo, y antiguos ciclos (Licenciados, Diplomados, Ingenieros Superiores, Ingenieros Técnicos, Arquitectos)

Nombre del título: Ingeniero en Informática

Ciudad entidad titulación: Zaragoza, España

Entidad de titulación: Centro Politécnico Superior

Fecha de titulación: 18/09/2003

Doctorados

Programa de doctorado: Programa Oficial de Doctorado en Ingeniería de Sistemas e Informática

Entidad de titulación: Universidad de Zaragoza

Ciudad entidad titulación: Zaragoza, España

Fecha de titulación: 11/11/2011

Doctorado Europeo: Si

Título de la tesis: A Tiled Cache Organization

Director/a de tesis: Teresa Monreal Arnal y Víctor Viñals Yúfera

Calificación obtenida: Sobresaliente cum laude

Mención de calidad: Si

Conocimiento de idiomas

Idioma	Comprensión auditiva	Comprensión de lectura	Interacción oral	Expresión oral	Expresión escrita
Inglés	C1	C1	C1	C1	C1
Francés	B1	B2	B2	B1	B1

Actividad docente

Formación académica impartida

1 Nombre de la asignatura/curso: Sistemas operativos

Titulación universitaria: Graduado en Ingeniería Informática

Fecha de inicio: 01/09/2025

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza



2 Nombre de la asignatura/curso: Centros de datos

Titulación universitaria: Graduado en Ingeniería Informática

Fecha de inicio: 01/09/2025

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza

3 Nombre de la asignatura/curso: Sistemas operativos

Titulación universitaria: Programa conjunto en Matemáticas-Ingeniería Informática

Fecha de inicio: 01/09/2025

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza

4 Nombre de la asignatura/curso: Centros de datos

Titulación universitaria: Programa conjunto en Matemáticas-Ingeniería Informática

Fecha de inicio: 01/09/2025

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza

5 Nombre de la asignatura/curso: Redes y sistemas distribuidos

Titulación universitaria: Máster Universitario en Ingeniería Informática

Fecha de inicio: 01/09/2025

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza

6 Nombre de la asignatura/curso: Fundamentals of Computing for Robotics, Graphics and Computer Vision

Titulación universitaria: Máster Universitario en Robótica, Gráficos y Visión por Computador / Robotics, Graphics and Computer

Fecha de inicio: 01/09/2024

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza

7 Nombre de la asignatura/curso: Garantía y seguridad

Titulación universitaria: Programa conjunto en Matemáticas-Ingeniería Informática

Fecha de inicio: 15/09/2022

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza

8 Nombre de la asignatura/curso: Programming and Architecture of Computing Systems

Titulación universitaria: Máster Universitario en Robótica, Gráficos y Visión por Computador / Robotics, Graphics and Computer

Fecha de inicio: 14/09/2020

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza

9 Nombre de la asignatura/curso: Garantía y seguridad

Titulación universitaria: Graduado en Ingeniería Informática

Fecha de inicio: 21/09/2015

Fecha de finalización: 31/08/2026

Entidad de realización: Universidad de Zaragoza

10 Nombre de la asignatura/curso: Arquitectura y organización de computadores 1

Titulación universitaria: Graduado en Ingeniería Informática

Fecha de inicio: 01/09/2024

Fecha de finalización: 31/08/2025

Entidad de realización: Universidad de Zaragoza

11 Nombre de la asignatura/curso: Sistemas distribuidos

Titulación universitaria: Graduado en Ingeniería Informática

Fecha de inicio: 01/09/2024

Fecha de finalización: 31/08/2025

Entidad de realización: Universidad de Zaragoza



- 12** **Nombre de la asignatura/curso:** Arquitectura y organización de computadores I
Titulación universitaria: Programa conjunto en Matemáticas-Ingeniería Informática
Fecha de inicio: 01/09/2024 **Fecha de finalización:** 31/08/2025
Entidad de realización: Universidad de Zaragoza
- 13** **Nombre de la asignatura/curso:** Centros de datos
Titulación universitaria: Graduado en Ingeniería Informática
Fecha de inicio: 01/09/2023 **Fecha de finalización:** 31/08/2024
Entidad de realización: Universidad de Zaragoza
- 14** **Nombre de la asignatura/curso:** Proyecto hardware
Titulación universitaria: Programa conjunto en Matemáticas-Ingeniería Informática
Fecha de inicio: 01/09/2023 **Fecha de finalización:** 31/08/2024
Entidad de realización: Universidad de Zaragoza
- 15** **Nombre de la asignatura/curso:** Centros de datos
Titulación universitaria: Programa conjunto en Matemáticas-Ingeniería Informática
Fecha de inicio: 01/09/2023 **Fecha de finalización:** 31/08/2024
Entidad de realización: Universidad de Zaragoza
- 16** **Nombre de la asignatura/curso:** Proyecto hardware
Titulación universitaria: Graduado en Ingeniería Informática
Fecha de inicio: 21/09/2015 **Fecha de finalización:** 31/08/2024
Entidad de realización: Universidad de Zaragoza
- 17** **Nombre de la asignatura/curso:** Redes y sistemas distribuidos
Titulación universitaria: Máster Universitario en Ingeniería Informática
Fecha de inicio: 21/09/2015 **Fecha de finalización:** 31/08/2024
Entidad de realización: Universidad de Zaragoza
- 18** **Nombre de la asignatura/curso:** Seguridad en Sistemas
Titulación universitaria: Título Propio Ciberseguridad en la Nube
Fecha de inicio: 15/01/2022 **Fecha de finalización:** 30/05/2024
Entidad de realización: Universidad de Zaragoza
- 19** **Nombre de la asignatura/curso:** Seguridad en Sistemas
Titulación universitaria: Introducción a la ciberseguridad y la nube
Fecha de inicio: 03/07/2023 **Fecha de finalización:** 08/07/2023
Entidad de realización: Universidad de Zaragoza
- 20** **Nombre de la asignatura/curso:** Administración de sistemas
Titulación universitaria: Graduado en Ingeniería Informática
Fecha de inicio: 21/09/2015 **Fecha de finalización:** 13/09/2020
Entidad de realización: Universidad de Zaragoza
- 21** **Nombre de la asignatura/curso:** Redes de computadores
Titulación universitaria: Graduado en Ingeniería Informática
Fecha de inicio: 17/09/2018 **Fecha de finalización:** 15/09/2019
Entidad de realización: Universidad de Zaragoza



22 Nombre de la asignatura/curso: Seguridad Web y Móvil

Titulación universitaria: Curso Avanzado de Ciberdefensa

Fecha de inicio: 25/05/2017

Fecha de finalización: 26/05/2017

Entidad de realización: Academia de Ingenieros del Ejército de Tierra

23 Nombre de la asignatura/curso: Seguridad Web y Móvil

Titulación universitaria: Curso Avanzado de Ciberdefensa

Fecha de inicio: 21/11/2016

Fecha de finalización: 22/11/2016

Entidad de realización: Academia de Ingenieros del Ejército de Tierra

24 Nombre de la asignatura/curso: ADMINISTRACION DE SISTEMAS INFORMATICOS

Titulación universitaria: Ingeniero en Informática

Fecha de inicio: 21/09/2015

Fecha de finalización: 18/09/2016

Entidad de realización: Universidad de Zaragoza

25 Nombre de la asignatura/curso: Arquitectura y organización de computadores 2

Titulación universitaria: Graduado en Ingeniería Informática

Fecha de inicio: 19/09/2011

Fecha de finalización: 16/09/2012

Entidad de realización: Universidad de Zaragoza

26 Nombre de la asignatura/curso: Arquitectura y organización de computadores 1

Titulación universitaria: Graduado en Ingeniería Informática

Fecha de inicio: 20/09/2010

Fecha de finalización: 16/09/2012

Entidad de realización: Universidad de Zaragoza

27 Nombre de la asignatura/curso: Curso de Programación Efectiva en C++ (12 horas)

Titulación universitaria: Estudios de post-grado

Fecha de inicio: 04/09/2012

Fecha de finalización: 06/09/2012

Entidad de realización: Universidad de Zaragoza

28 Nombre de la asignatura/curso: ARQUITECTURA DE COMPUTADORES

Titulación universitaria: Ingeniero en Informática

Fecha de inicio: 22/09/2008

Fecha de finalización: 20/09/2010

Entidad de realización: Universidad de Zaragoza

29 Nombre de la asignatura/curso: Power-aware efficient programming

Titulación universitaria: Designing modern processors: a perspective on power consumption, security, reliability, and efficient programming

Fecha de inicio: 05/07/2021

Fecha de finalización: 09/07/2021

Entidad de realización: Universidad de Zaragoza

**C****V****N**

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Dirección de tesis doctorales y/o proyectos fin de carrera

1 **Título del trabajo:** A comprehensive characterization of performance and energy consumption of ORB-SLAM in multiple hardware platforms

Tipo de proyecto: Proyecto Final de Máster

Codirector/a tesis: Valero Bresó, Alejandro

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Marcos Ilarraza Sarto

Calificación obtenida: Sobresaliente

Fecha de defensa: 20/07/2025

2 **Título del trabajo:** Evaluación de un sistema heterogéneo formado por CPU y FPGA y programado a través de Intel oneAPI

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: Gran Tejero, Rubén

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Diego García Aranda

Calificación obtenida: Aprobado

Fecha de defensa: 14/07/2025

3 **Título del trabajo:** Estudio y mejora de un sistema de sensado óptico multicanal

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: Gran Tejero, Rubén

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Marcos Pérez Guillén

Calificación obtenida: Sobresaliente

Fecha de defensa: 17/02/2025

4 **Título del trabajo:** Implementación del módulo de control y de monitorización para la nueva generación de HDAS

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: García del Pozo Faldos, José María; Gella Bitrián, Diego

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Diana Salueña Muñoz

Calificación obtenida: Sobresaliente

Fecha de defensa: 16/07/2024

5 **Título del trabajo:** Uso de herramienta de automatización de Backup&restore como parte del disaster&recovery de un sistema de comunicaciones

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: Fernando Gros, Jorge Juan

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Carlos Mayo Peribáñez

Calificación obtenida: Notable

Fecha de defensa: 16/07/2024

6 **Título del trabajo:** Implementación de un acelerador para redes neuronales bayesianas en plataformas RISC-V

Tipo de proyecto: Proyecto Final de Máster

Codirector/a tesis: Resano Ezcaray, Jesús Javier

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

**C****V****N**

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Alumno/a: Samuel Pérez Pedrajas**Calificación obtenida:** Matrícula de honor**Fecha de defensa:** 13/07/2024

7 **Título del trabajo:** Aproximación numérica mediante algoritmos genéticos optimizados con descenso de gradiente en sistemas heterogéneos

Tipo de proyecto: Proyecto Final de Máster**Codirector/a tesis:** Muñoz Orbañanos, Adolfo**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Saúl Flores Benavente**Calificación obtenida:** Notable**Fecha de defensa:** 12/07/2024

8 **Título del trabajo:** Towards autonomous resource management: Deep learning prediction of CPU-GPU load balancing

Tipo de proyecto: Proyecto Final de Máster**Codirector/a tesis:** Gran Tejero, Rubén**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Iñigo Gabirondo López**Calificación obtenida:** Sobresaliente**Fecha de defensa:** 12/07/2024

9 **Título del trabajo:** Programación y optimización de sistemas heterogéneos basados en FPGA

Tipo de proyecto: Proyecto Final de Grado**Codirector/a tesis:** Gran Tejero, Rubén**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Pablo Cambra Acín**Calificación obtenida:** Notable**Fecha de defensa:** 18/09/2023

10 **Título del trabajo:** Estudio de entornos de ejecución confiables sobre la arquitectura RISC-V

Tipo de proyecto: Proyecto Final de Grado**Codirector/a tesis:** Gran Tejero, Rubén**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Luis Felipe Nonay Serrano**Calificación obtenida:** Aprobado**Fecha de defensa:** 15/09/2023

11 **Título del trabajo:** SSOT (Single Source Of Truth) para la gestión de controles y requerimientos de políticas y benchmarks

Tipo de proyecto: Proyecto Final de Grado**Codirector/a tesis:** Villanueva Uribarri, Alejandro**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Sergio Atilano Gabete César**Calificación obtenida:** Aprobado**Fecha de defensa:** 15/09/2023

12 **Título del trabajo:** Análisis y propuestas de mejora en el rendimiento y la eficiencia de un sensor acústico distribuido de fibra óptica

Tipo de proyecto: Proyecto Final de Grado**Codirector/a tesis:** Gella Bitrián, Diego



C

V

N

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Entidad de realización: Universidad de Zaragoza
Alumno/a: Marcos Javier Hernando Ibáñez
Calificación obtenida: Notable
Fecha de defensa: 22/06/2023

Tipo de entidad: Universidad

13 Título del trabajo: Optimización y Planificación en Sistemas Heterogéneos sobre SYCL/oneAPI

Tipo de proyecto: Proyecto Final de Máster
Codirector/a tesis: Gran Tejero, Rubén
Entidad de realización: Universidad de Zaragoza
Alumno/a: Raúl Herguido Sevil
Calificación obtenida: Sobresaliente
Fecha de defensa: 15/02/2023

Tipo de entidad: Universidad

14 Título del trabajo: Hyperspectral image processing for livestock and agricultural applications

Tipo de proyecto: Proyecto Final de Máster
Codirector/a tesis: Vidal Calleja, Teresa
Entidad de realización: Universidad de Zaragoza
Alumno/a: Fernando Peña Bes
Calificación obtenida: Sobresaliente
Fecha de defensa: 26/01/2023

Tipo de entidad: Universidad

15 Título del trabajo: Integration through genetic programming on heterogeneous systems

Tipo de proyecto: Proyecto Final de Máster
Codirector/a tesis: Muñoz Orbañanos, Adolfo
Entidad de realización: Universidad de Zaragoza
Alumno/a: Enrique Bauzá Mingueza
Calificación obtenida: Notable
Fecha de defensa: 13/10/2022

Tipo de entidad: Universidad

16 Título del trabajo: Implementación de un procesador RISC-V con soporte para un sistema operativo de tiempo real

Tipo de proyecto: Proyecto Final de Grado
Codirector/a tesis: Resano Ezcaray, Jesús Javier
Entidad de realización: Universidad de Zaragoza
Alumno/a: Samuel Pérez Pedrajas
Calificación obtenida: Matrícula de honor
Fecha de defensa: 08/07/2022

Tipo de entidad: Universidad

17 Título del trabajo: Rediseño de identidad corporativa y diseño del material de comunicación del Departamento de Informática e Ingeniería de Sistemas de la Universidad de Zaragoza

Tipo de proyecto: Proyecto Final de Grado
Codirector/a tesis: Sierra Pérez, Jorge José
Entidad de realización: Universidad de Zaragoza
Alumno/a: Óscar Apellániz Gurpegui
Calificación obtenida: Aprobado
Fecha de defensa: 05/07/2022

Tipo de entidad: Universidad

18 Título del trabajo: FPGA Accelerators on Heterogeneous Systems: An Approach Using High Level Synthesis.

Tipo de proyecto: Tesis Doctoral
Codirector/a tesis: Villarroya Gaudó, María
Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad



C

V

N

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Alumno/a: María Angélica Dávila Guzmán**Calificación obtenida:** Sobresaliente cum laude**Fecha de defensa:** 14/03/2022**19 Título del trabajo:** Análisis y estudio de los mecanismos de sincronización far atomics en multiprocesadores ARM**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Valero Bresó, Alejandro**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** José Manuel Vidarte Llera**Calificación obtenida:** Matrícula de honor**Fecha de defensa:** 16/12/2021**20 Título del trabajo:** Mejora en la calidad de servicio de sistemas empotrados para la adquisición de señales EEG en tiempo real**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Atrián Blasco, Javier**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** David Pintiel Paños**Calificación obtenida:** Sobresaliente**Fecha de defensa:** 16/12/2021**21 Título del trabajo:** Diseño y evaluación de una plataforma embebida para la adquisición de señales biomédicas**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Morlas Funes, Leyre**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Óscar Baselga Lahoz**Calificación obtenida:** Sobresaliente**Fecha de defensa:** 15/09/2021**22 Título del trabajo:** Análisis y optimización en cómputo con GPU en un sistema de sensado**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** García Sampedro, Pablo**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Daniel González Villa**Calificación obtenida:** Notable**Fecha de defensa:** 08/07/2021**23 Título del trabajo:** Evaluación del modelo de programación oneAPI para ejecución heterogénea con CPU y FPGA**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Gran Tejero, Rubén**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Raúl Herguido Sevil**Calificación obtenida:** Matrícula de honor**Fecha de defensa:** 08/07/2021**24 Título del trabajo:** Optimización de la adquisición y procesamiento en sensado en un sistema heterogéneo**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** García Sampedro, Pablo**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Sergio García Esteban**Calificación obtenida:** Notable

**C****V****N**

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Fecha de defensa: 08/07/2021**25 Título del trabajo:** Análisis y optimización de un pipeline de videovigilancia**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Feijoo Cano, Francisco**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Borja Aguado Diez**Calificación obtenida:** Notable**Fecha de defensa:** 12/02/2021**26 Título del trabajo:** Plataforma de computación perimetral para adquisición y procesado de vídeo y señales fisiológicas**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Montesano del Campo, Luis**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Pablo Noel Carreras Aguerri**Calificación obtenida:** Notable**Fecha de defensa:** 08/10/2020**27 Título del trabajo:** Análisis del paralelismo masivo en un computador Adapteva Parallelia**Tipo de proyecto:** Proyecto Final de Grado**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Mario Arcega Sanjuán**Calificación obtenida:** Sobresaliente**Fecha de defensa:** 19/12/2019**28 Título del trabajo:** Caracterización térmica de una plataforma multiprocesador refrigerada por aire**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Montijano Muñoz, Eduardo**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Sergio Escolar de Torres-Solanot**Calificación obtenida:** Notable**Fecha de defensa:** 16/12/2019**29 Título del trabajo:** Análisis de vulnerabilidades hardware basadas en la ejecución especulativa**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Gran Tejero, Rubén**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Miguel Santiago Moniente Pannocchia**Calificación obtenida:** Matrícula de honor**Fecha de defensa:** 04/10/2019**30 Título del trabajo:** Mitigación de ataques de canal lateral basados en caracterización térmica y eléctrica**Tipo de proyecto:** Proyecto Final de Grado**Codirector/a tesis:** Valero Bresó, Alejandro**Entidad de realización:** Universidad de Zaragoza**Tipo de entidad:** Universidad**Alumno/a:** Javier Corbalán Colino**Calificación obtenida:** Sobresaliente**Fecha de defensa:** 11/09/2019



C

V

N

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

31 **Título del trabajo:** Caracterización de aplicaciones HPC para extensiones vectoriales de ARM

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: Armejach Sanosa, Adriá; Moretó Planas, Miquel

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Víctor Soria Pardos

Calificación obtenida: Sobresaliente

Fecha de defensa: 02/09/2019

32 **Título del trabajo:** Técnicas de control avanzadas para gestionar la temperatura en multiprocesadores

Tipo de proyecto: Proyecto Final de Máster

Codirector/a tesis: Montijano Muñoz, Eduardo

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Pablo Hernández Almudí

Calificación obtenida: Matrícula de honor

Fecha de defensa: 11/07/2019

33 **Título del trabajo:** Aplicación móvil para la gestión de servidores Linux/UNIX

Tipo de proyecto: Proyecto Final de Grado

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Alvaro Gomez Muñoz

Calificación obtenida: Notable

Fecha de defensa: 10/07/2019

34 **Título del trabajo:** DADE: Motor de detección de datos anómalos

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: Briz Velasco, José Luis

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Luis Fueris Martín

Calificación obtenida: Matrícula de honor

Fecha de defensa: 08/10/2018

35 **Título del trabajo:** Evaluación de SLAMBench en un sistema completamente heterogéneo: CPU, GPU y FPGA

Tipo de proyecto: Proyecto Final de Máster

Codirector/a tesis: Gran Tejero, Rubén

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Marcos Canales Mayo

Calificación obtenida: Notable

Fecha de defensa: 03/10/2018

36 **Título del trabajo:** Eficiencia energética de dispositivos de cálculo en el minado de criptomonedas basada en Blockchain

Tipo de proyecto: Proyecto Final de Máster

Codirector/a tesis: Gran Tejero, Rubén

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Pedro Horro Maggioni

Calificación obtenida: Notable

Fecha de defensa: 02/10/2018

37 **Título del trabajo:** Diseño de un Governor basado en Control Inteligente de Temperatura

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: Montijano Muñoz, Eduardo





C

V

N

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Entidad de realización: Universidad de Zaragoza
Alumno/a: Pablo Hernández Almudí
Calificación obtenida: Sobresaliente
Fecha de defensa: 14/09/2017

Tipo de entidad: Universidad

38 **Título del trabajo:** Aceleradores hardware para visión por computador

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: Murillo Arnal, Ana Cristina

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Alberto Álvarez Aldea

Calificación obtenida: Matrícula de honor

Fecha de defensa: 11/07/2017

39 **Título del trabajo:** Medición precisa del consumo energético en procesadores X86

Tipo de proyecto: Proyecto Final de Carrera

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Víctor Manuel Malo Oiz

Calificación obtenida: Notable

Fecha de defensa: 15/03/2017

40 **Título del trabajo:** Sistema de información/Entretenimiento para vehículo con soporte de voz y diagnóstico

Tipo de proyecto: Proyecto Final de Grado

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Juan Antonio Cepero Chicote

Calificación obtenida: Notable

Fecha de defensa: 17/02/2017

41 **Título del trabajo:** Reconocimiento de objetos en Android para aplicaciones de asistencia

Tipo de proyecto: Proyecto Final de Grado

Codirector/a tesis: Murillo Arnal, Ana Cristina

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Alejandro Márquez Ferrer

Calificación obtenida: Notable

Fecha de defensa: 14/12/2016

42 **Título del trabajo:** Exploiting natural on-chip redundancy for energy efficient memory and computing.

Tipo de proyecto: Tesis Doctoral

Codirector/a tesis: Alastruey Benedé, Jesús

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Alexandra Ferrerón Labari

Calificación obtenida: Sobresaliente cum laude

Fecha de defensa: 25/11/2016

43 **Título del trabajo:** Characterization of interconnection networks in CMPs using full-system simulation

Tipo de proyecto: Proyecto Final de Máster

Codirector/a tesis: Villarroya Gaudio, María

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Marta Ortín Obón

Calificación obtenida: Notable

Fecha de defensa: 05/10/2012



44 **Título del trabajo:** Efficient instruction and data caching for high performance low-power embedded systems

Tipo de proyecto: Proyecto Final de Máster

Codirector/a tesis: Alastruey Benede, Jesus

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Alexandra Ferrerón Labari

Calificación obtenida: Sobresaliente

Fecha de defensa: 05/10/2012

45 **Título del trabajo:** Estudio y modelo térmico de la refrigeración de microprocesadores

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Marin Herrero, Jose Maria

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Angel Bernad Casalé

Calificación obtenida: Aprobado

Fecha de defensa: 16/07/2012

46 **Título del trabajo:** Caracterización del comportamiento de la swite parsec en la jerarquía de memoria del procesador

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Villarroya Gaudio, Maria

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Marta Ortín Obón

Calificación obtenida: Matrícula de honor

Fecha de defensa: 11/11/2011

47 **Título del trabajo:** Título del PFC: Coherent vs. Non-Coherent last level on-chip caches: an evaluation of latency and capacity trade-offs.

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Babak Falsafi

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Alexandra Ferrerón Labari

Calificación obtenida: Matrícula de honor

Fecha de defensa: 10/11/2011

48 **Título del trabajo:** Impacto de las optimizaciones de compilación en la energía, potencia y temperatura: el caso Intel Pentium 4

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Gran Tejero, Ruben

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Raúl Ceresuela Palomera

Calificación obtenida: Notable

Fecha de defensa: 03/10/2011

49 **Título del trabajo:** LOS NANOTUBOS DE CARBONO COMO ALTERNATIVA AL CABLEADO METÁLICO EN PROCESADORES DE ALTAS PRESTACIONES

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Villarroya Gaudio, Maria

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Jaime Ortiz Cirugeda

Calificación obtenida: Sobresaliente

Fecha de defensa: 25/09/2009



50 **Título del trabajo:** Aspectos Térmicos de la Ejecución de Programas: Estudio Experimental sobre un Pentium 4

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Víctor Viñals Yúfera

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Sergio Gutierrez Verde

Calificación obtenida: 9,0

Fecha de defensa: 17/03/2009

51 **Título del trabajo:** Evaluación de Prestaciones de Bases de Datos. MySQL sobre computadores de bajo coste

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Víctor Viñals Yúfera

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Santiago Constancio Pérez Blanco

Calificación obtenida: 8,5 Notable

Fecha de defensa: 15/09/2008

52 **Título del trabajo:** Determinación del Consumo en Procesadores de Altas Prestaciones y Caracterización Energética de Programas Compiladores

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Víctor Viñals Yúfera

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Octavio Benedí Sánchez

Calificación obtenida: 8,8 Notable

Fecha de defensa: 11/09/2008

53 **Título del trabajo:** Evaluación del Consumo en Procesadores de Altas Prestaciones

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Víctor Viñals Yúfera

Entidad de realización: Universidad de Zaragoza

Tipo de entidad: Universidad

Alumno/a: Alicia Asín Pérez

Calificación obtenida: 10,0 MH

Fecha de defensa: 18/12/2006

Publicaciones docentes o de carácter pedagógico, libros, artículos, etc.

Suárez Gracia, D.; Valero, A.; Gran Tejero, R.; Villarroya, M.; Viñals, V.. PeRISCVcope: a tiny teaching-oriented RISC-V interpreter. PROCEEDINGS (CONFERENCE ON DESIGN OF CIRCUITS AND INTEGRATED SYSTEMS). 37th, pp. 22363499[6 pp.]. 2022. ISSN 2471-6170

Tipo de soporte: Artículo/s

DOI: 10.1109/DCIS55711.2022.9970050



Participación en proyectos de innovación docente

1 Título del proyecto: Tutorización con perspectiva de género en ingeniería y arquitectura 2

Nombre del investigador/a principal (IP): Raquel Trillo Lado

Fecha de inicio-fin: 02/06/2019 - 02/06/2020

2 Título del proyecto: Plataforma Multi-Asignatura para la Mejora del Aprendizaje en el Grado en Ingeniería Informática: Ensayo con Alumnos (Continuación de PIIDUZ_17_365)

Nombre del investigador/a principal (IP): Rubén Gran Tejero

Importe concedido: 2.000 €

Fecha de inicio-fin: 02/06/2018 - 02/06/2019

3 Título del proyecto: Promoción de la equidad de género en Ingeniería y Arquitectura desde la igualdad de oportunidades mediante la tutorización específica.

Nombre del investigador/a principal (IP): Antonio Joaquín Montañés Espinosa

Fecha de inicio-fin: 02/06/2018 - 02/06/2019

4 Título del proyecto: Experimentación y Difusión de una Plataforma Común de Trabajo para la Mejora del Aprendizaje en el Grado en Ingeniería Informática (Continuación de PIIDUZ_16_270)

Nombre del investigador/a principal (IP): Alejandro Valero Bresó

Fecha de inicio-fin: 02/06/2017 - 02/06/2018

5 Título del proyecto: Estudio y diseño de una plataforma común de trabajo para la mejora del aprendizaje en el Grado en Ingeniería Informática

Nombre del investigador/a principal (IP): Darío Suárez Gracia

Fecha de inicio-fin: 02/06/2016 - 02/06/2017

6 Título del proyecto: iClickers para mejorar interactividad, atención y "feedback" en las clases

Nombre del investigador/a principal (IP): Ana Cristina Murillo Arnal

Fecha de inicio-fin: 02/06/2015 - 02/06/2016

7 Título del proyecto: Aumento de la motivación y mejora del aprendizaje de la asignatura Arquitectura y Organización de Computadores I (30205) basado en la participación activa del alumnado

Nombre del investigador/a principal (IP): María Villarroya Gaudó

Fecha de inicio-fin: 02/06/2014 - 02/06/2015

8 Título del proyecto: UTILIZACIÓN DE LA HERRAMIENTA MOODLE EN LA DOCENCIA PRESENCIAL DE LA ASIGNATURA ARQUITECTURA Y ORGANIZACIÓN DE COMPUTADORES DEL GRADO EN INGENIERÍA INFORMÁTICA

Nombre del investigador/a principal (IP): María Villarroya Gaudó

Fecha de inicio-fin: 02/06/2010 - 02/06/2011

9 Título del proyecto: Realización de Proyectos con un entorno basado en el procesador ARM como método de aprendizaje en la asignatura de Laboratorio de Computadores

Nombre del investigador/a principal (IP): Jesús Javier Resano Ezcaray

Fecha de inicio-fin: 02/06/2008 - 02/06/2009



C

V

N

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Experiencia científica y tecnológica

Grupos/equipos de investigación, desarrollo o innovación

1 **Nombre del grupo:** T58_23R: gaZ: grupo de Arquitectura de Computadores de la Universidad de Zaragoza
Entidad de afiliación: Universidad de Zaragoza **Tipo de entidad:** Universidad

2 **Nombre del grupo:** Pertenencia a instituto de investigación universitaria
Entidad de afiliación: INSTITUTO DE INVESTIGACIÓN EN INGENIERÍA DE ARAGÓN (I3A) **Tipo de entidad:** Instituto Universitario de Investigación

Actividad científica o tecnológica

Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

1 **Nombre del proyecto:** PID2022-136454NB-C22: Arquitectura y programación de Computadores Escalables de Alto Rendimiento y Bajo Consumo III - UZ

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Jesús Javier Resano Ezcaray; Darío Suárez Gracia

Nº de investigadores/as: 16

Entidad/es financiadora/s:

AGENCIA ESTATAL DE INVESTIGACIÓN

UNION EUROPEA

Fecha de inicio-fin: 01/09/2023 - 31/08/2026

Duración: 3 años

Cuantía total: 312.500 €

2 **Nombre del proyecto:** ACELERADORES OPTIMIZADOS Y RESILIENTES PARA APRENDIZAJE AUTOMÁTICO EN ENTORNOS RISC-V (RETORNNA) (PDC2023-145851-I00)

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Jesús Javier Resano Ezcaray; Pablo Enrique Ibáñez Marín

Nº de investigadores/as: 17

Entidad/es financiadora/s:

MINISTERIO DE CIENCIA E INNOVACIÓN

Fecha de inicio-fin: 01/01/2024 - 31/12/2025

Duración: 2 años

Cuantía total: 274.778,9 €

3 **Nombre del proyecto:** T58_23R: gaZ: grupo de Arquitectura de Computadores de la Universidad de Zaragoza

Ámbito geográfico: Autonómica

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza



Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera; Pablo Enrique Ibáñez Marín

Nº de investigadores/as: 23

Entidad/es financiadora/s:

GOBIERNO DE ARAGÓN

Fecha de inicio-fin: 01/01/2023 - 31/12/2025

Duración: 3 años

Cuantía total: 41.174,86 €

4 Nombre del proyecto: FCT-22-18300: Servet IX y X -Exploración cercana al espacio

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Enrique Fermín Torres Moreno

Nº de investigadores/as: 8

Entidad/es financiadora/s:

FUNDACION ESPAÑOLA PARA LA CIENCIA Y LA TECNOLOGIA

OTROS INGRESOS

Fecha de inicio-fin: 01/07/2023 - 30/06/2024

Duración: 1 año

Cuantía total: 18.000 €

5 Nombre del proyecto: PID2019-105660RB-C21: Jerarquía de memoria, gestión de tareas y optimización de aplicaciones

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Pablo Enrique Ibáñez Marín; Jesús Javier Resano Ezcaray

Nº de investigadores/as: 14

Entidad/es financiadora/s:

AGENCIA ESTATAL DE INVESTIGACIÓN

Fecha de inicio-fin: 01/06/2020 - 29/02/2024

Duración: 3 años - 9 meses

Cuantía total: 197.714 €

6 Nombre del proyecto: TRANSFORMACION TECNOLOGICA DEL SECTOR DE VALORIZACIÓN DE RESIDUOS PARA IMPULSAR UNA ECONOMÍA CIRCULAR EFECTIVA EN LA INDUSTRIA ESPAÑOLA-SEPARA

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Ana Cristina Murillo Arnal

Nº de investigadores/as: 7

Entidad/es financiadora/s:

ATRIA INNOVATION, S.L.

Fecha de inicio-fin: 01/09/2021 - 31/12/2023

Duración: 2 años - 4 meses

Cuantía total: 162.109,75 €

7 Nombre del proyecto: FCT-21-17098: Servet VII y VIII -Exploración cercana al espacio

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Enrique Fermín Torres Moreno

Nº de investigadores/as: 6

Entidad/es financiadora/s:

FUNDACION ESPAÑOLA PARA LA CIENCIA Y LA TECNOLOGIA

**C****V****N**

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

OTROS INGRESOS

Fecha de inicio-fin: 01/07/2022 - 30/06/2023**Duración:** 1 año**Cuantía total:** 18.000 €

8 **Nombre del proyecto:** T58_20R: Grupo De Arquitectura De Computadores De La Universidad De Zaragoza (gaZ)

Ámbito geográfico: Autonómica**Entidad de realización:** Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza**Nombres investigadores principales (IP, Co-IP,...):** Víctor Viñals Yufera**Nº de investigadores/as:** 23**Entidad/es financiadora/s:**

GOBIERNO DE ARAGÓN

Fecha de inicio-fin: 01/01/2020 - 31/12/2022**Duración:** 3 años**Cuantía total:** 25.094 €

9 **Nombre del proyecto:** ANALIZAR EL COMPORTAMIENTO DE CONSUMIDORES CON MEDIDAS SIMULTÁNEAS DE FISIOLOGÍA, LOCALIZACIÓN Y VISIÓN POR COMPUTADOR RTC-2017-6421-7

Ámbito geográfico: Nacional**Entidad de realización:** Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza**Nombres investigadores principales (IP, Co-IP,...):** Ana Cristina Murillo Arnal; Darío Suárez Gracia**Nº de investigadores/as:** 10**Entidad/es financiadora/s:**

MINISTERIO DE ECONOMÍA Y COMPETITIVIDAD

Fecha de inicio-fin: 01/01/2018 - 31/03/2021**Duración:** 3 años - 3 meses**Cuantía total:** 173.673,3 €

10 **Nombre del proyecto:** JIUZ-2019-TEC-08: Técnicas de Redistribución de Registros en GPUs con Fallos Permanentes

Ámbito geográfico: Otros**Entidad de realización:** Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza**Nombres investigadores principales (IP, Co-IP,...):** Alejandro Valero Bresó**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

FUNDACIÓN BANCARIA IBERCAJA

UNIVERSIDAD DE ZARAGOZA

Fecha de inicio-fin: 01/01/2020 - 31/12/2020**Duración:** 1 año**Cuantía total:** 2.000 €

11 **Nombre del proyecto:** JIUZ-2018-TEC-13:CARACTERIZACIÓN DEL ENVEJECIMIENTO DE LOS TRANSISTORES UTILIZADOS EN ACELERADORES PARA REDES NEURONALES Y DISEÑO DE MECANISMOS ARQUITECTÓNICOS PARA COMBATIR SU EFECTO

Ámbito geográfico: Otros**Entidad de realización:** Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza**Nombres investigadores principales (IP, Co-IP,...):** Alejandro Valero Bresó**Nº de investigadores/as:** 8**Entidad/es financiadora/s:**

FUNDACIÓN BANCARIA IBERCAJA

UNIVERSIDAD DE ZARAGOZA





Fecha de inicio-fin: 01/01/2019 - 31/12/2019
Cuantía total: 2.000 €

Duración: 1 año

12 Nombre del proyecto: GRUPO DE REFERENCIA GRUPO DE ARQUITECTURA DE COMPUTADORES DE LA UNIZAR(gaZ).

Ámbito geográfico: Autonómica

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera

Nº de investigadores/as: 25

Entidad/es financiadora/s:

GOBIERNO DE ARAGÓN

Fecha de inicio-fin: 01/01/2017 - 31/12/2019

Duración: 3 años

Cuantía total: 37.792 €

13 Nombre del proyecto: Jerarquía de memoria, gestión de tareas, y optimización de aplicaciones

Entidad de realización: Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Pablo Ibañez Marín

Entidad/es financiadora/s:

Ministerio de Economía, Industria y Competitividad (MINECO). Expulsado del equipo investigador por mi condición de prof. contratado doctor interino

Fecha de inicio-fin: 01/01/2017 - 31/12/2019

Duración: 3 años

Cuantía total: 219.736 €

14 Nombre del proyecto: JIUZ-2017-TEC-09: ESTRATEGIAS DE MEJORA SOFTWARE Y HARDWARE PARA SISTEMAS ALTAMENTE HETEROGENEOS: PLANIFICACIÓN DINÁMICA Y REDES ON CHIP.

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Darío Suárez Gracia

Nº de investigadores/as: 7

Entidad/es financiadora/s:

FUNDACIÓN BANCARIA IBERCAJA

UNIVERSIDAD DE ZARAGOZA

Fecha de inicio-fin: 01/01/2018 - 28/02/2019

Duración: 1 año - 2 meses

Cuantía total: 2.000 €

15 Nombre del proyecto: UZCUD2017-TEC-06: SISTEMAS DE VISIÓN POR COMPUTADOR DISTRIBUIDOS MONITORIZADOS DESDE DISPOSITIVOS DE REALIDAD AUMENTADA.

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Ana Cristina Murillo Arnal; Alejandro Rafael Mosteo Chagoyen

Nº de investigadores/as: 5

Entidad/es financiadora/s:

CENTRO UNIVERSITARIO DE LA DEFENSA DE ZARAGOZA ACADEMIA GENERAL MILITAR

Fecha de inicio-fin: 01/10/2017 - 30/09/2018

Duración: 1 año

Cuantía total: 2.000 €



16 Nombre del proyecto: JERARQUÍA DE MEMORIA Y APLICACIONES

Ámbito geográfico: Nacional

Entidad de realización: Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yúfera

Entidad/es financiadora/s:

Ministerio de Economía y Competitividad (MINECO). Durante parte de este proyecto me encontraba de permiso en Qualcomm Research Silicon Valley

Fecha de inicio-fin: 01/01/2014 - 31/12/2017

Duración: 4 años

Cuantía total: 129.300 €

17 Nombre del proyecto: JIUZ-2015-TEC-06: AUTOMATIZACIÓN DE LA GENERACIÓN DE LAS RESTRICCIONES DEL PROGRAMACIÓN LINEAL ENTERA PARA EL CÁLCULO DEL WCET EN SISTEMAS DE TIEMPO REAL ESTRICTO CON UN CACHE DE DATOS ACDC.

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Rubén Gran Tejero

Nº de investigadores/as: 6

Entidad/es financiadora/s:

IBERCAJA

Fecha de inicio-fin: 01/01/2016 - 31/12/2016

Duración: 1 año

Cuantía total: 2.000 €

18 Nombre del proyecto: GRUPO CONSOLIDADO T48 gaZ: GRUPO DE ARQUITECTURA DE COMPUTADORES DE LA UNIVERSIDAD DE ZARAGOZA

Ámbito geográfico: Autonómica

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera

Nº de investigadores/as: 15

Entidad/es financiadora/s:

GOBIERNO DE ARAGÓN

Fecha de inicio-fin: 01/01/2016 - 31/12/2016

Duración: 1 año

Cuantía total: 7.662 €

19 Nombre del proyecto: GRUPO CONSOLIDADO T48 GRUPO DE ARQUITECTURA DE COMPUTADORES DE LA UNIVERSIDAD DE ZARAGOZA (gaZ)

Ámbito geográfico: Autonómica

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera

Nº de investigadores/as: 16

Entidad/es financiadora/s:

GOBIERNO DE ARAGÓN

Fecha de inicio-fin: 01/01/2015 - 31/12/2015

Duración: 1 año

Cuantía total: 7.322 €

20 Nombre del proyecto: GRUPO CONSOLIDADO T48 GRUPO DE ARQUITECTURA DE COMPUTADORES DE LA UNIVERSIDAD DE ZARAGOZA (gaZ)

Ámbito geográfico: Autonómica

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera

Nº de investigadores/as: 16

**C****V****N**

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Entidad/es financiadora/s:

GOBIERNO DE ARAGÓN

Fecha de inicio-fin: 01/01/2014 - 31/12/2014**Duración:** 1 año**Cuantía total:** 7.633 €**21 Nombre del proyecto:** TIN2010-21291-C02-01. JERARQUÍA DE MEMORIA**Ámbito geográfico:** Nacional**Entidad de realización:** Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza**Nombres investigadores principales (IP, Co-IP,...):** Víctor Viñals Yufera**Nº de investigadores/as:** 21**Entidad/es financiadora/s:**

MINISTERIO DE CIENCIA E INNOVACION

Fecha de inicio-fin: 01/01/2011 - 31/12/2014**Duración:** 4 años**Cuantía total:** 236.676 €**22 Nombre del proyecto:** GRUPO CONSOLIDADO T48 GRUPO DE ARQUITECTURA DE COMPUTADORES DE LA UNIVERSIDAD DE ZARAGOZA (gaZ)**Entidad de realización:** Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza**Nombres investigadores principales (IP, Co-IP,...):** Víctor Viñals Yufera**Nº de investigadores/as:** 16**Entidad/es financiadora/s:**

GOBIERNO DE ARAGÓN

Fecha de inicio-fin: 01/01/2013 - 31/12/2013**Duración:** 1 año**Cuantía total:** 6.554 €**23 Nombre del proyecto:** GRUPO CONSOLIDADO T48 GRUPO DE ARQUITECTURA DE COMPUTADORES DE LA UNIVERSIDAD DE ZARAGOZA (GAZ)**Ámbito geográfico:** Autonómica**Entidad de realización:** Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza**Nombres investigadores principales (IP, Co-IP,...):** Víctor Viñals Yufera**Nº de investigadores/as:** 16**Entidad/es financiadora/s:**

D.G.A.

Fecha de inicio-fin: 01/01/2011 - 31/12/2012**Duración:** 2 años**Cuantía total:** 20.246 €**24 Nombre del proyecto:** PIREGRID I3A**Ámbito geográfico:** Unión Europea**Entidad de realización:** Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza**Nombres investigadores principales (IP, Co-IP,...):** María Villarroya Gaudó**Nº de investigadores/as:** 21**Entidad/es financiadora/s:**

UNION EUROPEA

Fecha de inicio-fin: 01/06/2009 - 31/05/2012**Duración:** 3 años**Cuantía total:** 97.332,67 €**25 Nombre del proyecto:** GRUPO CONSOLIDADO T48 GRUPO DE ARQUITECTURA DE COMPUTADORES DE LA UNIVERSIDAD DE ZARAGOZA (GAZ)**Ámbito geográfico:** Autonómica



Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera

Nº de investigadores/as: 14

Entidad/es financiadora/s:

D.G.A.

Fecha de inicio-fin: 01/01/2008 - 31/12/2010

Duración: 3 años

Cuantía total: 33.128 €

26 Nombre del proyecto: TIN2007-66423 JERARQUÍA DE MEMORIA DE ALTO RENDIMIENTO.

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera

Nº de investigadores/as: 15

Entidad/es financiadora/s:

MINISTERIO DE EDUCACION Y CIENCIA

Fecha de inicio-fin: 01/10/2007 - 31/12/2010

Duración: 3 años - 3 meses

Cuantía total: 152.460 €

27 Nombre del proyecto: GRUPO CONSOLIDADO T48 GRUPO DE ARQUITECTURA DE COMPUTADORES DE LA UNIVERSIDAD DE ZARAGOZA (gaZ)

Ámbito geográfico: Autonómica

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera

Nº de investigadores/as: 14

Entidad/es financiadora/s:

D.G.A.

Fecha de inicio-fin: 01/01/2005 - 31/12/2007

Duración: 3 años

Cuantía total: 27.062,76 €

28 Nombre del proyecto: TIN2004-07739-C02-02. COMPUTACION DE ALTAS PRESTACIONES IV. JERARQUIA DE MEMORIA DE ALTAS PRESTACIONES.

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Víctor Viñals Yufera

Nº de investigadores/as: 12

Entidad/es financiadora/s:

D.G.I. (MINISTERIO DE CIENCIA Y TECNOLOGÍA)

Fecha de inicio-fin: 13/12/2004 - 12/12/2007

Duración: 3 años

Cuantía total: 161.000 €

Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas

1 Nombre del proyecto: [WP8] PROTOTIPO DE SISTEMA HETEROGRÉNO OPTIMIZADO PARA EL PROCESADO DE DATOS EN EQUIPOS DE ANÁLISIS ESPECTRAL DE ALTAS PRESTACIONES (2024/DIH_01/000531)

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza



Nombres investigadores principales (IP, Co-IP,...): Darío Suárez Gracia; Otri Otri

Nº de investigadores/as: 5

Entidad/es financiadora/s:

MINISTERIO DE INDUSTRIA, TURISMO Y COMERCIO

Fecha de inicio: 28/12/2024

Duración: 1 año

2 Nombre del proyecto: [WP8] DESARROLLO Y OPTIMIZACIÓN DE ARQUITECTURA SOFTWARE EN SENsoRES DISTRIBUIDOS DE FIBRA ÓPTICA (DOFS) (2024/DIH_01/000202)

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Rubén Gran Tejero; Otri Otri

Nº de investigadores/as: 6

Entidad/es financiadora/s:

ARAGON PHOTONICS LABS, S.L.

MINISTERIO DE INDUSTRIA, TURISMO Y COMERCIO

Fecha de inicio: 29/07/2024

Duración: 1 año - 2 días

3 Nombre del proyecto: EFFICIENT ARCHITECTURES, EMBEDDED AND HPC SYSTEMS, AND APPLICATION OPTIMIZATION

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Jesús Javier Resano Ezcaray

Nº de investigadores/as: 5

Entidad/es financiadora/s:

VARIAS EMPRESAS

Fecha de inicio: 09/07/2024

Duración: 4 años - 4 meses - 11 días

4 Nombre del proyecto: [WP8] RECONOCIMIENTO DE COMPORTAMIENTOS PELIGROSOS MEDIANTE INTELIGENCIA ARTIFICIAL (2023/DIH_01/000268)

Ámbito geográfico: Nacional

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Eduardo Montijano Muñoz; Otri Otri

Nº de investigadores/as: 6

Entidad/es financiadora/s:

MINISTERIO DE INDUSTRIA, TURISMO Y COMERCIO

Fecha de inicio: 08/11/2023

Duración: 2 años

5 Nombre del proyecto: COMPUTER VISION AND MACHINE LEARNING

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Ana Cristina Murillo Arnal

Nº de investigadores/as: 3

Entidad/es financiadora/s:

OTRI

Fecha de inicio: 16/10/2023

Duración: 5 años - 1 día



6 **Nombre del proyecto:** ESTUDIO DEL RENDIMIENTO Y EFICIENCIA ENERGÉTICA DE UN SISTEMA DE ADQUISICIÓN Y ANÁLISIS DE SEÑALES DE FIBRA ÓPTICA

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Darío Suárez Gracia

Nº de investigadores/as: 1

Entidad/es financiadora/s:

ARAGON PHOTONICS LABS, S.L.

Fecha de inicio: 01/02/2023

Duración: 11 meses

Cuantía total: 14.520 €

7 **Nombre del proyecto:** ESTUDIO DEL RENDIMIENTO DE UN SISTEMA DE ADQUISICIÓN Y ANÁLISIS DE SEÑALES DE FIBRA ÓPTICA

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Darío Suárez Gracia

Nº de investigadores/as: 2

Entidad/es financiadora/s:

ARAGON PHOTONICS LABS, S.L.

Fecha de inicio: 02/03/2022

Duración: 9 meses - 30 días

Cuantía total: 5.082 €

8 **Nombre del proyecto:** ESTUDIO DEL RENDIMIENTO DE UN SISTEMA DE ADQUISICIÓN Y ANÁLISIS DE SEÑALES DE FIBRA ÓPTICA

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Darío Suárez Gracia

Nº de investigadores/as: 3

Entidad/es financiadora/s:

ARAGON PHOTONICS LABS, S.L.

Fecha de inicio: 01/01/2021

Duración: 1 año

Cuantía total: 5.082 €

9 **Nombre del proyecto:** ESTUDIO DEL RENDIMIENTO DE UN SISTEMA DE ADQUISICIÓN Y ANÁLISIS DE SEÑALES DE FIBRA ÓPTICA

Ámbito geográfico: Otros

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Darío Suárez Gracia

Nº de investigadores/as: 3

Entidad/es financiadora/s:

ARAGON PHOTONICS LABS, S.L.

Fecha de inicio: 01/02/2020

Duración: 8 meses

Cuantía total: 5.082 €

10 **Nombre del proyecto:** HIGH PERFORMANCE LOW POWER ACCELERATION FOR BIG DATA APPLICATIONS

Ámbito geográfico: Internacional no UE

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Ana Cristina Murillo Arnal; Darío Suárez Gracia



Nº de investigadores/as: 2

Entidad/es financiadora/s:

BIGSTREAM SOLUTIONS, INC

Fecha de inicio: 28/05/2018

Duración: 1 año

Cuantía total: 9.482,32 €

11 Nombre del proyecto: COLABORACIÓN PARA LA REALIZACIÓN DE PRUEBAS TÉCNICAS EN PROCESO DE SELECCIÓN DE PROMOCIÓN INTERNA DE AST

Ámbito geográfico: Autonómica

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Rubén Gran Tejero; Darío Suárez Gracia

Nº de investigadores/as: 2

Entidad/es financiadora/s:

ARAGONESA DE SERVICIOS TELEMATICOS

Fecha de inicio: 02/04/2018

Duración: 5 meses - 3 días

Cuantía total: 1.500 €

12 Nombre del proyecto: HIGH PERFORMANCE LOW POWER COMPUTER VISION FOR AUGMENTED REALITY

Ámbito geográfico: Internacional no UE

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Ana Cristina Murillo Arnal; Darío Suárez Gracia

Nº de investigadores/as: 2

Entidad/es financiadora/s:

EONITE PERCEPTION, INC

Fecha de inicio: 16/08/2017

Duración: 1 año

13 Nombre del proyecto: HIGH PERFORMANCE LOW POWER COMPUTER VISION FOR AUGMENTED REALITY

Ámbito geográfico: Internacional no UE

Entidad de realización: Escuela de Ingeniería y Arquitectura - Universidad de Zaragoza

Nombres investigadores principales (IP, Co-IP,...): Ana Cristina Murillo Arnal; Darío Suárez Gracia

Nº de investigadores/as: 2

Entidad/es financiadora/s:

EONITE PERCEPTION, INC

Fecha de inicio: 16/08/2016

Duración: 1 año

Cuantía total: 79.618,65 €



Resultados

Propiedad industrial e intelectual

1 Título propiedad industrial registrada: Proactive resource management for parallel work-stealing processing systems

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Han Zhao, Dario Suárez Gracia, Tushar Kumar

Entidad titular de derechos: Qualcomm Incorporated

Nº de solicitud: 10360063

Fecha de registro: 2019

Patente internacional no UE: Si

Licencias: Si

2 Título propiedad industrial registrada: Random-access disjoint concurrent sparse writes to heterogeneous buffers

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Tushar Kumar; Aravind Natarajan; Dario Suarez Gracia

Entidad titular de derechos: QUALCOMM Incorporated

Nº de solicitud: 10031697

Fecha de registro: 2018

Patente internacional no UE: Si

Licencias: Si

3 Título propiedad industrial registrada: Identifying enhanced synchronization operation outcomes to improve runtime operations

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Suárez Gracia, Darío; Cascaval, Gheorghe; Zhao, Han; Kumar, Tushar; Natarajan, Aravind

Entidad titular de derechos: Qualcomm Inc.

Nº de solicitud: 10114681

Fecha de registro: 2018

Patente internacional no UE: Si

Licencias: Si

4 Título propiedad industrial registrada: Hardware Acceleration For Inline Caches In Dynamic Languages

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Robatmili, Behnam; Cascaval, Gheorghe Calin; Nagaraja Kedlay, Madhukar; Suárez Gracia, Dario

Entidad titular de derechos: QUALCOMM Incorporated

Nº de solicitud: 9740504

Fecha de registro: 2017

Licencias: Si

5 Título propiedad industrial registrada: Data-Driven Accelerator For Machine Learning And Raw Data Analysis, patent application

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Robatmili, Behnam; Badin, Matthew Leslie; Suárez Gracia, Dario; Cascaval, Gheorghe Calin; Islam, Nayeem



Entidad titular de derechos: Qualcomm Inc.

Nº de solicitud: US20170083827

Fecha de registro: 2017

Patente internacional no UE: Si

Licencias: No

6 Título propiedad industrial registrada: Hardware Acceleration For Inline Caches In Dynamic Languages

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Robatmili, Behnam; Cascaval, Gheorghe Calin; Nagaraja Kedlay, Madhukar; Suarez Gracia, Dario

Entidad titular de derechos: QUALCOMM Incorporated

Nº de solicitud: 9710388

Fecha de registro: 2017

Licencias: Si

7 Título propiedad industrial registrada: Proactive Resource Management for Parallel Work-Thieving

Processing Systems, patent application

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Zhao, Han; Suárez Gracia, Dario; Kumar, Tushar

Entidad titular de derechos: Qualcomm Inc.

Nº de solicitud: 20170083364

Fecha de registro: 2017

Patente internacional no UE: Si

Licencias: No

8 Título propiedad industrial registrada: Directed Event Signaling for Multiprocessor Systems

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Suarez Gracia, Dario; Zhao, Han; Montesinos Ortego, Pablo; Cascaval, Gheorghe Calin; Xenidis, James

Entidad titular de derechos: QUALCOMM Incorporated

Nº de solicitud: 9632569

Fecha de registro: 2017

Licencias: Si

9 Título propiedad industrial registrada: Data Management for Multiple Processing Units Using Data Transfer Costs

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Suarez Gracia, Dario; Kumar, Tushar; Natarajan, Aravind; Hastantram, Ravish; Cascaval, Gheorghe Calin; Zhao, Han

Entidad titular de derechos: Qualcomm Inc.

Nº de solicitud: 9733978

Fecha de registro: 2017

Patente internacional no UE: Si

Licencias: No

10 Título propiedad industrial registrada: SYSTEM AND METHOD FOR ADAPTIVELY MANAGING REGISTERS IN AN INSTRUCTION PROCESSOR, patent application

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Suarez Gracia, Darío; Robatmili, Behnam

Entidad titular de derechos: QUALCOMM Incorporated

Nº de solicitud: US20160216969



Fecha de registro: 2016

Patente española: Si

Licencias: Si

- 11** **Título propiedad industrial registrada:** Approximation of Execution Events Using Memory Hierarchy Monitoring, patent application

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Christodorescu, Mihai; Salajegheh, Mastooreh; Suarez Gracia, Dario

Entidad titular de derechos: QUALCOMM Incorporated

Nº de solicitud: US20160103612

Fecha de registro: 2016

Licencias: Si

- 12** **Título propiedad industrial registrada:** Methods and systems for detecting malware and attacks that target behavioral security mechanisms of a mobile device

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Suarez Gracia, Darío; Gupta, Rajarshi; Gantman, Alexander

Entidad titular de derechos: QUALCOMM Incorporated

Nº de solicitud: 9357397

Fecha de registro: 2016

Licencias: Si

- 13** **Título propiedad industrial registrada:** METHOD FOR EXPLOITING PARALLELISM IN TASK-BASED SYSTEMS USING AN ITERATION SPACE SPLITTER.

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Robatmili, Behnam; Aga, Shaizeen Dilawarhusen; Suarez Gracia, Dario; Raman, Arun; Natarajan, Aravind; Cascaval, Gheorghe Calin; Montesinos Ortego, Pablo; Zhao, Han

Entidad titular de derechos: QUALCOMM Incorporated (San Diego, CA, US)

Nº de solicitud: 9501328

Fecha de registro: 2016

Patente internacional no UE: Si

Licencias: Si

- 14** **Título propiedad industrial registrada:** Software Configurations for Mobile Devices in a Collaborative Environment, patent application

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Chao, Hui; Suarez Gracia, Dario; Cascaval, Gheorghe Calin

Entidad titular de derechos: QUALCOMM Incorporated

Nº de solicitud: US20150358810

Fecha de registro: 2015

Licencias: Si



Actividades científicas y tecnológicas

Producción científica

Publicaciones, documentos científicos y técnicos

- 1** Casao, Sara; Peña, Fernando; Sabater, Alberto; Castillón, Rosa; Suárez, Darío; Montijano, Eduardo; Murillo, Ana C. SpectralWaste Dataset: Multimodal Data for Waste Sorting Automation. *PROCEEDINGS OF THE ... IEEE/RSJ INTERNATIONAL CONFERENCE ON INTELLIGENT ROBOTS AND SYSTEMS*. 2024, pp. 5852 - 5858. 2024. ISSN 2153-0858
DOI: 10.1109/IROS58592.2024.10801797
Tipo de producción: Artículo científico
Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 0.681
- 2** Davila-Guzman, M. A.; Kalms, L.; Gran Tejero, R.; Villarroya-Gaudio, M.; Suarez Gracia, D.; Göhringer, D. A cross-platform OpenVX library for FPGA accelerators. *JOURNAL OF SYSTEMS ARCHITECTURE*. 123 -, pp. 102372 [10 pp.]. 2022. ISSN 1383-7621
DOI: 10.1016/j.sysarc.2021.102372
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 4.5
Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 1.276
Fuente de impacto: SCOPUS (CITESCORE)
Índice de impacto: 8.500
- 3** Rodríguez, A.; Navarro, A.; Nikov, K.; Nunez-Yanez, J.; Gran Tejero, R.; Suárez Gracia, D.; Asenjo, R. Lightweight asynchronous scheduling in heterogeneous reconfigurable systems. *JOURNAL OF SYSTEMS ARCHITECTURE*. 124 -, pp. 102398 [14 pp.]. 2022. ISSN 1383-7621
DOI: 10.1016/j.sysarc.2022.102398
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 4.5
Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 1.276
Fuente de impacto: SCOPUS (CITESCORE)
Índice de impacto: 8.500
- 4** Valero, Alejandro; Gran-Tejero, Rubén; Suárez-Gracia, Darío; Georgescu, Emanue A.; Ezpeleta, Joaquín; Álvarez, Pedro; Muñoz, Adolfo; Ramos, Luis M.; Ibáñez, Pablo. A learning experience toward the understanding of abstraction-level interactions in parallel applications. *JOURNAL OF PARALLEL AND DISTRIBUTED COMPUTING*. 156, pp. 38 - 52. 2021. ISSN 0743-7315
DOI: 10.1016/j.jpdc.2021.05.008

**C****V****N**

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Tipo de producción: Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 4.542**Fuente de impacto:** SCOPUS (SJR)**Índice de impacto:** 1.289**Fuente de impacto:** SCOPUS (CITESCORE)**Índice de impacto:** 9.200

- 5** Dávila-Guzmán, María Angélica; Gran Tejero, Rubén; Villarroya-Gaudó, María; Suárez Gracia, Darío. Analytical Model for Memory-Centric High Level Synthesis-Generated Applications. *IEEE TRANSACTIONS ON COMPUTERS*. 70 - 12, pp. 2056 - 2069. 2021. ISSN 0018-9340
DOI: 10.1109/TC.2021.3115056
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 3.183
Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 1.040
Fuente de impacto: SCOPUS (CITESCORE)
Índice de impacto: 5.900
- 6** Hernández-Almudi P.; Suárez D.; Montijano E.; Merino J. Control inteligente mediante escalado dinámico voltaje-frecuencia (DVFS) de la temperatura en procesadores embebidos. *REVISTA IBEROAMERICANA DE AUTOMÁTICA E INFORMÁTICA INDUSTRIAL*. 18 - 4, pp. 396 - 406. 2021. ISSN 1697-7912
DOI: 10.4995/RIAI.2021.14200
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.25
Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 0.446
Fuente de impacto: SCOPUS (CITESCORE)
Índice de impacto: 3.000
- 7** Valero, A.; Suarez-Gracia, D.; Gran-Tejero, R. DC-Patch: A Microarchitectural Fault Patching Technique for GPU Register Files. *IEEE ACCESS*. 8, pp. 173276 - 173288. 2020. ISSN 2169-3536
DOI: 10.1109/ACCESS.2020.3025899
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 3.367
Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 0.586
- 8** Soria-Pardos, V.; Armejach, A.; Suárez, D.; Moretó, M. On the use of many-core Marvell ThunderX2 processor for HPC workloads. *JOURNAL OF SUPERCOMPUTING*. 77, pp. 3315–3338. 2020. ISSN 0920-8542
DOI: 10.1007/s11227-020-03397-6
Tipo de producción: Artículo científico

**C****V****N**

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Fuente de impacto: WOS (JCR)**Índice de impacto:** 2.474**Fuente de impacto:** SCOPUS (SJR)**Índice de impacto:** 0.445

9 Rodríguez, Andrés; Navarro, Angeles; Asenjo, Rafael; Corbera, Francisco; Gran, Ruben; Suárez Gracia, Darío; Nunez-Yanez, Jose. Parallel multiprocessing and scheduling on the heterogeneous xeon+fpga platform. JOURNAL OF SUPERCOMPUTING. 76, pp. 4645–4665. 2020. ISSN 0920-8542

DOI: 10.1007/s11227-019-02935-1**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 2.474**Fuente de impacto:** SCOPUS (SJR)**Índice de impacto:** 0.445

10 Ferrerón, A.; Alastruey-Benedé, J.; Suárez Gracia, D.; Montreal Arnal, T.; Ibáñez Marín, P.; Viñals Yúfera, V. A fault-tolerant last level cache for CMPs operating at ultra-low voltage. JOURNAL OF PARALLEL AND DISTRIBUTED COMPUTING. 125, pp. 31 - 44. 2019. ISSN 0743-7315

DOI: 10.1016/j.jpdc.2018.10.010**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 2.296**Fuente de impacto:** SCOPUS (SJR)**Índice de impacto:** 0.525

11 Valero Bresó, Alejandro; Candel Margaix, Francisco; Suárez Gracia, Darío; Petit Martí, Salvador Vicente; Sahuillo Borrás, Julio. An aging-aware GPU register file design based on data redundancy. IEEE TRANSACTIONS ON COMPUTERS. 68 - 1, pp. 4 - 20. 2019. ISSN 0018-9340

DOI: 10.1109/TC.2018.2849376**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 2.711**Fuente de impacto:** SCOPUS (SJR)**Índice de impacto:** 0.943

12 Dávila Guzmán, M.A.; Nozal, R.; Gran Tejero, R.; Villarroya-Gaudó, M.; Suárez Gracia, D.; Bosque, J.L. Cooperative CPU, GPU, and FPGA heterogeneous execution with EngineCL. JOURNAL OF SUPERCOMPUTING. 75 - 3, pp. 1732 - 1746. 2019. ISSN 0920-8542

DOI: 10.1007/s11227-019-02768-y**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 2.469**Fuente de impacto:** SCOPUS (SJR)**Índice de impacto:** 0.432



13 Rodríguez, Andrés; Navarro, Ángeles; Asenjo, Rafael; Corbera, Francisco; Gran, Rubén; Suárez, Darío; Nunez-Yanez, José. Exploring heterogeneous scheduling for edge computing with CPU and FPGA MPSoCs. JOURNAL OF SYSTEMS ARCHITECTURE. 98, pp. 27 - 40. 2019. ISSN 1383-7621

DOI: 10.1016/j.sysarc.2019.06.006

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 2.552

Fuente de impacto: SCOPUS (SJR)

Índice de impacto: 0.425

14 Nunez-Yanez, J.; Amiri, S.; Hosseinabady, M.; Rodríguez, A.; Asenjo, R.; Navarro, A.; Suarez, D.; Gran, R. Correction to: Simultaneous multiprocessing in a software-defined heterogeneous FPGA. JOURNAL OF SUPERCOMPUTING. 75, pp. 4096 – 4097. 2018. ISSN 0920-8542

DOI: 10.1007/s11227-018-2409-3

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 2.157

Fuente de impacto: SCOPUS (SJR)

Índice de impacto: 0.385

15 Nunez-Yanez, J.; Amiri, S.; Hosseinabady, M.; Rodríguez, A.; Asenjo, R.; Navarro, A.; Suarez, D.; Gran, R. Simultaneous multiprocessing in a software-defined heterogeneous FPGA. JOURNAL OF SUPERCOMPUTING. 75, pp. 4078 - 4095. 2018. ISSN 0920-8542

DOI: 10.1007/s11227-018-2367-9

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 2.157

Fuente de impacto: SCOPUS (SJR)

Índice de impacto: 0.385

16 Nunez-Yanez, J.; Hosseinabady, M.; Rodríguez, A.; Asenjo, R.; Navarro, A.; Gran-Tejero, R.; Suárez-Gracia, D. Simultaneous Multiprocessing on a FPGA+CPU Heterogeneous System-On-Chip. ADVANCES IN PARALLEL COMPUTING. 32, pp. 677 - 686. 2018. ISSN 0927-5452

DOI: 10.3233/978-1-61499-843-3-677

Tipo de producción: Artículo científico

Fuente de impacto: SCOPUS (SJR)

Índice de impacto: 0.173

17 Ortín-Obón, Marta; Suárez-Gracia, Darío; Villarroya-Gaudó, María.; Izu, Cruz.; Viñals-Yúfera, Víctor. Analysis of network-on-chip topologies for cost-efficient chip multiprocessors. MICROPROCESSORS AND MICROSYSTEMS. 42 -, pp. 24 - 36. 2016. ISSN 0141-9331

DOI: 10.1016/j.micpro.2016.01.005

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.025

Fuente de impacto: SCOPUS (SJR)

Índice de impacto: 0.225



- 18** Ferreron, A.; Suarez-Gracia, D.; Alastruey-Benede, J.; Monreal-Arnal, T.; Ibañez, P. Concertina: Squeezing in cache content to operate at near-threshold voltage. *IEEE TRANSACTIONS ON COMPUTERS*. 65 - 3, pp. 755 - 769. 2016. ISSN 0018-9340
DOI: 10.1109/TC.2015.2479585
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 2.916

Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 0.700
- 19** Ortín-Obón, Marta; Suárez-Gracia, Darío; Villarroya-Gaudó, María; Izu, Cruz; Viñals, Víctor. Reactive circuits: Dynamic construction of circuits for reactive traffic in homogeneous CMPs. *JOURNAL OF PARALLEL AND DISTRIBUTED COMPUTING*. 95, pp. 57 - 68. 2016. ISSN 0743-7315
DOI: 10.1016/j.jpdc.2016.04.002
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.93

Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 0.596
- 20** Cascaval, Calin; Montesinos Ortego, Pablo; Robatmili, Behnam; Suárez Gracia, Darío. Concurrency in Mobile Browser Engines. *IEEE PERVASIVE COMPUTING*. 14 - 3, pp. 14 - 19. 2015. ISSN 1536-1268
DOI: 10.1109/MPRV.2015.58
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.836

Fuente de impacto: SCOPUS (SJR)
Índice de impacto: 0.520
- 21** Ferrerón, A.; Suárez-Gracia, D.; Alastruey-Benede, J.; Monreal, T.; Viñals, V. Block disabling characterization and improvements in CMPs operating at ultra-low voltages. *PROCEEDINGS (SYMPOSIUM ON COMPUTER ARCHITECTURE AND HIGH PERFORMANCE COMPUTING)*. pp. 238 - 245. 2014. ISSN 1550-6533
DOI: 10.1109/SBAC-PAD.2014.12
Tipo de producción: Artículo científico
- 22** Ortín, M.; Suárez, D.; Villarroya, M.; Izu, C.; Viñals, V. Dynamic construction of circuits for reactive traffic in homogeneous CMPs. *PROCEEDINGS - DESIGN, AUTOMATION, AND TEST IN EUROPE CONFERENCE AND EXHIBITION*. 2014. ISSN 1530-1591
DOI: 10.7873/DATE2014.254
Tipo de producción: Artículo científico
- 23** Suárez Gracia, Darío; Ferrerón, Alexandra; Montesano del Campo, Luis; Monreal Arnal, Teresa; Viñals Yúfera, Víctor. Revisiting LP-NUCA Energy Consumption: Cache Access Policies and Adaptive Block Dropping. *ACM TRANSACTIONS ON ARCHITECTURE AND CODE OPTIMIZATION*. 11 - 2, pp. 19 [26 pp.]. 2014. ISSN 1544-3566
DOI: 10.1145/2632217
Tipo de producción: Artículo científico



Fuente de impacto: WOS (JCR)

Índice de impacto: 0.503

- 24** Ferreron-Labari,A.; Ortin-Obon,M.; Suarez-Gracia,D.; Alastruey-Benede,J.; Vinals-Yufera,V. Shrinking L1 instruction caches to improve energy-delay in SMT embedded processors. *LECTURE NOTES IN COMPUTER SCIENCE*. 7767 LNCS, pp. 256 - 267. 2013. ISSN 0302-9743
DOI: 10.1007/978-3-642-36424-2_22
Tipo de producción: Artículo científico
- 25** Suárez Gracia,D.; Dimitrakopoulos,G.; Monreal Arnal,T.; Katevenis,M. G. H.; Viñals Yufera,V. LP-NUCA: Networks-in-cache for high-performance low-power embedded processors. *IEEE TRANSACTIONS ON VERY LARGE SCALE INTEGRATION (VLSI) SYSTEMS*. 20 - 8, pp. 1510 - 1523. 2012. ISSN 1063-8210
DOI: 10.1109/TVLSI.2011.2158249
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.218
- 26** Suarez, D.; Monreal,T.; Vallejo,F.; Beivide,R.; Viñals,V. Light NUCA: A Proposal for Bridging the Inter-Cache Latency Gap. *PROCEEDINGS - DESIGN, AUTOMATION, AND TEST IN EUROPE CONFERENCE AND EXHIBITION*. pp. 530 - 535. 2009. ISSN 1530-1591
Tipo de producción: Artículo científico
- 27** Muzahid, Abdullah; Suárez, Dario; Qi, Shanxiang; Torrellas, Josep. SigRace: Signature-based Data Race Detection. *ACM SIGARCH COMPUTER ARCHITECTURE NEWS*. 37 - 337-348, pp. 12. 2009. ISSN 0163-5964
DOI: 10.1145/1555815.1555797
Tipo de producción: Artículo científico
- 28** Sara Casao; Fernando Peña; Alberto Sabater; Rosa Castillón; Darío Suárez Gracia; Eduardo Montijano; Ana Cristina Murillo. SpectralWaste Dataset: Multimodal Data for Waste Sorting Automation. *PROCEEDINGS OF THE 2024 IEEE*. pp. 5852 - 5858. 2024. ISBN 979-8-3503-7770-5
DOI: 10.1109/IROS58592.2024.10801797
Tipo de producción: Capítulo de libro
- 29** Suárez Gracia, Darío. *Actas de las XVIII Jornadas de Paralelismo (II Congreso Español de Informática, CEDI 2007. 2007. ISBN 978-84-9732-593-6*
Tipo de producción: Libro o monografía científica
- 30** Tabik, S.; Ortega, G.; Garzón, E. M.; Suárez, D. A data partitioning model for highly heterogeneous systems. *LECTURE NOTES IN COMPUTER SCIENCE*. 10104 LNCS, pp. 468 - 479. 2017. ISSN 0302-9743
DOI: 10.1007/978-3-319-58943-5_38
Tipo de producción: Comunicación



Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** SpectralWaste Dataset: Multimodal Data for Waste Sorting Automation
Nombre del congreso: IEEE/RSJ International Conference on Intelligent Robots and Systems (IROS 2024)
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Abu Dhabi, Emiratos Árabes Unidos
Fecha de celebración: 14/10/2024
Forma de contribución: Capítulo de libro
Suárez Gracia, Darío. "SpectralWaste Dataset: Multimodal Data for Waste Sorting Automation". En: Proceedings of the 2024 IEEE. pp. 5852 - 5858. 2024. ISBN 979-8-3503-7770-5
- 2** **Título del trabajo:** Accelerating Bayesian Neural Networks on Low-Power Edge RISC-V Processors
Nombre del congreso: IEEE International Conference on Nanotechnology
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Gijón, España
Fecha de celebración: 08/08/2024
Samuel Pérez; Javier Resano; Darío Suárez Gracia.
- 3** **Título del trabajo:** peRISCVcope: A Tiny Teaching-Oriented RISC-V Interpreter
Nombre del congreso: XXXVII CONFERENCE ON DESIGN OF CIRCUITS AND INTEGRATED SYSTEMS (DCIS 2022)
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Pamplona, España
Fecha de celebración: 16/11/2022
Suárez Gracia, Darío.
- 4** **Título del trabajo:** RRCD: Redirección de Registros Basada en Compresión de Datos para Tolerar Fallos Permanentes en una GPU
Nombre del congreso: XXXI Jornadas de Paralelismo
Ámbito geográfico: Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Málaga, España
Fecha de celebración: 22/09/2021
Publicación en acta congreso: Si
Toca Díaz, Yamilka; Valero, Alejandro; Gran Tejero, Rubén; Suárez Gracia, Darío. "RRCD: Redirección de Registros Basada en Compresión de Datos para Tolerar Fallos Permanentes en una GPU". En: Actas de las XXXI Jornadas de Paralelismo (JP 2021). pp. 205 - 214. 2021. ISBN 978-84-09-32487-3
- 5** **Título del trabajo:** An Analytical Model of Memory-Bound Applications Compiled with High Level Synthesis
Nombre del congreso: 2020 IEEE 28th Annual International Symposium on Field-Programmable Custom Computing Machines (FCCM)
Ámbito geográfico: Internacional no UE
Tipo de participación: Participativo - Póster
Ciudad de celebración: Fayetteville, Estados Unidos de América
Fecha de celebración: 03/05/2020
Publicación en acta congreso: Si



Davila Guzman, Maria Angelica; Gran Tejero, Rubén; Villaroya Gaudó, María; Suárez Gracia, Darío. pp. null.

6 Título del trabajo: Experimentación Preliminar con un Trazador de Rayos para Relacionar Niveles de Abstracción

Nombre del congreso: XXX Jornadas de Paralelismo

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Cáceres, España

Fecha de celebración: 18/09/2019

Publicación en acta congreso: Si

Valero Bresó, Alejandro; Suárez Gracia, Darío; Gran Tejero, Rubén; Ramos Martínez, Luis Manuel; Navarro Torres, Agustín; Muñoz Orbañanos, Adolfo; Ezpeleta Mateo, Joaquín; Briz Velasco, José Luis; Murillo Arnal, Ana Cristina; Montijano Muñoz, Eduardo; Resano Ezcaray, Jesús Javier; Villaroya Gaudó, María; Alastruey Benedé, Jesús; Torres Moreno, Enrique; Álvarez Pérez-Aradros, Pedro Javier; Ibáñez Marín, Pablo Enrique; Viñals Yúfera, Víctor. "Experimentación Preliminar con un Trazador de Rayos para Relacionar Niveles de Abstracción". En: Actas de las XXX Jornadas de Paralelismo. pp. 218 - 225. 2019. ISBN 978-84-09-12127-4

7 Título del trabajo: Exposing Abstraction-Level Interactions with a Parallel Ray Tracer

Nombre del congreso: Workshop on Computer Architecture Education (WCAE'19). In conjunction with The The 46th Int'l Symposium on Computer Architecture (ISCA)

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Phoenix, Estados Unidos de América

Fecha de celebración: 22/06/2019

Publicación en acta congreso: Si

Valero Bresó, Alejandro; Suárez Gracia, Darío; Gran Tejero, Rubén; Ramos Martínez, Luis Manuel; Navarro Torres, Agustín; Muñoz Orbañanos, Adolfo; Ezpeleta Mateo, Joaquín; Briz Velasco, José Luis; Murillo Arnal, Ana Cristina; Montijano Muñoz, Eduardo; Resano Ezcaray, Jesús Javier; Villaroya Gaudó, María; Alastruey Benedé, Jesús; Torres Moreno, Enrique; Álvarez Pérez-Aradros, Pedro Javier; Ibáñez Marín, Pablo Enrique; Viñals Yúfera, Víctor. "Exposing Abstraction-Level Interactions with a Parallel Ray Tracer". En: Proceedings of the Workshop on Computer Architecture Education (WCAE'19). In conjunction with The The 46th Int'l Symposium on Computer Architecture (ISCA). 5, pp. 1 - 8. 2019. ISBN 978-1-4503-6669-4

8 Título del trabajo: Exposing Abstraction-Level Interactions with a Parallel Ray Tracer

Nombre del congreso: WCAE'19: Workshop on Computer Architecture Education

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Phoenix, AZ, Estados Unidos de América

Fecha de celebración: 22/06/2019

Publicación en acta congreso: Si

Ibáñez Marín, Pablo Enrique. "Exposing Abstraction-Level Interactions with a Parallel Ray Tracer". En: WCAE'19: Proceedings of the Workshop on Computer Architecture Education. pp. 1 - 8. 2019. ISBN 9781450368421

9 Título del trabajo: Caracterización de una FPGA sobre un sistema heterogéneo usando OpenCL,

Nombre del congreso: Jornadas SARTECO (2018)

Ámbito geográfico: Autonómica

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Teruel, España

Fecha de celebración: 12/09/2018

Publicación en acta congreso: Si



Maria Angélica Dávila Guzmán; Rubén Gran Tejero; Maria Villarroya Gaudó; Darío Suárez Gracia.
"Caracterización de una FPGA sobre un sistema heterogéneo usando OpenCL,". pp. null.

10 Título del trabajo: Atomicidad, Consistencia, Paralelismo y Conurrencia en un Trazador de Rayos elaborado a lo largo del Grado en Ingeniería Informática

Nombre del congreso: Jornadas SARTECO (2018)

Ámbito geográfico: Autonómica

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Teruel, España

Fecha de celebración: 12/09/2018

Publicación en acta congreso: Si

Alejandro Valero; Darío Suárez Gracia; Rubén Gran; Adolfo Muñoz; Joaquín Ezpeleta; José Luis Briz; Luis M. Ramos; Ana C. Murillo; Eduardo Montijano; Javier Resano; María Villarroya-Gaudó; Víctor Viñals. "Atomicidad, Consistencia, Paralelismo y Conurrencia en un Trazador de Rayos elaborado a lo largo del Grado en Ingeniería Informática,". pp. null.

11 Título del trabajo: Towards the Inclusion of FPGAs on Commodity Heterogeneous Systems

Nombre del congreso: 2018 International Conference on High Performance Computing & Simulation (HPCS)

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Orléans, Francia

Fecha de celebración: 16/07/2018

Maria Angelica Davila Guzman, Ruben Gran Tejero, Maria Villaroya Gaudio, Dario Suarez Gracia.

12 Título del trabajo: First Steps Towards CPU, GPU, and FPGA Parallel Execution with EngineCL

Nombre del congreso: 18th International Conference on Computational and Mathematical Methods in Science and Engineering (CMMSE 18)

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Costa Ballena, Cádiz, España

Fecha de celebración: 09/07/2018

Publicación en acta congreso: Si

Maria A. Dávila-Guzman; Raul Nozal; Ruben Gran Tejero; Maria Villarroya-Gaudio; Dario Suarez Gracia; Jose Luis Bosque. "First Steps Towards CPU, GPU, and FPGA Parallel Execution with EngineCL". En: Proceedings. pp. null.

13 Título del trabajo: Exploiting Data Compression to Mitigate Aging in GPU Register Files

Nombre del congreso: The International Symposium on Computer Architecture and High Performance Computing

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Campinas, Brasil

Fecha de celebración: 17/10/2017

Publicación en acta congreso: Si

Candel, Francisco; Valero, Alejandro; Petit, Salvador; Suárez Gracia, Darío; Sahuillo, Julio. "Exploiting Data Compression to Mitigate Aging in GPU Register Files". pp. null.

14 Título del trabajo: Exploiting Data Compression to Mitigate Aging in GPU Register Files

Nombre del congreso: The 29th International Symposium on Computer Architecture and High Performance Computing

Ámbito geográfico: Internacional no UE



Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Campinas, Brasil

Fecha de celebración: 17/10/2017

Publicación en acta congreso: Si

Candel Margaix, Francisco; Valero Bresó, Alejandro; Petit Martí, Salvador Vicente; Suárez Gracia, Darío; Sahuquillo Borrás, Julio. "Exploiting Data Compression to Mitigate Aging in GPU Register Files". En:

Proceedings of the 29th International Symposium on Computer Architecture and High Performance Computing. pp. 57 - 64. 2017. ISBN 978-1-5090-1233-6/17

15 Título del trabajo: Reducción del Efecto BTI en el Banco de Registros de las GPU

Nombre del congreso: XXVIII Jornadas de Paralelismo

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Málaga, España

Fecha de celebración: 19/09/2017

Publicación en acta congreso: Si

Valero Bresó, Alejandro; Candel Margaix, Francisco; Petit Martí, Salvador Vicente; Suárez Gracia, Darío; Sahuquillo Borrás, Julio. "Reducción del Efecto BTI en el Banco de Registros de las GPU". En: Actas de las XXVIII Jornadas de Paralelismo. pp. 207 - 214. 2017. ISBN 978-84-697-4835-0

16 Título del trabajo: A Data Partitioning Model for Highly Heterogeneous Systems

Nombre del congreso: International Workshop on Parallelism in Bioinformatics

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Grenoble, Francia

Fecha de celebración: 23/08/2016

Tabik, S; Ortega, G; Garzón, E.M; Suárez Gracia, D.

17 Título del trabajo: Reserva de circuitos para tráfico reactivo en CMPs homogéneos

Nombre del congreso: XXIV Jornadas de Paralelismo (CEDI 2013)

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Madrid, España

Fecha de celebración: 17/09/2013

M. Ortín-Obón, D. Suárez-Gracia, M. Villarroya-Gaudó, C. Izu And V. Viñals-Yúfera.

18 Título del trabajo: Characterization and Cost-Efficient Selection of NoC Topologies for General Purpose CMPs

Nombre del congreso: INA-Ocmc 2013 -7th International Workshop no Interconnection Network Architectures: ON-Chip, Multi-Chip

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Berlin, Alemania

Fecha de celebración: 23/01/2013

Publicación en acta congreso: Si

M. Ortín, A. Ferrerón, J. Alberti Cio, D. Suárez, M. Villarroya-Gaudó, C. Izu, V. Viñals. "Characterization and Cost-Efficient Selection of NoC Topologies for General Purpose CMPs". pp. null. 2013.

19 Título del trabajo: Automatic discovery of performance and energy pitfalls in HTML and CSS

Nombre del congreso: IEEE International Symposium on Workload Characterization

Ámbito geográfico: Internacional no UE



Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: San Diego, Estados Unidos de América

Fecha de celebración: 04/11/2012

Publicación en acta congreso: Si

Sampson, Adrian; Cascaval, Calin; Ceze, Luis; Montesinos Ortego, Pablo; Suárez Gracia, Darío. En: Proceedings of the IEEE International Symposium on Workload Characterization. pp. 82 - 83. 2012.

20 Título del trabajo: Behaviour Characterization of the PARSEC Benchmark Suite in the Processor's Memory Hierarchy

Nombre del congreso: 7th International Conference on High-Performance and Embedded Architectures and Compilers (HiPEAC 2012)

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Póster

Ciudad de celebración: París, Francia

Fecha de celebración: 16/01/2012

M. Ortín, J. Albericio, M. Villarroya, D. Suárez And V. Viñals,.

21 Título del trabajo: An Adaptive Controller to Save Dynamic Energy in LP-NUCA

Nombre del congreso: XXII Jornadas de Paralelismo

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: La Laguna, España

Fecha de celebración: 07/09/2011

Publicación en acta congreso: Si

Suárez Gracia, Darío; Monreal Arnal, Teresa; Viñals Yúfera, Víctor. "Actas de las XXII Jornadas de Paralelismo". pp. null. 2011.

22 Título del trabajo: A comparison of Cache Hierarchies for SMT processors

Nombre del congreso: XXII Jornadas de Paralelismo

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: La Laguna, España

Fecha de celebración: 07/09/2011

Publicación en acta congreso: Si

Suárez Gracia, Darío; Monreal Arnal, Teresa; Viñals Yúfera, Víctor. "Actas de las XXII Jornadas de Paralelismo". pp. null. 2011.

23 Título del trabajo: Processor energy and temperature in computer architecture courses: a hands-on approach

Nombre del congreso: Workshop on Computer Architecture Education (WCAE'09). In conjunction with The 42nd Int. Symp. on Microarchitecture

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Nueva York, Estados Unidos de América

Fecha de celebración: 14/12/2009

Publicación en acta congreso: Si

Gutierrez Verde, Sergio; Benedi Sanchez, Octavio; Suarez Gracia, Darío; Herrero Marin, Jose Maria; Viñals Yúfera, Victor. "Processor energy and temperature in computer architecture courses: a hands-on approach". En: Proceedings of the 2009 Workshop on Computer Architecture Education. pp. 1 - 9. 2009.



24 **Título del trabajo:** Forge: A Multi-purpose Platform for Measuring Energy and Temperature in Commodity PCs

Nombre del congreso: XX Jornadas de Paralelismo

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: La Coruña, España

Fecha de celebración: 01/09/2009

Publicación en acta congreso: Si

Gutierrez Verde, Sergio; Benedi Sanchez, Octavio; Suarez Gracia, Darío; Herrero Marin, Jose Maria; Viñals Yúfera, Victor. "Actas de las XX Jornadas de Paralelismo". pp. null. 2009.

25 **Título del trabajo:** Nanotubos de Carbono para conexiones en Caches: Arquitecturas más allá del CMOS

Nombre del congreso: XX Jornadas de Paralelismo

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: La Coruña, España

Fecha de celebración: 01/09/2009

J. Ortiz, D. Suárez, V. Viñals y M. Villarroya-Gaudó.

26 **Título del trabajo:** Forge: A Multi-purpose Platform for Measuring Energy and Temperature in Commodity PCs

Nombre del congreso: XVIII Jornadas de Paralelismo (CEDI 2007)

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Zaragoza, España

Fecha de celebración: 01/09/2007

Forma de contribución: Libro o monografía científica

Gutierrez Verde, Sergio; Benedi Sanchez, Octavio; Suarez Gracia, Darío; Herrero Marin, Jose Maria; Viñals Yúfera, Victor. "Actas de las XVIII Jornadas de Paralelismo (II Congreso Español de Informática, CEDI 2007)". 2007. ISBN 978-84-9732-593-6

27 **Título del trabajo:** Improving performance by merging cache levels

Nombre del congreso: XVIII Jornadas de Paralelismo (CEDI 2007)

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Zaragoza, España

Fecha de celebración: 01/09/2007

Forma de contribución: Libro o monografía científica

Suárez Gracia, Darío; Monreal Arnal, Teresa; Viñals Yúfera, Víctor. "Actas de las XVIII Jornadas de Paralelismo (II Congreso Español de Informática, CEDI 2007)". 2007. ISBN 978-84-9732-593-6



C

V

N

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Gestión de I+D+i y participación en comités científicos

Comités científicos, técnicos y/o asesores

1 Título del comité: asesor externo

Entidad de afiliación: Entidad Pública Aragonesa de Servicios Telemáticos

Ciudad entidad afiliación: Zaragoza, España

Fecha de inicio-fin: 01/01/2008 - 31/12/2008

2 Título del comité: vocal académico de la Comisión de Ingeniería y Arquitectura

Entidad de afiliación: Agencia para la Calidad Científica y Universitaria de Andalucía

Ciudad entidad afiliación: Cordoba, España

Fecha de inicio: 18/10/2024

Organización de actividades de I+D+i

1 Título de la actividad: The International Conference on Parallel Architectures and Compilation Techniques (PACT)

Tipo de actividad: conferencia internacional

Ámbito geográfico: Internacional no UE

Modo de participación: comité de programa

Duración: 5 días

Fecha de inicio-fin: 21/10/2023 - 25/10/2023

2 Título de la actividad: 37rd IEEE International Parallel and Distributed Symposium

Tipo de actividad: conferencia internacional

Ámbito geográfico: Internacional no UE

Modo de participación: comité de programa

Duración: 5 días

Fecha de inicio-fin: 15/05/2023 - 19/05/2023

3 Título de la actividad: 13th International Workshop on Performancer Modeling, Benchmarking and Simulation of High Performance Computer Systems (in conjunction with SC22)

Tipo de actividad: workshop internacional

Ámbito geográfico: Internacional no UE

Modo de participación: comité de programa

Duración: 3 días

Fecha de inicio-fin: 15/11/2022 - 17/11/2022

4 Título de la actividad: 36d IEEE International Parallel and Distributed Symposium

Tipo de actividad: conferencia internacional

Ámbito geográfico: Internacional no UE

Modo de participación: comité de programa

Duración: 5 días

Fecha de inicio-fin: 30/05/2022 - 03/06/2022

5 Título de la actividad: 12th International Workshop on Performancer Modeling, Benchmarking and Simulation of High Performance Computer Systems (in conjunction with SC21)

Tipo de actividad: workshop internacional

Ámbito geográfico: Internacional no UE

Modo de participación: comité de programa

Duración: 6 días

Fecha de inicio-fin: 14/11/2021 - 19/11/2021

6 Título de la actividad: 35rd IEEE International Parallel and Distributed Symposium

Tipo de actividad: conferencia internacional

Ámbito geográfico: Internacional no UE

Modo de participación: comité de programa

Duración: 5 días

Fecha de inicio-fin: 17/05/2021 - 21/05/2021



7 **Título de la actividad:** 11th International Workshop on Performancer Modeling, Benchmarking and Simulation of High Performance Computer Systems (in conjunction with SC20)

Tipo de actividad: workshop internacional

Ámbito geográfico: Internacional no UE

Modo de participación: comité de programa

Fecha de inicio-fin: 11/11/2020 - 13/11/2020

Duración: 3 días

8 **Título de la actividad:** 34rd IEEE International Parallel and Distributed Symposium

Tipo de actividad: Conferencia internacional

Ámbito geográfico: Internacional

Modo de participación: comité de programa

Fecha de inicio-fin: 18/05/2020 - 22/05/2020

Duración: 5 días

9 **Título de la actividad:** International Workshop on Exploitation of High Performance Heterogeneous Architectures

Tipo de actividad: Workshop

Ámbito geográfico: Internacional

Modo de participación: Organizador

Nº de asistentes: 15

Fecha de inicio-fin: 15/07/2019 - 19/07/2019

Duración: 5 días

10 **Título de la actividad:** 33rd IEEE International Parallel and Distributed Symposium

Tipo de actividad: Conferencia internacional

Ámbito geográfico: Internacional

Modo de participación: comité de programa

Fecha de inicio-fin: 20/05/2019 - 24/05/2019

Duración: 5 días

11 **Título de la actividad:** Programación y Arquitectura de Sistemas Heterogéneos

Tipo de actividad: Curso de Verano

Ámbito geográfico: Nacional

Modo de participación: Director

Nº de asistentes: 35

Fecha de inicio-fin: 10/09/2018 - 11/09/2018

Duración: 2 días

12 **Título de la actividad:** International Workshop on Exploitation of High Performance Heterogeneous Architectures

Tipo de actividad: Workshop

Ámbito geográfico: Internacional

Modo de participación: Organizador

Nº de asistentes: 15

Fecha de inicio-fin: 16/07/2018 - 20/07/2018

Duración: 5 días

13 **Título de la actividad:** Qualcomm Innovation Fellowship (QInF)

Tipo de actividad: QInF es un programa de becas de la empresa Qualcomm

Ámbito geográfico: Nacional

Modo de participación: area chair

Nº de asistentes: 100

Fecha de inicio-fin: 01/10/2014 - 01/09/2015

Duración: 11 meses - 1 día

**C****V****N**

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

Gestión de I+D+i

- 1** **Nombre de la actividad:** Profesor Secretario del Departamento de Informática e Ingeniería de Sistemas
Tipología de la gestión: departamental
Ciudad entidad realización: Zaragoza, España
Entidad de realización: Universidad de Zaragoza
Fecha de inicio: 17/07/2020 **Duración:** 3 años - 11 meses - 19 días
- 2** **Nombre de la actividad:** Miembro de la comisión académica de doctorado del Departamento de Informática e Ingeniería de Sistemas
Tipología de la gestión: universitaria-departamental
Ciudad entidad realización: Zaragoza, España
Entidad de realización: Universidad de Zaragoza
Fecha de inicio: 12/09/2016 **Duración:** 8 años - 21 días
Tareas concretas: Aprobación proyectos tesis, admisión estudiantes doctorado, becas de colaboración, ...
- 3** **Nombre de la actividad:** Miembro de la comisión de calidad del programa de doctorado del Departamento de Informática e Ingeniería de Sistemas
Tipología de la gestión: universitaria-investigación
Ciudad entidad realización: Zaragoza, España
Entidad de realización: Universidad de Zaragoza
Fecha de inicio: 12/09/2016 **Duración:** 8 años - 21 días
Tareas concretas: elaboración del Informe de Evaluación de la Calidad del Programa (IECP)

Evaluación y revisión de proyectos y artículos de I+D+i

- 1** **Funciones desempeñadas:** 5, 2, 5 evaluaciones en 2022, 2023 y 2024
Entidad de realización: Agencia Estatal de Investigación
Ciudad entidad realización: Madrid, España
Modalidad de actividad: Evaluador de proyectos **Frecuencia de la actividad:** 3
Fecha de inicio-fin: 01/01/2022 - 31/12/2024
- 2** **Nombre de la actividad:** Tribunal de Trabajo Fin de Grado y Máster
Funciones desempeñadas: Suplente y Secretario
Entidad de realización: Escuela de Ingeniería y Arquitectura
Ciudad entidad realización: Zaragoza, España
Modalidad de actividad: Participación en tribunales **Frecuencia de la actividad:** 20
Fecha de inicio-fin: 01/10/2015 - 31/12/2024
- 3** **Nombre de la actividad:** Ayudas para contratos Torres Quevedo 2022
Funciones desempeñadas: evaluador de solicitudes
Entidad de realización: Agencia Estatal de Investigación
Ciudad entidad realización: Madrid, España
Modalidad de actividad: Ayudas para la contratación de doctores **Frecuencia de la actividad:** 2
Fecha de inicio-fin: 01/06/2023 - 31/07/2023



4 **Nombre de la actividad:** Convocatoria de Proyectos de Generación de Conocimiento

Funciones desempeñadas: revisor de propuestas

Entidad de realización: Agencia Estatal de Investigación

Ciudad entidad realización: Madrid, España

Modalidad de actividad: revisor de proyectos nacionales

Frecuencia de la actividad: 16

Fecha de inicio-fin: 01/06/2021 - 31/12/2022

5 **Nombre de la actividad:** IEEE MICRO, Microprocessors and Microsystems, ITiCSE, SIGCSE, ...

Funciones desempeñadas: revisor

Ciudad entidad realización: España

Modalidad de actividad: Revisión de artículos en revistas científicas o tecnológicas

Frecuencia de la actividad: 20

Fecha de inicio-fin: 01/01/2008 - 01/01/2020

6 **Nombre de la actividad:** Tesis doctoral de Marta Ortín Obón

Funciones desempeñadas: Secretario

Entidad de realización: Universidad de Zaragoza

Ciudad entidad realización: Zaragoza, España

Modalidad de actividad: Participación en tribunales

Frecuencia de la actividad: 1

Fecha de inicio-fin: 04/02/2016 - 04/02/2016

Otros méritos

Estancias en centros de I+D+i públicos o privados

1 **Entidad de realización:** Bigstream

Ciudad entidad realización: Mountain View, CA, Estados Unidos de América

Fecha de inicio-fin: 25/06/2018 - 27/07/2018

Duración: 1 mes - 3 días

Entidad financiadora: Bigstream

Objetivos de la estancia: Invitado/a

2 **Entidad de realización:** Eonite Perception

Ciudad entidad realización: Palo Alto, Estados Unidos de América

Fecha de inicio-fin: 15/06/2016 - 05/09/2017

Duración: 1 año - 2 meses - 21 días

Entidad financiadora: Eonite Perception

Objetivos de la estancia: Invitado/a

3 **Entidad de realización:** Eonite Perception

Ciudad entidad realización: Palo Alto, Estados Unidos de América

Fecha de inicio-fin: 14/07/2017 - 15/08/2017

Duración: 1 mes - 2 días

Entidad financiadora: Eonite Perception

Objetivos de la estancia: Invitado/a

4 **Entidad de realización:** Qualcomm Research Silicon Valley

Ciudad entidad realización: Santa Clara, Estados Unidos de América

Fecha de inicio-fin: 01/10/2012 - 04/09/2015

Duración: 2 años - 11 meses - 4 días

Entidad financiadora: Qualcomm

Objetivos de la estancia: Contratado/a



C

V

N

CURRÍCULUM VÍTAE NORMALIZADO

a074e04115725adfd951fb6d21402a3d

5 Entidad de realización: FORTH**Ciudad entidad realización:** Heraklion, Grecia**Fecha de inicio-fin:** 12/07/2009 - 15/10/2009**Duración:** 3 meses - 4 días**Entidad financiadora:** HiPEAC EU ICT-217068**Nombre del programa:** Collaboration Grant**Objetivos de la estancia:** Doctorado/a**6 Entidad de realización:** University of Illinois**Ciudad entidad realización:** Urbana-Champaign, Estados Unidos de América**Fecha de inicio-fin:** 01/03/2008 - 01/07/2008**Duración:** 4 meses - 1 día**Entidad financiadora:** Ministerio de Educación y Ciencia**Nombre del programa:** Formación de Personal Investigador para el año 2008**Objetivos de la estancia:** Contratado/a**7 Entidad de realización:** University of Toronto**Ciudad entidad realización:** Toronto, Canadá**Fecha de inicio-fin:** 01/02/2007 - 01/08/2007**Duración:** 6 meses - 1 día**Entidad financiadora:** Ministerio de Educación y Ciencia**Nombre del programa:** Formación de Personal Investigador para el año 2007**Objetivos de la estancia:** Doctorado/a

Períodos de actividad investigadora

1 Nº de tramos reconocidos: 1**Entidad acreditante:** CNEAI**Fecha de obtención:** 01/01/2022**2 Nº de tramos reconocidos:** 1**Entidad acreditante:** CNEAI**Fecha de obtención:** 01/01/2021**3 Nº de tramos reconocidos:** 1**Entidad acreditante:** Transferencia CNEAI**Fecha de obtención:** 01/01/2021

Resumen de otros méritos

1 Descripción del mérito: Donaciones de Hardware y Software por parte de Intel/Altera, NVIDIA y Xilinx**Fecha de concesión:** 01/01/2017**2 Descripción del mérito:** Participación en Proyecto Tutor

Participación en el proyecto tutor en los cursos 09/10, 10/11 y 16/17.

Fecha de concesión: 01/10/2009**3 Descripción del mérito:** Participación en Proyectos de Innovación Docente

Participación en 8 proyectos de innovación docente, varios de ellos con financiación.

Fecha de concesión: 01/01/2009



4 Descripción del mérito: Best Paper Award Workshop on Computer Architecture Education 2007

Fecha de concesión: 10/06/2007

5 Descripción del mérito: Asistencia a cursos de formación docente

Fecha de concesión: 01/01/2007

6 Descripción del mérito: Resultados Evaluaciones Docentes

2023/2024 Positiva destacada

2022/2023 Positiva Destacada

2021/2022 Positiva destacada

2020/2021 Positiva destacada

2019/2020 Positiva destacada

2018/2019 Positiva Destacada

2017/2018 Positiva destacada

2016/2017 Positiva destacada

2015/2016 Positiva Destacada

2010/2011 Positiva Destacada

2009/2010 Positiva Destacada

2008/2009 Positiva

2007/2008 Positiva

Fecha de concesión: 01/01/2007

7 Descripción del mérito: Diploma de Estudios Avanzados

Se realizaron 7 asignaturas de 3er ciclo, cada una de 3 créditos, para completar la defensa del diploma de estudios avanzados.

Fecha de concesión: 28/09/2005

8 Descripción del mérito: Lista de becas y ayudas competitivas obtenidas

Ayuda destinada a sufragrar los gastos de doctorado. Gobierno de Aragón, el 9/12/2003.

Beca predoctoral asociada al proyecto TIC2001-0995-C02-02 desde 16/03/2004 hasta 27/12/2004

Ayuda destinada a la formación del personal investigador del Gobierno de Aragón, duración 4 años, 9 de Febrero de 2005.

Beca predoctoral de Formación de Personal Investigador, FPI, desde 01/08/2005 hasta 31/07/2009

Adaptive Data Caches. Ayuda competitiva para colaborar con el Prof. Andreas Moshovos. HiPEAC. Cuantía 5000 €, año 2007.

VLSI implementation of Light NUCAs. Ayuda competitiva para colaborar con el Prof. Manolis Katevenis. HiPEAC, año 2009.

Memory Hierarchies in complex SoC: the Snapdragon Case. Ayuda competitiva para visitar Qualcomm Research Silicon Valley. HiPEAC, año 2011.

Fecha de concesión: 09/12/2003