



Diego Rafael Llanos Ferraris

Generado desde: Editor CVN de FECYT

Fecha del documento: 07/11/2024

v 1.4.3

89974c79893b8c4f9411a5073474a392

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>



Resumen libre del currículum

Descripción breve de la trayectoria científica, los principales logros científico-técnicos obtenidos, los intereses y objetivos científico-técnicos a medio/largo plazo de la línea de investigación. Incluye también otros aspectos o peculiaridades importantes.

Recibí el título de Doctor en Informática por la Universidad de Valladolid en el año 2000, con un trabajo sobre las arquitecturas de memoria sólo caché (COMA). Desde el inicio de mi labor investigadora, me he centrado en temas relacionados con el paralelismo, en particular con la posibilidad de **explotar automáticamente el paralelismo inherente a muchas aplicaciones secuenciales**. Mis principales logros de investigación se centran en las técnicas de **paralelización especulativa**, una técnica que permite ejecutar en paralelo bucles sin realizar un análisis previo de dependencias. Esta línea de trabajo, iniciada en 2002 tras una visita de investigación al Edinburgh Parallel Computing Center (EPCC), ha dado lugar en los últimos quince años a avances notables en el campo, incluyendo un sistema completo de ejecución especulativa, denominado ATLAS, que consta de un plugin específico para que el compilador GCC pueda generar código especulativo, y de una librería runtime que permite su ejecución paralela sin necesidad de utilizar procesadores con soporte hardware específico. Mis intereses en esa línea se centran en cómo explotar automáticamente los sistemas paralelos actuales, mucho más complejos que los que existían hace diez años debido a su heterogeneidad. Esto incluye sistemas basados en aceleradores, como GPUs o Intel Xeon Phi, y procesadores con capacidades heterogéneas. Explotar estos sistemas de manera eficiente requiere una programación cada vez más sofisticada. La idea es permitir que cada vez más programadores puedan explotar estas arquitecturas, sin necesidad de conocer al detalle las características hardware subyacentes. En la actualidad, mis tareas de investigación se centran en el estudio de la **utilización de sistemas de cálculo intensivo y de plataformas empotradas de bajo coste en la resolución de problemas con aplicación práctica inmediata**. Todas las publicaciones derivadas de mis trabajos pueden accederse desde <http://www.infor.uva.es/~diego>.

En el ámbito de la Innovación y la Transferencia Tecnológica, trabajo para transferir a la industria productos y servicios competitivos en el campo de la Informática, buscando mejorar la empleabilidad local de nuestros estudiantes. En esa línea, además de actuar como IP de una serie de proyectos de transferencia tecnológica, desde 2017 soy cofundador y director de operaciones de RDNest SL (www.rdnest.com), una Empresa de Base Tecnológica participada por el Parque Científico de la Universidad de Valladolid, especializada en el desarrollo de soluciones IoT, de localización Indoor y de computación de alto rendimiento para problemas complejos en los sectores de ciudades conectadas, industria y grandes instalaciones, sanidad y medio ambiente.



Indicadores generales de calidad de la producción científica

Información sobre el número de sexenios de investigación y la fecha del último concedido, número de tesis doctorales dirigidas en los últimos 10 años, citas totales, promedio de citas/año durante los últimos 5 años (sin incluir el año actual), publicaciones totales en primer cuartil (Q1), índice h. Incluye otros indicadores considerados de importancia.

Indicadores generales de calidad de la producción científica:

- Catedrático de Universidad desde abril de 2019 (acreditado en octubre 2014).
- **Cuatro sexenios de investigación reconocidos** de manera consecutiva (1998-2021)
- **Un sexenio de transferencia reconocido** (2003-2009).
- **Cinco quinquenios de experiencia docente reconocidos** de manera consecutiva (1997-2021).
- Importe total de recursos captados como IP en proyectos competitivos financiados a través de convocatorias públicas a fecha 17 mayo 2023: **640.255€**
- Importe total de recursos captados como IP en contratos Art 83 con empresas a fecha 17 mayo 2023: **2.632.726,44€**
- **Cinco tesis doctorales dirigidas:**
 - Dr. Sergio Aldea, julio 2014, Sobresaliente Cum Laude. Mención Doctorado Internacional.
 - Dr. Yuri Torres (codirigida con Arturo González-Escribano), mayo 2014, Sobresaliente Cum Laude. Mención Doctorado Internacional.
 - Dr. Héctor Ortega (codirigida con Arturo González-Escribano), octubre 2015, Sobresaliente Cum Laude. Mención Doctorado Internacional.
 - Dr. Alvaro Estébanez, enero 2016, Sobresaliente Cum Laude.
 - Dra. María Dolores Miñambres (codirigida con Angel Gento), noviembre 2022, Sobresaliente Cum Laude.
- Citas (de acuerdo con Google Scholar, 17 mayo 2023):
 - Citas totales: 1395.
 - Citas entre 2018 y 2022: 391 (media: 78,2)
 - h-index total: 18
 - h-index entre 2018 y 2022: 11
 - Publicaciones JCR en el primer cuartil: 12
 - Publicaciones JCR en el segundo cuartil: 16



- Publicaciones JCR en el tercer cuartil: 9
- Publicaciones JCR en el cuarto cuartil: 1

- **Coordinador del Grupo de Investigación Reconocido (GIR) MoBiVAP** de la Universidad de Valladolid.
- **Coordinador de la Unidad de Investigación Consolidada UIC-148** de la Junta de Castilla y León desde 2014.
- **Co-fundador y director de operaciones de RDNest SL**, Empresa de Base Tecnológica participada por el Parque Científico de la Universidad de Valladolid, desde marzo de 2017.
- **Director del Departamento de Informática de la Universidad de Valladolid** desde junio 2022.

- **ACM Senior Member** (The Association for Computing Machinery, USA)
- **IEEE Senior Member** (The Institute of Electrical and Electronics Engineering, USA)

**Diego Rafael Llanos Ferraris**

Apellidos: **Llanos Ferraris**
 Nombre: **Diego Rafael**
 DNI:
 Fecha de nacimiento:
 Sexo:
 Teléfono fijo:
 Fax:
 Correo electrónico: **diego@infor.uva.es**

Situación profesional actual

Entidad empleadora: Universidad de Valladolid **Tipo de entidad:** Universidad
Departamento: Departamento de Informática (ATC, CCIA, LSI), Escuela Técnica Superior de Ingeniería Informática
Categoría profesional: Catedrático de Universidad **Gestión docente (Sí/No):** Si
Ciudad entidad empleadora: Valladolid, Castilla y León, España
Teléfono: (34) 983185642 **Fax:** (34) 983423671 **Correo electrónico:** diego@infor.uva.es
Fecha de inicio: 04/04/2019
Modalidad de contrato: Funcionario/a
Primaria (Cód. Unesco): 330400 - Tecnología de los ordenadores
Funciones desempeñadas: Docencia e investigación en Arquitectura y Tecnología de Computadores
Identificar palabras clave: Ciencias de la computación y tecnología informática

Cargos y actividades desempeñados con anterioridad

	Entidad empleadora	Categoría profesional	Fecha de inicio
1	Universidad de Valladolid	Profesor Titular de Universidad	29/11/2002
2	Universidad de Valladolid	Profesor Ayudante de Facultad y ETS	01/10/2000
3	Universidad de Valladolid	Ayudante de Escuela Universitaria	01/10/1996

- 1 **Entidad empleadora:** Universidad de Valladolid **Tipo de entidad:** Universidad
Departamento: Informática (ATC, LSI, CCIA), Escuela de Ingeniería Informática
Ciudad entidad empleadora: Valladolid,
Categoría profesional: Profesor Titular de Universidad
Fecha de inicio-fin: 29/11/2002 - 03/04/2019
Modalidad de contrato: Funcionario/a
Régimen de dedicación: Tiempo completo



- 2** **Entidad empleadora:** Universidad de Valladolid **Tipo de entidad:** Universidad
Categoría profesional: Profesor Ayudante de Facultad y ETS
Fecha de inicio: 01/10/2000 **Duración:** 2 años - 1 mes - 90 días

- 3** **Entidad empleadora:** Universidad de Valladolid **Tipo de entidad:** Universidad
Categoría profesional: Ayudante de Escuela Universitaria
Fecha de inicio: 01/10/1996 **Duración:** 4 años



Formación académica recibida

Titulación universitaria

Estudios de 1º y 2º ciclo, y antiguos ciclos (Licenciados, Diplomados, Ingenieros Superiores, Ingenieros Técnicos, Arquitectos)

- 1 Titulación universitaria:** Titulado Superior
Nombre del título: Ingeniero en Informática
Entidad de titulación: Universidad de Valladolid **Tipo de entidad:** Universidad
Fecha de titulación: 05/08/1996
Nota media del expediente: Notable
- 2 Titulación universitaria:** Titulado Medio
Nombre del título: Diplomado en Informática Especialidad Sistemas
Entidad de titulación: Universidad de Valladolid **Tipo de entidad:** Universidad
Fecha de titulación: 15/04/1994
Nota media del expediente: Sobresaliente

Doctorados

Programa de doctorado: Programa Oficial de Doctorado en Investigación en Tecnologías de la Información
Entidad de titulación: Universidad de Valladolid **Tipo de entidad:** Universidad
Fecha de titulación: 07/07/2000
Título de la tesis: VSR-COMA: Un protocolo de Coherencia Cache para Sistemas Multicomputador con Gestión de Memoria de Tipo COMA
Director/a de tesis: Benjamín Sahelices Fernández
Calificación obtenida: Sobresaliente Cum Laudem

Cursos y seminarios recibidos de perfeccionamiento, innovación y mejora docente, nuevas tecnologías, etc., cuyo objetivo sea la mejora de la docencia

- 1 Título del curso/seminario:** Nuevos retos educativos: nuevo perfil del profesorado
Objetivos del curso/seminario: Curso de formación docente.
Entidad organizadora: Universidad de Valladolid **Tipo de entidad:** Universidad
Duración en horas: 8 horas
Fecha de finalización: 27/04/2010
- 2 Título del curso/seminario:** El cambio a ECTS: ¿qué tenemos que hacer?
Objetivos del curso/seminario: Curso de formación docente.
Entidad organizadora: Universidad de Valladolid **Tipo de entidad:** Universidad
Duración en horas: 8 horas
Fecha de finalización: 03/02/2006



- 3** **Título del curso/seminario:** Desarrollo de actitudes y procesos colaborativos en un aula con apoyo tecnológico. Programa de convergencia al EEES.
Objetivos del curso/seminario: Curso de formación docente.
Entidad organizadora: Universidad de Valladolid **Tipo de entidad:** Universidad
Duración en horas: 8 horas
Fecha de finalización: 12/05/2005
- 4** **Título del curso/seminario:** EGEE (Enabling Grids for E-science in Europe) Globus Toolkit 3 Course.
Objetivos del curso/seminario: Curso en nuevas tecnologías
Entidad organizadora: The University of Edinburgh **Tipo de entidad:** Universidad
Duración en horas: 16 horas
Fecha de finalización: 25/06/2004
- 5** **Título del curso/seminario:** EGEE (Enabling Grids for E-science in Europe) Application Developer's Introduction to Web Services.
Objetivos del curso/seminario: Curso en nuevas tecnologías
Entidad organizadora: The University of Edinburgh **Tipo de entidad:** Universidad
Duración en horas: 16 horas
Fecha de finalización: 04/06/2004
- 6** **Título del curso/seminario:** Course on Scientific Visualisation
Objetivos del curso/seminario: Curso en nuevas tecnologías
Entidad organizadora: The University of Edinburgh **Tipo de entidad:** Universidad
Duración en horas: 21 horas
Fecha de finalización: 27/05/2004
- 7** **Título del curso/seminario:** Curso para nuevos Profesores Tutores de la UNED
Objetivos del curso/seminario: Curso de formación docente
Entidad organizadora: Universidad Nacional de Educación a Distancia **Tipo de entidad:** Universidad
Duración en horas: 80 horas
Fecha de finalización: 01/06/2003
- 8** **Título del curso/seminario:** Estrategias Metodológicas Para Dinamizar el Aula Universitaria
Objetivos del curso/seminario: Curso de formación docente.
Entidad organizadora: Universidad de Valladolid **Tipo de entidad:** Universidad
Duración en horas: 8 horas
Fecha de finalización: 30/01/2002
- 9** **Título del curso/seminario:** Evaluación y Mejora de la Enseñanza Universitaria: la Carpeta Docente
Objetivos del curso/seminario: Curso de formación docente.
Entidad organizadora: Universidad de Valladolid **Tipo de entidad:** Universidad
Duración en horas: 8 horas
Fecha de finalización: 20/01/2002



Conocimiento de idiomas

Idioma	Comprensión auditiva	Comprensión de lectura	Interacción oral	Expresión oral	Expresión escrita
Inglés		C1	C1	C1	C1

Actividad docente

Formación académica impartida

- 1 Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Empotrados
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/02/2020 **Fecha de finalización:** 01/06/2021
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 2 Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Empotrados
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/02/2020 **Fecha de finalización:** 01/06/2021
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 3 Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Empotrados e IoT
Tipo de programa: Máster oficial **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Master en Ingeniería Informática
Fecha de inicio: 01/10/2020 **Fecha de finalización:** 13/11/2020
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3



Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática

4 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Empotrados
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/02/2019 **Fecha de finalización:** 01/06/2020
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

5 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Arquitectura de Redes y Servicios
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/10/2019 **Fecha de finalización:** 01/02/2020
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

6 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Empotrados
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/02/2018 **Fecha de finalización:** 01/06/2019
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

7 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Arquitectura de Redes y Servicios
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto



Fecha de inicio: 01/10/2018

Fecha de finalización: 01/02/2019

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela de Ingeniería Informática

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

8 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Sistemas Empotrados

Tipo de programa: Ingeniería

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Cuarto

Fecha de inicio: 01/02/2017

Fecha de finalización: 01/06/2018

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 9

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela de Ingeniería Informática

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

9 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura de Redes y Servicios

Tipo de programa: Ingeniería

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Cuarto

Fecha de inicio: 01/10/2017

Fecha de finalización: 01/02/2018

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela de Ingeniería Informática

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

10 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Sistemas Empotrados

Tipo de programa: Ingeniería

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Cuarto

Fecha de inicio: 01/02/2016

Fecha de finalización: 01/06/2017

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 9

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela de Ingeniería Informática

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español



- 11** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Arquitectura de Redes y Servicios
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/10/2016 **Fecha de finalización:** 01/02/2017
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 12** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Plataformas de Soporte Computacional
Tipo de programa: Máster oficial **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Máster Universitario de Investigación en TIC
Curso que se imparte: Primero
Fecha de inicio: 01/10/2016 **Fecha de finalización:** 01/02/2017
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 5
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: ETS Ingenieros de Telecomunicación
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 13** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Empotrados
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/02/2015 **Fecha de finalización:** 01/06/2016
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 9
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 14** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Arquitectura de Redes y Servicios
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/10/2015 **Fecha de finalización:** 01/02/2016
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6



Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

15 Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Plataformas de Soporte Computacional
Tipo de programa: Máster oficial **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Máster Universitario de Investigación en TIC
Curso que se imparte: Primero
Fecha de inicio: 01/10/2015 **Fecha de finalización:** 01/02/2016
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 5
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: ETS Ingenieros de Telecomunicación
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

16 Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Arquitectura de Redes y Servicios
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/10/2014 **Fecha de finalización:** 01/02/2015
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

17 Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Computación Paralela
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 01/02/2014 **Fecha de finalización:** 01/06/2014
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 1
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela de Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

18 Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Sistemas Empotrados
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria



Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Cuarto

Fecha de inicio: 01/02/2014

Fecha de finalización: 01/06/2014

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela de Ingeniería Informática

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

19 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura de Redes y Servicios

Tipo de programa: Ingeniería

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Cuarto

Fecha de inicio: 01/10/2013

Fecha de finalización: 01/02/2014

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela de Ingeniería Informática

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

20 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Sistemas Empotrados y de Tiempo Real

Tipo de programa: Ingeniería

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Cuarto

Fecha de inicio: 01/02/2013

Fecha de finalización: 01/06/2013

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela de Ingeniería Informática

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

21 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Plataformas de Soporte Computacional

Tipo de programa: Máster oficial

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Máster Universitario de Investigación en TIC

Curso que se imparte: Primero

Fecha de inicio: 01/10/2012

Fecha de finalización: 01/02/2013

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 5

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: ETS Ingenieros de Telecomunicación

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español



- 22** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Arquitectura y Organización de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Segundo
Fecha de inicio: 01/10/2011 **Fecha de finalización:** 01/02/2012
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 12
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Ingeniería Informática
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 23** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Plataformas de Soporte Computacional
Tipo de programa: Máster oficial **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Máster Universitario de Investigación en TIC
Curso que se imparte: Primero
Fecha de inicio: 01/10/2011 **Fecha de finalización:** 01/02/2012
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: ETS Ingenieros de Telecomunicación
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 24** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/10/2010 **Fecha de finalización:** 01/02/2011
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 10,5
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 25** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Plataformas de Soporte Computacional
Tipo de programa: Máster oficial **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Máster Universitario de Investigación en TIC
Curso que se imparte: Primero
Fecha de inicio: 01/10/2010 **Fecha de finalización:** 01/02/2011
Tipo de horas/créditos ECTS: Créditos



Nº de horas/créditos ECTS: 4,5

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad

Facultad, instituto, centro: ETS Ingenieros de Telecomunicación

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

- 26** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/10/2009 **Fecha de finalización:** 01/02/2010
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 10,5
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

- 27** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Plataformas de Soporte Computacional
Tipo de programa: Máster oficial **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Máster Universitario de Investigación en TIC
Curso que se imparte: Primero
Fecha de inicio: 01/10/2009 **Fecha de finalización:** 01/02/2010
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: ETS Ingenieros de Telecomunicación
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

- 28** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/10/2008 **Fecha de finalización:** 01/02/2009
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 10,5
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

- 29** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial



Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniería Técnica en Telecomunicación

Curso que se imparte: Segundo

Fecha de inicio: 01/10/2007

Fecha de finalización: 01/02/2008

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 10,5

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Universitaria Politécnica

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

30 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniería Técnica en Telecomunicación

Curso que se imparte: Segundo

Fecha de inicio: 01/10/2006

Fecha de finalización: 01/02/2007

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 10,5

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Universitaria Politécnica

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

31 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniería Técnica en Telecomunicación

Curso que se imparte: Segundo

Fecha de inicio: 01/10/2005

Fecha de finalización: 01/02/2006

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 21

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Universitaria Politécnica

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

32 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniería Técnica en Telecomunicación

Curso que se imparte: Segundo

Fecha de inicio: 01/10/2004

Fecha de finalización: 01/02/2005

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 21

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Universitaria Politécnica

Departamento: Informática (ATC, CCIA, LSI)



Idioma de la asignatura: Español

33 Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/10/2003 **Fecha de finalización:** 01/02/2004
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 21
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

34 Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Fundamentos y Arquitectura de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/10/2002 **Fecha de finalización:** 01/02/2003
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 21
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

35 Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Laboratorio de Ordenadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/02/2001 **Fecha de finalización:** 01/06/2002
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

36 Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Ordenadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/10/2001 **Fecha de finalización:** 01/02/2002



Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 12

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Universitaria Politécnica

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

37 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ordenadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniería Técnica en Telecomunicación

Curso que se imparte: Segundo

Fecha de inicio: 01/10/2000

Fecha de finalización: 01/02/2001

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 12

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Universitaria Politécnica

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

38 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Laboratorio de Ordenadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniería Técnica en Telecomunicación

Curso que se imparte: Segundo

Fecha de inicio: 01/02/2000

Fecha de finalización: 01/06/2000

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Universitaria Politécnica

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español

39 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ordenadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniería Técnica en Telecomunicación

Curso que se imparte: Segundo

Fecha de inicio: 01/10/1999

Fecha de finalización: 01/02/2000

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

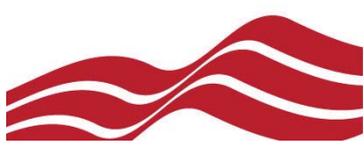
Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Universitaria Politécnica

Departamento: Informática (ATC, CCIA, LSI)

Idioma de la asignatura: Español



- 40** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Laboratorio de Ordenadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/02/1999 **Fecha de finalización:** 01/06/1999
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 9
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 41** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Ordenadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/10/1998 **Fecha de finalización:** 01/02/1999
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 42** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Programación
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica Industrial
Curso que se imparte: Primero
Fecha de inicio: 01/02/1998 **Fecha de finalización:** 01/07/1998
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 4,5
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español
- 43** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Laboratorio de Ordenadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica en Telecomunicación
Curso que se imparte: Segundo
Fecha de inicio: 01/02/1998 **Fecha de finalización:** 01/06/1998
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6



Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

44 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Fundamentos de Informática
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica Industrial
Curso que se imparte: Primero
Fecha de inicio: 01/10/1997 **Fecha de finalización:** 01/02/1998
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 12
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

45 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Laboratorio de Programación
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica Industrial
Curso que se imparte: Primero
Fecha de inicio: 01/02/1997 **Fecha de finalización:** 01/07/1997
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español

46 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Programación
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniería Técnica Industrial
Curso que se imparte: Primero
Fecha de inicio: 01/10/1996 **Fecha de finalización:** 01/02/1997
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 12
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Universitaria Politécnica
Departamento: Informática (ATC, CCIA, LSI)
Idioma de la asignatura: Español



Dirección de tesis doctorales y/o trabajos de fin de estudios

- 1 Título del trabajo:** Study of evacuation drills through data collection, dimensional analysis, and statistical regression
Tipo de proyecto: Tesis Doctoral
Codirector/a tesis: Angel Manuel Gento Mauricio; Diego Rafael Llanos Ferraris
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: María Dolores Miñambres del Moral
Calificación obtenida: Sobresaliente Cum Laude
Fecha de defensa: 11/11/2022
- 2 Título del trabajo:** Desarrollo de una herramienta de exportación de datos de transporte estáticos de acuerdo al modelo GTFS de Google
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Luis Díez Laso
Calificación obtenida: 9.2 (Sobresaliente)
Fecha de defensa: 27/07/2022
- 3 Título del trabajo:** Estudio de soluciones para permitir pequeños pagos con Bitcoin utilizando Lightning Network
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Marco De Benito Fernández
Calificación obtenida: 9.4 (Sobresaliente)
Fecha de defensa: 28/06/2022
- 4 Título del trabajo:** Automatización para entornos ITIL-ITSM basada en bots
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Juan Carlos Gil Díaz
Calificación obtenida: 7 (Notable)
Fecha de defensa: 28/06/2021
- 5 Título del trabajo:** Sistema online de cálculo de presupuestos para ofertas de desarrollo tecnológico
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Silvia del Carmen Montero Vega
Calificación obtenida: 9.7 (Sobresaliente)
Fecha de defensa: 28/06/2021
- 6 Título del trabajo:** Diseño y desarrollo de un servicio de gestión de planos de edificios basado en OpenStreetMaps
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Iván González Rincón
Calificación obtenida: 9.5 (Sobresaliente)
Fecha de defensa: 24/09/2020



- 7** **Título del trabajo:** Reingeniería de una aplicación móvil de realidad aumentada para localización en interiores
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Diego García Marcos
Calificación obtenida: 9.0 (Sobresaliente)
Fecha de defensa: 24/09/2020
- 8** **Título del trabajo:** Desarrollo de un sistema de identificación de envases de bajo consumo.
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Antonio Orodea García
Calificación obtenida: 9.52 (Sobresaliente)
Fecha de defensa: 23/07/2020
- 9** **Título del trabajo:** Desarrollo de una aplicación iOS con tecnologías BLE para su integración en un sistema de incentivos al reciclaje
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Duero Joshua Cuadrillero Geer
Calificación obtenida: 9.4 (Sobresaliente)
Fecha de defensa: 23/07/2020
- 10** **Título del trabajo:** Integración de tecnología Ultra Wideband en un sistema de localización indoor basado en Bluetooth
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Pablo Renero Balgañón
Calificación obtenida: 9.9 (Sobresaliente)
Fecha de defensa: 22/07/2020
- 11** **Título del trabajo:** Desarrollo e industrialización de un dispositivo Bluetooth de sensorización de bajo consumo
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: José Luis Gay Domenech
Calificación obtenida: 9.5
Fecha de defensa: 20/12/2019
- 12** **Título del trabajo:** Desarrollo de un sistema de gestión de flotas de vehículos de emergencia y de reparto basado en localización sin GPS
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Guillermo Vicente Oliva
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Ismael Pérez Martín
Calificación obtenida: 9.8
Fecha de defensa: 19/07/2019
- 13** **Título del trabajo:** Desarrollo de front-end para la administración de componentes de un sistema de localización indoor
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Guillermo Vicente Oliva
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad



Alumno/a: Antonio Román López
Calificación obtenida: 9.8
Fecha de defensa: 08/07/2019

- 14 Título del trabajo:** Desarrollo de un sistema de sensorización de contenedores utilizando tecnología Bluetooth de baja energía
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Iván Carreño Calzada
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Esther Diego Cristóbal
Calificación obtenida: 9.8
Fecha de defensa: 08/07/2019
- 15 Título del trabajo:** Desarrollo de un sistema para la alimentación automática de aves rapaces
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Guillermo Vicente Oliva
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: David de la Varga del Caño
Calificación obtenida: 9.7
Fecha de defensa: 08/07/2019
- 16 Título del trabajo:** Desarrollo de una plataforma de gestión de dispositivos de telelectura de consumo de agua
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Guillermo Vicente Oliva
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Álvaro Berruezo Franco
Calificación obtenida: 10
Fecha de defensa: 08/07/2019
- 17 Título del trabajo:** Reingeniería y desarrollo de un gestor de actualizaciones software para localización indoor
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Guillermo Vicente Oliva
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Víctor Rojo Álvarez
Calificación obtenida: 10
Fecha de defensa: 08/07/2019
- 18 Título del trabajo:** Desarrollo de un sistema de detección de envases con tecnología RFID
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Guillermo Vicente Oliva
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: David Carravilla Duque
Calificación obtenida: 9.5
Fecha de defensa: 03/05/2019
- 19 Título del trabajo:** Desarrollo de sistema de localización con tecnología Ultra Wideband
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Daniel Barba Gutiérrez
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Javier Hernaz González
Calificación obtenida: 10



Fecha de defensa: 05/07/2018

- 20** **Título del trabajo:** Sistema de Sensorización para el control de clima en cultivos
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Kave Heidarieh Sorosh
Calificación obtenida: 9
Fecha de defensa: 05/07/2018
- 21** **Título del trabajo:** Desarrollo de módulos de gamificación y socialización para un sistema de localización indoor
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Daniel Barba Gutiérrez
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Guillermo Vicente Oliva
Calificación obtenida: 9.7
Fecha de defensa: 04/07/2018
- 22** **Título del trabajo:** Desarrollo de sistema de telelectura de contadores inteligentes
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Daniel Barba Gutiérrez
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: José Luis Martín Martín
Calificación obtenida: 9.8
Fecha de defensa: 04/07/2018
- 23** **Título del trabajo:** Desarrollo de una plataforma para la gestión de obra menor municipal
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Daniel Barba Gutiérrez
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Sara Bautista de Lara
Calificación obtenida: 9.8
Fecha de defensa: 04/07/2018
- 24** **Título del trabajo:** Aplicación informática para la gestión de licencias de transporte público de pasajeros
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Daniel Barba Gutiérrez
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Diego Almaraz Vallejo
Calificación obtenida: 9.8
Fecha de defensa: 07/07/2017
- 25** **Título del trabajo:** Mapache: Framework de soporte a sistemas de localización de personas y activos
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Daniel Barba Gutiérrez
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Sergio García Villanueva
Calificación obtenida: 9.8
Fecha de defensa: 07/07/2017



- 26** **Título del trabajo:** Realidad aumentada para la localización de personas y objetos
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Daniel Barba Gutiérrez
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Héctor del Campo Pando
Calificación obtenida: 10
Fecha de defensa: 07/07/2017
- 27** **Título del trabajo:** Análisis, diseño y desarrollo de un sistema de registro y consulta de datos meteorológicos a través de Internet
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Francisco Javier Arranz Castro
Calificación obtenida: 10
Fecha de defensa: 23/06/2017
- 28** **Título del trabajo:** Desarrollo de un sistema de captura de información sensorial basado en Cloud Computing
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Desiree Arias Requejo
Calificación obtenida: 10
Fecha de defensa: 18/07/2016
- 29** **Título del trabajo:** Herramientas para la evaluación de compiladores para OpenACC
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Daniel Barba Gutiérrez
Calificación obtenida: 10
Fecha de defensa: 18/07/2016
- 30** **Título del trabajo:** TESIS DOCTORAL: Design and Evaluation of a Thread-Level Speculation Runtime Library
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: Alvaro Estebanez Lopez
Calificación obtenida: Sobresaliente Cum Laudea
Fecha de defensa: 22/01/2016
Doctorado Europeo: No
Mención de calidad: Sí **Fecha de obtención:** 22/01/2016
- 31** **Título del trabajo:** TESIS DOCTORAL: Parallel Approaches to Shortest-Path Problems for Multilevel Heterogeneous Computing
Tipo de proyecto: Tesis Doctoral
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: Héctor Ortega Arranz
Calificación obtenida: Sobresaliente Cum Laude
Fecha de defensa: 15/10/2015
Doctorado Europeo: Sí **Fecha de mención:** 15/10/2015
Mención de calidad: Sí **Fecha de obtención:** 15/10/2015



- 32 Título del trabajo:** Evaluación de soluciones para el cálculo de rutas óptimas con bases de datos
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: Noelia Nestar Vian
Calificación obtenida: 10 (Matrícula de Honor)
Fecha de defensa: 09/09/2015
- 33 Título del trabajo:** Propuesta de adaptación de un driver Linux para comunicaciones 802.11p
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: Hernán Maximiliano González Calderón
Calificación obtenida: 9.3 (Matrícula de Honor)
Fecha de defensa: 30/07/2015
- 34 Título del trabajo:** Aplicación web para gestión de academia de enseñanza
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: Agustín López Sobrino
Calificación obtenida: 9.0 (Sobresaliente)
Fecha de defensa: 17/07/2015
- 35 Título del trabajo:** Visualización legal de contenidos digitales a través de la red
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Jorge Nebreda González
Fecha de defensa: 01/06/2015
- 36 Título del trabajo:** Adaptación de un sistema empotrado para soportar el estándar eCall
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Pedro López Martín
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: Ricardo de Miguel Vaca
Calificación obtenida: 10 (Matrícula de Honor)
Fecha de defensa: 01/09/2014
- 37 Título del trabajo:** TESIS DOCTORAL: Compile-time Support for Thread-Level Speculation
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: Sergio Aldea López
Calificación obtenida: Sobresaliente Cum Laudea
Fecha de defensa: 18/07/2014
Doctorado Europeo: Sí **Fecha de mención:** 18/07/2014
Mención de calidad: Sí **Fecha de obtención:** 18/07/2014



- 38** **Título del trabajo:** Explotando jerarquías de memoria compartida/distribuida con Hitmap
Tipo de proyecto: Trabajo conducente a obtención de DEA
Codirector/a tesis: Arturo Gonzalez-Escriban; Diego R. Llanos Ferraris
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Ana Moretón Fernández
Fecha de defensa: 01/06/2014
- 39** **Título del trabajo:** TESIS DOCTORAL: Hierarchical Transparent Programming for Heterogeneous Computing
Tipo de proyecto: Tesis Doctoral
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Alumno/a: Yuri Torres de la Sierra
Calificación obtenida: Sobresaliente Cum Laude
Fecha de defensa: 09/05/2014
Doctorado Europeo: Sí **Fecha de mención:** 09/05/2014
Mención de calidad: Sí **Fecha de obtención:** 09/05/2014
- 40** **Título del trabajo:** Mejora de la seguridad en buques mediante navegación volumétrica bajo estándar IMO
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid
Alumno/a: Patricia Cadenas Quijano
Calificación obtenida: 9.7
Fecha de defensa: 13/09/2013
- 41** **Título del trabajo:** Cálculo del período de ocupación cotizado para una prestación contributiva por desempleo
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Claudio Riol Martínez
Calificación obtenida: 9.5
Fecha de defensa: 12/09/2013
- 42** **Título del trabajo:** Aplicaciones y funcionalidades del sistema eCall. Estudio de un caso real.
Tipo de proyecto: Trabajo conducente a obtención de DEA
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid
Alumno/a: Patricia Alcalde Caldevilla
Calificación obtenida: 8.3
Fecha de defensa: 12/09/2013
- 43** **Título del trabajo:** Seguridad portuaria en un sistema de visualización de tráfico marítimo
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid
Alumno/a: Javier García Tomillo
Calificación obtenida: 9.8
Fecha de defensa: 22/07/2013



- 44** **Título del trabajo:** Arquitectura y servicios de valor añadido en automoción
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid
Alumno/a: María Teresa Fernández Calzón
Calificación obtenida: 10
Fecha de defensa: 19/07/2013
- 45** **Título del trabajo:** Improving the performance of a pointer-based, speculative parallelization scheme
Tipo de proyecto: Trabajo conducente a obtención de DEA
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid
Alumno/a: Alvaro Estébanez López
Calificación obtenida: 9.7
Fecha de defensa: 19/07/2013
- 46** **Título del trabajo:** Car Sharing: Aplicación web destinada a compartir vehículos para una movilidad sostenible basada en localización GPS
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid
Alumno/a: Cristina Muñoz García
Calificación obtenida: 10
Fecha de defensa: 19/06/2013
- 47** **Título del trabajo:** Desarrollo de una herramienta de validación y gestión de códigos contenidos en mensajes XML recibidos mediante servicios web
Tipo de proyecto: Proyecto Final de Carrera
Entidad de realización: Universidad de Valladolid
Alumno/a: Miguel Fernández Martínez
Calificación obtenida: 10
Fecha de defensa: 25/03/2013
- 48** **Título del trabajo:** Adaptación y evaluación de aplicaciones CUDA para el estudio de parámetros de ejecución
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Isaac Pérez Pascual
Calificación obtenida: Sobresaliente
Fecha de defensa: 13/09/2012
- 49** **Título del trabajo:** Aplicación web de visualización de tráfico marítimo
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: José Alberto Calvo Vargas
Calificación obtenida: Sobresaliente
Fecha de defensa: 11/09/2012
- 50** **Título del trabajo:** Automatic Identification of Raman Spectra
Tipo de proyecto: Trabajo conducente a obtención de DEA
Codirector/a tesis: Fernando Rull Pérez



Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Isaac Hermosilla Rodríguez
Calificación obtenida: Sobresaliente (10)
Fecha de defensa: 10/09/2012

51 Título del trabajo: Cliente móvil de ayuda a la gestión de emergencias
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Alberto Población Navarro
Calificación obtenida: Sobresaliente (9.8)
Fecha de defensa: 24/07/2012

52 Título del trabajo: Gestión de contenidos e interfaz Web 2.0 para el Departamento de Informática
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Álvaro Blanco Alonso
Calificación obtenida: Sobresaliente (9.2)
Fecha de defensa: 18/07/2012

53 Título del trabajo: Desarrollo de un motor de paralelización especulativa con soporte para aritmética de punteros
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Álvaro Estébanez López
Calificación obtenida: Matrícula de Honor (9.9)
Fecha de defensa: 17/07/2012

54 Título del trabajo: Diseño de una ontología para aplicaciones en el dominio de la movilidad sostenible: el coche compartido
Tipo de proyecto: Trabajo conducente a obtención de DEA
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Pablo Sauras Pérez
Calificación obtenida: Notable (8,6)
Fecha de defensa: 10/07/2012

55 Título del trabajo: Representación de información cartográfica en arquitectura cliente-servidor
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Mario Santos Serrano
Calificación obtenida: Matrícula de Honor (9.6)
Fecha de defensa: 17/02/2012

56 Título del trabajo: Análisis de problemas de rutado sobre cartografía multinivel
Tipo de proyecto: Trabajo conducente a obtención de DEA
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Héctor Ortega Arranz



Calificación obtenida: Sobresaliente

Fecha de defensa: 15/09/2011

57 Título del trabajo: Análisis sobre almacenamiento y técnicas de partición en estructuras de datos dispersas

Tipo de proyecto: Trabajo conducente a obtención de DEA

Codirector/a tesis: Arturo González Escribano

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Alumno/a: Javier Fresno Bausela

Calificación obtenida: Sobresaliente

Fecha de defensa: 15/09/2011

58 Título del trabajo: Ejecución especulativa robusta

Tipo de proyecto: Trabajo conducente a obtención de DEA

Codirector/a tesis: Arturo González Escribano

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Alumno/a: Alvaro García Yáguez

Calificación obtenida: Sobresaliente

Fecha de defensa: 15/09/2011

59 Título del trabajo: Sistema de compilación fuente a fuente para ejecución especulativa

Tipo de proyecto: Trabajo conducente a obtención de DEA

Codirector/a tesis: Arturo González Escribano

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Alumno/a: Sergio Aldea López

Calificación obtenida: Sobresaliente

Fecha de defensa: 15/09/2011

60 Título del trabajo: Generador de un código XSPC a partir de CSPC

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Arturo Gonzalez Escribano

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Alumno/a: Ana Moretón Fernández

Calificación obtenida: 10

Fecha de defensa: 14/09/2011

61 Título del trabajo: Paralelización especulativa y herramientas relacionadas

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Arturo González Escribano

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Alumno/a: Virginia Carazo Aguado

Calificación obtenida: 9.2

Fecha de defensa: 13/09/2011

62 Título del trabajo: Paralelización especulativa de un algoritmo para el cálculo del menor círculo contenedor

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Arturo González Escribano

Entidad de realización: Universidad de Valladolid

Tipo de entidad: Universidad

Alumno/a: Alvaro Estébanez López

Calificación obtenida: 9.5

Fecha de defensa: 12/09/2011



- 63** **Título del trabajo:** Búsquedas de oportunidades de paralelización especulativa en una aplicación SPEC CPU2006
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Elena Pastor Rivera
Calificación obtenida: 9.2
Fecha de defensa: 05/09/2011
- 64** **Título del trabajo:** Desarrollo de aplicación para máquina cajero automático
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Iván Muñoz Mozo
Calificación obtenida: 9.5
Fecha de defensa: 18/07/2011
- 65** **Título del trabajo:** Integración de mecanismos de rutado en una plataforma web
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Víctor Manuel Esteban Sacristán
Fecha de defensa: 18/07/2011
- 66** **Título del trabajo:** Integración de cartografía náutica en un sistema de vigilancia de tráfico marítimo
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Sergio Arnillas García
Fecha de defensa: 12/07/2011
- 67** **Título del trabajo:** Dispositivo personal de salvaguarda: tecnologías de seguridad en explotaciones oceánicas
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Juan Manuel Sánchez Hernández
Fecha de defensa: 17/03/2011
- 68** **Título del trabajo:** Validación de protocolos para equipos telemáticos embarcados
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Alberto Notario Collado
Fecha de defensa: 25/02/2011
- 69** **Título del trabajo:** Adaptación de un modelo de programación paralela a GPUs
Tipo de proyecto: Trabajo conducente a obtención de DEA
Codirector/a tesis: Arturo González Escribano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Yuri Torres de la Sierra
Calificación obtenida: Sobresaliente
Fecha de defensa: 17/09/2010
- 70** **Título del trabajo:** Mecanismos de re-ejecución selectiva para especulación basada en software
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Alvaro García Yáguez
Fecha de defensa: 28/07/2010



- 71** **Título del trabajo:** Gestor de comunicaciones para servicios telemáticos en un sistema embarcado
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: David Rodríguez Lajo
Fecha de defensa: 22/07/2010
- 72** **Título del trabajo:** Estudio e implementación de un soporte para particionado bloque-cíclico en la librería Hitmap
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Carlos de Blas Cartón
Fecha de defensa: 15/07/2010
- 73** **Título del trabajo:** Estudio e integración de técnicas de programación paralela en la librería Hitmap
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Javier Fresno Bausela
Fecha de defensa: 15/07/2010
- 74** **Título del trabajo:** Traducción automática de código secuencial a código especulativamente paralelo
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Sergio Aldea López
Fecha de defensa: 30/06/2010
- 75** **Título del trabajo:** Estudio y mejora de un modelo para compartir vehículos
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Pablo Sauras Pérez
Fecha de defensa: 05/02/2010
- 76** **Título del trabajo:** Arquitectura de comunicaciones para la verificación remota de equipos
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Santiago Blanco Arenas
Fecha de defensa: 01/02/2010
- 77** **Título del trabajo:** Desarrollo de un framework de aplicaciones para un navegador GPS comercial
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Sergio Arnillas García
Fecha de defensa: 15/09/2009
- 78** **Título del trabajo:** Análisis y traducción de un motor software de ejecución especulativa y evaluación de su rendimiento
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Alvaro García Yágüez
Fecha de defensa: 15/07/2009
- 79** **Título del trabajo:** Diseño e integración de mecanismos para el cálculo de rutas óptimas en una plataforma web
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Alberto Valle Ortega
Fecha de defensa: 15/07/2009
- 80** **Título del trabajo:** Calidad de la conducción basada en sistemas inerciales y GPS
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Patricia Alcalde Caldevilla
Fecha de defensa: 12/07/2009



- 81** **Título del trabajo:** Moviloc Comp@rte: herramienta para compartir vehículos basada en GPS
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Rodrigo Sanz Muñoz
Fecha de defensa: 01/07/2009
- 82** **Título del trabajo:** Diseño de un módulo firmware para un dispositivo hardware basado en arquitectura M2M para la gestión de flotas por GPS
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Pedro López
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Beatriz García Navarro
Calificación obtenida: Sobresaliente
Fecha de defensa: 15/09/2008
- 83** **Título del trabajo:** Desarrollo de un sistema de peaje electrónico basado en tecnología GNSS
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Lorena Marina Herrero
Fecha de defensa: 15/09/2008
- 84** **Título del trabajo:** Análisis de la capacidad de paralelización de compiladores comerciales y viabilidad del uso de técnicas especulativas sobre CPU SPEC2006
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Sergio Aldea López
Fecha de defensa: 01/07/2008
- 85** **Título del trabajo:** Diseño de un módulo hardware para la adaptación del bus CAN con protocolo estándar FMS a RS232
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: José Luis Gutiérrez Núñez
Fecha de defensa: 01/06/2008
- 86** **Título del trabajo:** Servicios Web para el control de la calidad de conducción y eficiencia energética sobre la plataforma PALVIEW
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Alberto Notario Collado
Fecha de defensa: 01/06/2008
- 87** **Título del trabajo:** Evaluación de Optimizaciones Hardware de sincronización en multiprocesadores cc-NUMA
Tipo de proyecto: Trabajo conducente a obtención de DEA
Codirector/a tesis: Benjamín Sahelices Fernández
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: María Esther Rodríguez Medina
Calificación obtenida: Sobresaliente
Fecha de defensa: 14/04/2008
- 88** **Título del trabajo:** Librería EIRR: Extensiones del motor 3D Irrlicht
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Noelia Calles Marcos
Fecha de defensa: 01/04/2008



- 89** **Título del trabajo:** Mantenimiento de currícula y generación automática de documentos en diferentes formatos
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Cristian Rodríguez de la Cruz
Fecha de defensa: 05/10/2007
- 90** **Título del trabajo:** Desarrollo de entorno web para aplicaciones de comercio electrónico
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Edurne Balmori González
Fecha de defensa: 06/07/2005
- 91** **Título del trabajo:** Estudio de la integración de la voz en las redes de datos
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Rafael Serrano Beltrán
Fecha de defensa: 06/07/2005
- 92** **Título del trabajo:** Entorno web de apoyo a una asignatura de informática
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Pablo García Moreno
Fecha de defensa: 05/07/2005
- 93** **Título del trabajo:** Modelado de sistemas dinámicos en entornos de Realidad Virtual
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: José Ramón Pinto Fontanillo
Fecha de defensa: 04/05/2005
- 94** **Título del trabajo:** Análisis y gestión de un sistema de regulación de tráfico urbano
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Jesús Agustín Bullón Sánchez
Fecha de defensa: 01/07/2004
- 95** **Título del trabajo:** Estudio de viabilidad, análisis y diseño de una red inalámbrica para la Escuela Universitaria Politécnica
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Paula Gómez Suarez
Fecha de defensa: 06/05/2004
- 96** **Título del trabajo:** Implementación de un algoritmo lineal para el cálculo del menor círculo contenedor de un número de puntos de dimensión D
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Miguel González Sanz
Fecha de defensa: 05/05/2004
- 97** **Título del trabajo:** Desarrollo de un sistema de captura de referencias a memoria en tiempo de compilación para plataforma Intel x86
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: José Ramón Pérez Castelao
Fecha de defensa: 15/09/2002
- 98** **Título del trabajo:** Diseño e implementación de un analizador de tramas de enlace Ethernet
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Israel Da Cuña Arroyo



Fecha de defensa: 15/09/2002

- 99 Título del trabajo:** Desarrollo de protocolos para una comunicación eficiente en un cluster Linux a través de bus común
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Fernando Matallana Mungía
Fecha de defensa: 01/07/2002
- 100 Título del trabajo:** Gestión integral de información médica a través de Internet
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: David Fernández Jiménez
Fecha de defensa: 01/07/2002
- 101 Título del trabajo:** Implementación del benchmark de transacciones distribuidas TPC-C
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Julio Alberto Hernández Gonzalo
Fecha de defensa: 01/07/2002
- 102 Título del trabajo:** Sistema de distribución basado en tecnología móvil GPRS
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Manuel Valle Díaz
Fecha de defensa: 20/09/2001
- 103 Título del trabajo:** Herramienta integrada de tratamiento de interfaces de usuario para simulación con ACSL
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: César González Fernández
Fecha de defensa: 19/09/2001
- 104 Título del trabajo:** Simulación de terminal de control de tránsito aéreo para prácticas
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Francisco José Samaniego Ortiz
Fecha de defensa: 01/06/2000
- 105 Título del trabajo:** Construcción de una herramienta CASE de modelado de datos ER para el entorno X-Window
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Ricardo Sanz Molpeceres
Fecha de defensa: 01/07/1999
- 106 Título del trabajo:** Construcción de una herramienta CASE de modelado de procesos en entorno Linux
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Alumno/a: Carlos de la Villa Álamo
Fecha de defensa: 01/07/1999



Material y otras publicaciones docentes o de carácter pedagógico

- 1** Javier Fresno Bausela; Héctor Ortega Arranz; Alejandro Ortega Arranz; Artur González Escribano; Diego Rafael Llanos Ferraris. Applying Gamification in a Parallel Programming Course, Gamification-Based E-Learning Strategies for Computer Programming Education. pp. 106 - 130. (Estados Unidos de América): IGI Global. 2016. Disponible en Internet en: <<https://www.igi-global.com/chapter/applying-gamification-in-a-parallel-programming-course/163704>>. ISSN 2327-1825, ISBN 9781522510345

Nombre del material: Capítulo de libro
Fecha de elaboración: 2016
Tipo de soporte: Capítulos de libros
Grado de contribución: Autor/a o coautor/a de capítulo de libro
Autor de correspondencia: No
Posición de firma: 5
- 2** Cristina Pérez Barreiro; Fernando Martínez Rodrigo; Esperanza Alarcia Estévez; Diego R. Llanos Ferraris; Isabel María López Martín; Susana Martín Dueñas; Bernardo Martínez Marcos. Estándares de Calidad en la Enseñanza Superior, XVIII Congreso Universitario de Innovación Educativa en las Enseñanzas Técnicas. pp. 1 - 12. Cantabria (España): Universidad de Cantabria. 2010. Disponible en Internet en: <<https://www.infor.uva.es/~diego/docs/2010CUIEET.pdf>>. ISBN 978-84-86116-19-4

Nombre del material: Comunicación en congreso docente
Fecha de elaboración: 2010
Tipo de soporte: Capítulos de libros
Grado de contribución: Autor/a o coautor/a de capítulo de libro
Autor de correspondencia: No
- 3** Diego Rafael Llanos Ferraris. Fundamentos de Informática y Programación en C, Fundamentos de Informática y Programación en C. pp. 1 - 364. Comunidad de Madrid (España): Paraninfo. 2010. ISBN 84-9732-792-6

Depósito legal: M 16122-2010
Nombre del material: Libro docente
Perfil de destinatarios/as: Estudiantes universitarios de primeros cursos
Fecha de elaboración: 2010
Tipo de soporte: Libro
Grado de contribución: Autor/a o coautor/a de libro completo
Autor de correspondencia: Sí
- 4** José Manuel González; María del Carmen Martínez; Fernando Martínez Rodrigo; Oscar Angulo Torga; Eduardo Cuesta; Diego R. Llanos Ferraris; Blanca Portillo. Aplicación del Suplemento Europeo al Título en la Escuela Universitaria Politécnica de Valladolid, XV Congreso Universitario de Innovación Educativa en las Enseñanzas Técnicas. pp. 1 - 9. Castilla y León (España): Universidad de Valladolid. 2007. Disponible en Internet en: <<https://www.infor.uva.es/%7Ediego/docs/Ponencia-SET-v2.pdf>>.

Nombre del material: Comunicación en congreso docente
Fecha de elaboración: 2007
Tipo de soporte: Capítulos de libros
Grado de contribución: Autor/a o coautor/a de capítulo de libro
Autor de correspondencia: No
- 5** Diego Rafael Llanos Ferraris. Curso de C bajo Unix, Curso de C bajo Unix. pp. 1 - 326. Comunidad de Madrid (España): Paraninfo Thomson Learning. 2001. ISBN 84-283-2829-3

Depósito legal: M 20419-2001



Nombre del material: Libro docente
Perfil de destinatarios/as: Estudiantes universitarios de primeros cursos
Fecha de elaboración: 2001
Tipo de soporte: Libro
Grado de contribución: Autor/a o coautor/a de libro completo
Autor de correspondencia: Sí

- 6** Diego Rafael Llanos Ferraris. Curso de C bajo Unix, Curso de C bajo Unix. pp. 1 - 355. Castilla y León (España): Secretariado de Publicaciones Universidad de Valladolid. 1998. ISBN 84-7762-828-9

Depósito legal: S 654-1998
Nombre del material: Libro docente
Perfil de destinatarios/as: Estudiantes universitarios de primeros cursos
Fecha de elaboración: 1998
Tipo de soporte: Libro
Grado de contribución: Autor/a o coautor/a de libro completo
Autor de correspondencia: Sí

- 7** Diego Rafael Llanos Ferraris. Teaching "Embedded operating systems" using Raspberry Pi and Virtual Machines, Enseñanza y Aprendizaje de Ingeniería de Computadores. 4, pp. 25 - 32. Andalucía (España): Universidad de Granada. 01/10/2014. Disponible en Internet en: <https://atc.ugr.es/pages/actividades_extension/n4_revista_eaic_2014/%21>. ISSN 2173-8688

Nombre del material: Artículo de revista
Tipo de soporte: Artículo/s
Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo
Autor de correspondencia: Sí

Experiencia científica y tecnológica

Grupos/equipos de investigación, desarrollo o innovación

- 1** **Nombre del grupo:** Unidad de Investigación Consolidada 148
Objeto del grupo: Unidad de Investigación de Excelencia en Castilla y León
Nombre del investigador/a principal (IP): Diego R. Llanos Ferraris **Nº de componentes grupo:** 4
Código normalizado: UIC-148 **Clase de colaboración:** Coautoría de proyectos y de su desarrollo
Ciudad de radicación: Valladolid, Castilla y León, España
Entidad de afiliación: Universidad de Valladolid **Tipo de entidad:** Universidad
Nº de tesis dirigidas: 6 **Nº de posdoc. dirigidos:** 1
Otros: <https://www.educa.jcyl.es/universidad/es/servicio-investigacion-cientifica/ayudas-subsuenciones-investigacion/reconocimiento-unidad-investigacion-consolidada-castilla-le.ficheros/1275617-.UIC%202015-2018.pdf>
Fecha de inicio: 01/01/2015 **Duración:** 6 años
- 2** **Nombre del grupo:** GIR MoBiVAP
Objeto del grupo: Grupo de Investigación Reconocido de la Universidad de Valladolid
Nombre del investigador/a principal (IP): Diego R. Llanos Ferraris **Nº de componentes grupo:** 22
Clase de colaboración: Coautoría de proyectos y de su desarrollo

**Entidad de afiliación:** Universidad de Valladolid**Tipo de entidad:** Universidad**Nº de tesis dirigidas:** 7**Nº de posdoc. dirigidos:** 1**Otros:** <http://www.uva.es/3.investigacion/3.03.gir/3.03.04.areadeingenieriytecnologia/index.html?grupo=311&area=4>**Fecha de inicio:** 01/01/2007**Duración:** 12 años

Actividad científica o tecnológica

Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

- 1** **Nombre del proyecto:** NATASHA: Nuevas tecnologías avanzadas para adaptar aplicaciones científicas para su ejecución en arquitecturas heterogéneas
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, España
Nombres investigadores principales (IP, Co-IP,...): Diego R. Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 6
Fecha de inicio-fin: 01/09/2023 - 31/08/2026
Cuantía total: 250.125 €
- 2** **Nombre del proyecto:** Monitorización Digital Rápida de Ecosistemas Fluviales
Modalidad de proyecto: De investigación **Ámbito geográfico:** Nacional
fundamental (incluyendo excavaciones arqueológicas, etc.).
Grado de contribución: Investigador/a
Entidad de realización: Universidad de Santiago de Compostela **Tipo de entidad:** Universidad
Compostela
Ciudad entidad realización: Santiago de Compostela, Galicia, España
Nombres investigadores principales (IP, Co-IP,...): Dora Blanco Heras; Francisco Argüello Pedreira
Nº de investigadores/as: 6
Entidad/es financiadora/s:
MINISTERIO DE EDUCACION Y CIENCIA
Tipo de participación: Miembro de equipo
Nombre del programa: Proyecto de Transición Ecológica
Cód. según financiadora: TED2021-130367B-I00
Fecha de inicio-fin: 01/12/2022 - 30/11/2024 **Duración:** 2 años
Entidad/es participante/s: Universidad de Santiago de Compostela; Universidad de Valladolid
Cuantía total: 167.000 € **Cuantía subproyecto:** 167.000 €
Porcentaje en subvención: 100
Régimen de dedicación: Tiempo completo
Explicación narrativa: Miembro del equipo investigador
- 3** **Nombre del proyecto:** PROPHET 2: Paralelización de algoritmos secuenciales de aplicaciones científicas y de ingeniería desplegadas en plataformas heterogéneas interconectadas
Modalidad de proyecto: De investigación **Ámbito geográfico:** Autonómica
fundamental (incluyendo excavaciones arqueológicas, etc.).
Grado de contribución: Investigador/a
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad



Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Arturo González Escribano
Nº de investigadores/as: 5 **Nº de personas/año:** 5
Entidad/es financiadora/s: Junta de Castilla y León **Tipo de entidad:** Programa de Apoyo a Proyectos de Investigación
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Tipo de participación: Miembro de equipo
Nombre del programa: Apoyo a proyectos cofinanciados por FEDER
Cód. según financiadora: VA226P20
Fecha de inicio-fin: 01/10/2020 - 30/09/2023 **Duración:** 3 años
Cuantía total: 172.000 € **Cuantía subproyecto:** 172.000 €
Porcentaje en subvención: 100
Régimen de dedicación: Tiempo completo

4 Nombre del proyecto: PCAS: Partitioned Communicated Address Space, Scalable in Heterogeneous Environments

Modalidad de proyecto: De investigación fundamental (incluyendo excavaciones arqueológicas, etc.). **Ámbito geográfico:** Nacional
Grado de contribución: Coordinador del proyecto total, red o consorcio
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Arturo González Escribano; Diego Rafael Llanos Ferraris
Nº de investigadores/as: 3
Entidad/es financiadora/s: Ministerio de Economía y Hacienda **Tipo de entidad:** Ministerio
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
Tipo de participación: Coordinador
Nombre del programa: Programa Estatal de Fomento de la Investigación Científica y Técnica de Excelencia
Cód. según financiadora: TIN2017-88614-R
Fecha de inicio-fin: 01/01/2018 - 31/12/2020 **Duración:** 3 años
Entidad/es participante/s: Universidad de Valladolid
Cuantía total: 84.458 € **Cuantía subproyecto:** 84.458 €
Régimen de dedicación: Tiempo completo

5 Nombre del proyecto: PERIL II: Prevention of Emergency Risks by Indoor Localization

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Nombres investigadores principales (IP, Co-IP,...): Diego R. Llanos Ferraris
Nº de investigadores/as: 4
Entidad/es financiadora/s: Junta de Castilla y León **Tipo de entidad:** Consejería de Empleo
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio-fin: 01/01/2018 - 31/12/2020
Cuantía total: 68.000 €



6 Nombre del proyecto: PROPHET: Paralelización de algoritmos secuenciales de aplicaciones científicas y de ingeniería desplegables en plataformas heterogéneas interconectadas

Modalidad de proyecto: De investigación fundamental (incluyendo excavaciones arqueológicas, etc.).

Ámbito geográfico: Autonómica

Grado de contribución: Coordinador del proyecto total, red o consorcio

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad realización: Valladolid, Castilla y León, España

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris

Nº de investigadores/as: 5

Nº de personas/año: 4

Entidad/es financiadora/s:

Junta de Castilla y León

Tipo de entidad: Programa de Apoyo a Proyectos de Investigación

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Tipo de participación: Coordinador

Nombre del programa: Apoyo a proyectos cofinanciados por FEDER

Cód. según financiadora: VA082P17

Fecha de inicio-fin: 26/07/2017 - 31/10/2019

Duración: 3 años

Cuantía total: 120.000 €

Cuantía subproyecto: 120.000 €

Régimen de dedicación: Tiempo completo

7 Nombre del proyecto: CAPAP-H6: Red de Computación de Altas Prestaciones sobre Arquitecturas Paralelas Heterogéneas

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad realización: Valladolid, Castilla y León, España

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris

Nº de investigadores/as: 250

Entidad/es financiadora/s:

Ministerio de Economía y Hacienda

Tipo de entidad: Redes de Excelencia

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

Fecha de inicio-fin: 01/07/2017 - 30/06/2019

Cuantía total: 15.000 €

8 Nombre del proyecto: PERIL: Prevention of Emergency Risks by Indoor Localization

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad

Nombres investigadores principales (IP, Co-IP,...): Diego R. Llanos Ferraris

Nº de investigadores/as: 4

Entidad/es financiadora/s:

Junta de Castilla y León

Tipo de entidad: Consejería de Empleo

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio-fin: 01/01/2017 - 31/12/2017

Cuantía total: 18.000 €

9 Nombre del proyecto: CAPAP-H5: Red de Computación de Altas Prestaciones sobre Arquitecturas Paralelas Heterogéneas

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad realización: Valladolid, Castilla y León, España

Nombres investigadores principales (IP, Co-IP,...): Arturo González Escribano; Diego Rafael Llanos Ferraris

Nº de investigadores/as: 220

**Entidad/es financiadora/s:**

Ministerio de Economía y Hacienda

Tipo de entidad: Acciones Complementarias**Ciudad entidad financiadora:** Madrid, Comunidad de Madrid, España**Fecha de inicio-fin:** 01/01/2015 - 31/12/2017**Cuantía total:** 27.588 €**10 Nombre del proyecto:** HomProg-HetSys: Programación Homogénea para Sistemas Heterogéneos**Modalidad de proyecto:** De investigación**Ámbito geográfico:** Nacional

fundamental (incluyendo excavaciones arqueológicas, etc.).

Grado de contribución: Coordinador del proyecto total, red o consorcio**Entidad de realización:** Universidad de Valladolid **Tipo de entidad:** Universidad**Ciudad entidad realización:** Valladolid, Castilla y León, España**Nombres investigadores principales (IP, Co-IP,...):** Diego Rafael Llanos Ferraris; Arturo González Escribano**Nº de investigadores/as:** 3**Entidad/es financiadora/s:**

Ministerio de Economía y Hacienda

Tipo de entidad: Ministerio**Ciudad entidad financiadora:** Madrid, Comunidad de Madrid, España**Tipo de participación:** Coordinador**Nombre del programa:** Programa Estatal de Fomento de la Investigación Científica y Técnica de Excelencia**Cód. según financiadora:** TIN2014-58876-P**Fecha de inicio-fin:** 01/01/2015 - 31/12/2017**Duración:** 3 años**Entidad/es participante/s:** Universidad de Valladolid**Cuantía total:** 27.588 €**Cuantía subproyecto:** 27.578 €**Porcentaje en subvención:** 100**Régimen de dedicación:** Tiempo completo**11 Nombre del proyecto:** MOGECOPP: Modelo de generación de código paralelo portable**Entidad de realización:** Universidad de Valladolid **Tipo de entidad:** Universidad**Ciudad entidad realización:** Valladolid, Castilla y León, España**Nombres investigadores principales (IP, Co-IP,...):** Arturo González Escribano**Nº de investigadores/as:** 8**Entidad/es financiadora/s:**

MINISTERIO DE EDUCACION Y CIENCIA

Ciudad entidad financiadora: España**Fecha de inicio-fin:** 01/01/2012 - 31/12/2015**Cuantía total:** 9.900 €**12 Nombre del proyecto:** Applied Thread-Level Speculation (ATLAS)**Entidad de realización:** Universidad de Valladolid **Tipo de entidad:** Universidad**Ciudad entidad realización:** Valladolid, Castilla y León, España**Nombres investigadores principales (IP, Co-IP,...):** Diego Rafael Llanos Ferraris**Nº de investigadores/as:** 8**Entidad/es financiadora/s:**

Junta de Castilla y León

Tipo de entidad: Programa de Apoyo a Proyectos de Investigación**Ciudad entidad financiadora:** Valladolid, Castilla y León, España**Fecha de inicio-fin:** 08/08/2012 - 31/12/2014



Cuantía total: 21.487,25 €

13 Nombre del proyecto: CAPAP-H4: Red de Computación de Altas Prestaciones sobre Arquitecturas Paralelas Heterogéneas

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad realización: Valladolid, Castilla y León, España

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris

Nº de investigadores/as: 200

Entidad/es financiadora/s:

Ministerio de Economía y Hacienda

Tipo de entidad: Acciones Complementarias

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

Fecha de inicio-fin: 26/10/2011 - 25/04/2014

Cuantía total: 25.000 €

14 Nombre del proyecto: CAPAP-H3: Red de Computación de Altas Prestaciones sobre Arquitecturas Paralelas Heterogéneas

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad realización: Valladolid, Castilla y León, España

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris

Nº de investigadores/as: 200

Entidad/es financiadora/s:

Ministerio de Economía y Hacienda

Tipo de entidad: Acciones Complementarias,
TIN2011-15734-E

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

Fecha de inicio-fin: 15/06/2011 - 14/08/2012

Cuantía total: 24.000 €

15 Nombre del proyecto: CAPAP-H2: Red de Computación de Altas Prestaciones sobre Arquitecturas Paralelas Heterogéneas

Entidad de realización: Universidad Jaime I **Tipo de entidad:** Universidad

Ciudad entidad realización: castellón, Comunidad Valenciana, España

Nombres investigadores principales (IP, Co-IP,...): Enrique Quintana Ortí

Nº de investigadores/as: 25

Entidad/es financiadora/s:

Ministerio de Economía y Hacienda

Tipo de entidad: Acciones Complementarias,
TIN2011-15734-E

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

Fecha de inicio-fin: 14/06/2010 - 14/09/2011

Cuantía total: 21.000 €

16 Nombre del proyecto: Resolución aproximada de problemas de optimización geométrica

Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad realización: Valladolid, Castilla y León, España

Nombres investigadores principales (IP, Co-IP,...): Belén Palop del Río

Nº de investigadores/as: 10

Entidad/es financiadora/s:

MINISTERIO DE EDUCACION Y CIENCIA

Ciudad entidad financiadora: España

Fecha de inicio-fin: 01/01/2009 - 31/12/2010



Cuantía total: 8.500 €

- 17** **Nombre del proyecto:** Extracción de paralelismo en arquitecturas multicore
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 4
Entidad/es financiadora/s:
Junta de Castilla y León **Tipo de entidad:** Programa de apoyo a Proyectos de Investigación, VA094A08
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio-fin: 01/01/2008 - 31/12/2010
Cuantía total: 8.800 €
- 18** **Nombre del proyecto:** Paralelización especulativa basada en software
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 4
Entidad/es financiadora/s:
MINISTERIO DE EDUCACION Y CIENCIA
Ciudad entidad financiadora: España
Fecha de inicio-fin: 01/10/2007 - 30/09/2010
Cuantía total: 15.730 €
- 19** **Nombre del proyecto:** AIVI 2008: Ambientes Inteligentes para la Vida Independiente
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Javier Finat Codes; Diego Rafael Llanos Ferraris
Nº de investigadores/as: 15
Entidad/es financiadora/s:
Ministerio de Industria Turismo y Comercio **Tipo de entidad:** Proyecto Tractor, TSI-020302-2008-89
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
Fecha de inicio-fin: 10/04/2008 - 31/03/2009
Cuantía total: 33.120 €
- 20** **Nombre del proyecto:** AIVI 2007: Ambientes Inteligentes para la Vida Independiente
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 15
Entidad/es financiadora/s:
Ministerio de Industria Turismo y Comercio **Tipo de entidad:** Proyecto Tractor, FIT-350101-2007-27
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
Fecha de inicio-fin: 01/01/2007 - 31/03/2008
Cuantía total: 87.245 €



- 21 Nombre del proyecto:** XII Encuentros de Geometría Computacional
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Belén Palop del Río
Nº de investigadores/as: 4
Entidad/es financiadora/s:
MINISTERIO DE EDUCACION Y CIENCIA
Ciudad entidad financiadora: España
Fecha de inicio-fin: 01/01/2007 - 31/12/2007
Cuantía total: 3.000 €
- 22 Nombre del proyecto:** Problemas Algorítmicos de Iluminación y Vigilancia
Entidad de realización: Universidad Politécnica de Madrid **Tipo de entidad:** Universidad
Ciudad entidad realización: Madrid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Manuel Abellanas Oar
Nº de investigadores/as: 15
Entidad/es financiadora/s:
MINISTERIO DE EDUCACION Y CIENCIA
Ciudad entidad financiadora: España
Fecha de inicio-fin: 01/01/2006 - 31/12/2007
Cuantía total: 8.000 €
- 23 Nombre del proyecto:** Paralelización Especulativa de Algoritmos Incrementales Aleatorizados
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 4
Entidad/es financiadora/s:
Junta de Castilla y León **Tipo de entidad:** Programa de Apoyo a Proyectos de Investigación, VA031B06
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio-fin: 26/07/2006 - 31/10/2007
Cuantía total: 5.000 €
- 24 Nombre del proyecto:** AIVI 2006: Ambientes Inteligentes para la Vida Independiente
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 15
Entidad/es financiadora/s:
Ministerio de Industria Turismo y Comercio **Tipo de entidad:** Proyecto Tractor, FIT-350101-2006-46
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
Fecha de inicio-fin: 01/01/2006 - 31/03/2007
Cuantía total: 59.249 €



- 25** **Nombre del proyecto:** SIPAU: Sistemas de Información para el Patrimonio Arquitectónico y Urbanístico
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Javier Finat Codes
Nº de investigadores/as: 15
Entidad/es financiadora/s:
MINISTERIO DE EDUCACION Y CIENCIA
Ciudad entidad financiadora: España
Fecha de inicio-fin: 01/11/2005 - 31/03/2006
Cuantía total: 15.050 €
- 26** **Nombre del proyecto:** Verificación formal de protocolos de coherencia cache en sistemas multicomputadores
Entidad de realización: Universidad de Valladolid **Tipo de entidad:** Universidad
Ciudad entidad realización: Valladolid, Castilla y León, España
Nombres investigadores principales (IP, Co-IP,...): Manuel Barrio Solórzano
Nº de investigadores/as: 9
Entidad/es financiadora/s:
Junta de Castilla y León **Tipo de entidad:** Programa de Apoyo a Proyectos de Investigación, VA61-00B
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio-fin: 01/01/2000 - 31/12/2001
Cuantía total: 5.819 €

Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas

- 1** **Nombre del proyecto:** Consultoría en la Dirección de Operaciones
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 1
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
RDNest SL **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 01/04/2023 **Duración:** 3 años
Cuantía total: 50.000 €
- 2** **Nombre del proyecto:** Desarrollo de servicios y aplicaciones de Deep Learning
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 3
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
RDNest SL **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 01/04/2023 **Duración:** 3 años
Cuantía total: 60.000 €



- 3** **Nombre del proyecto:** Gestión informática para la realización de eventos online
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 3
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
Euromicro **Tipo de entidad:** Fundación
Ciudad entidad financiadora: Alemania
Fecha de inicio: 01/03/2021 **Duración:** 3 años
Cuantía total: 10.000 €
- 4** **Nombre del proyecto:** Certificación de proyectos I+D+i, 2020-2023
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego R. Llanos Ferraris
Nº de investigadores/as: 1
Entidad/es financiadora/s:
Certifica I+D **Tipo de entidad:** Entidad Empresarial
EQA **Tipo de entidad:** Entidad Empresarial
Fecha de inicio: 01/09/2020 **Duración:** 3 años
Cuantía total: 200.000 €
- 5** **Nombre del proyecto:** Consultoría en Sistemas Empotrados y Desarrollo Software
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 1
Entidad/es participante/s: FUNDACIÓN PARQUE CIENTÍFICO UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
RDNest SL **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 01/09/2017 **Duración:** 5 años - 3 meses
Cuantía total: 22.653,83 €
- 6** **Nombre del proyecto:** SIMU: Desarrollo de sistemas de soporte informático a la movilidad urbana
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 3
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
RDNest SL **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 26/06/2017 **Duración:** 2 años - 6 meses
Cuantía total: 15.090,63 €
- 7** **Nombre del proyecto:** Consultoría y Soporte Informático a Ciudades Inteligentes
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 6



Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

RDNest SL

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/01/2017

Duración: 10 años

Cuantía total: 53.319,02 €

8 Nombre del proyecto: Personal Garantía Juvenil CyL

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris

Nº de investigadores/as: 2

Entidad/es participante/s: Universidad de Valladolid

Entidad/es financiadora/s:

Consejería de Educación, JCyL

Tipo de entidad: Comunidad Autónoma

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 21/12/2016

Duración: 2 años

Cuantía total: 37.000 €

9 Nombre del proyecto: Soporte Informático al proceso de catas sensoriales

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris

Nº de investigadores/as: 2

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

CCL Certificación

Fecha de inicio: 01/09/2016

Duración: 2 años

Cuantía total: 300 €

10 Nombre del proyecto: TASTE: Desarrollo de aplicaciones móviles para el análisis sensorial (TCUE.6-LANZADERA SOFTWARE SENSORY)

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Llanos Ferraris 1

Nº de investigadores/as: 2

Entidad/es financiadora/s:

RED TCUE

Tipo de entidad: Asociaciones y Agrupaciones

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/07/2015

Duración: 6 meses

Cuantía total: 9.300 €

11 Nombre del proyecto: Soporte técnico en Sistemas Empotrados

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris

Nº de investigadores/as: 6

Entidad/es participante/s: FUNDACIÓN PARQUE CIENTÍFICO UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV S.A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 20/05/2015

Duración: 2 años

Cuantía total: 33.500 €



- 12 Nombre del proyecto:** Automatización de procesos de edición digital de boletines oficiales
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 3
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
Alcañiz Fresno SA **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 01/01/2015 **Duración:** 1 año
Cuantía total: 1.500 €
- 13 Nombre del proyecto:** Certificación de proyectos I+D+i, 2015-2020
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego R. Llanos Ferraris
Nº de investigadores/as: 1
Entidad/es financiadora/s:
Certifica I+D **Tipo de entidad:** Entidad Empresarial
EQA **Tipo de entidad:** Entidad Empresarial
Fecha de inicio: 01/01/2015 **Duración:** 5 años - 9 meses
Cuantía total: 148.530 €
- 14 Nombre del proyecto:** Evaluación como Experto en I+D+i
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris
Nº de investigadores/as: 1
Entidad/es financiadora/s:
Ministerio de Industria **Tipo de entidad:** Agencia Estatal
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
Certifical+D **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
EQA **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
Fecha de inicio: 01/01/2015 **Duración:** 5 años
Cuantía total: 79.915 €
- 15 Nombre del proyecto:** Agente de Subastas Cadenas ASuCa
Grado de contribución: Investigador/a
Nombres investigadores principales (IP, Co-IP,...): Carlos Javier Alonso González
Nº de investigadores/as: 8
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
Agropecuarias Montevega SL **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 31/07/2014 **Duración:** 7 meses
Cuantía total: 36.875 €



- 16** **Nombre del proyecto:** MoProPa: Modelos de programación paralelos
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 2
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
Fundación General UVa **Tipo de entidad:** Organismo Público de Investigación
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 07/04/2014 **Duración:** 2 años - 1 mes - 20 días
Cuantía total: 8.500 €
- 17** **Nombre del proyecto:** Automatización de procesos de edición digital de boletines oficiales
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 3
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
Alcañiz Fresno SA **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 03/11/2012 **Duración:** 2 años - 2 meses
Cuantía total: 3.000 €
- 18** **Nombre del proyecto:** Proyecto Oceanlider 2011-2012 (Líderes en energías renovables marinas)
Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 14
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
GMV Sistemas S. A. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 01/01/2011 **Duración:** 4 años
Cuantía total: 371.000 €
- 19** **Nombre del proyecto:** Proyecto MARTA, fase 2010 (Movilidad y Automoción en Redes Avanzadas de Transporte)
Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 20
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
GMV Sistemas S. A. **Tipo de entidad:** Entidad Empresarial



Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/01/2010

Duración: 5 años

Cuantía total: 225.000 €

20 Nombre del proyecto: Proyecto OASIS, fase 2010-2011 (Operación de Autopistas Seguras, Inteligentes y Sostenibles)

Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 20

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

Abertis Autopistas de España. S.A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

CPS Ingenieros Obra Civil y Medio Ambiente SA

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

Indra Sistemas, S.A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

Iridium Concesiones de Infraestructura SA

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

GMV Grupo Mecánica de Vuelo S.A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

AIE Proyecto Oasis

Tipo de entidad: Asociaciones y Agrupaciones

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

ASOCIACION ESPAÑOLA DE LA CARRETERA

Ciudad entidad financiadora: España

DRAGADOS SA

Ciudad entidad financiadora: España

OBRASCON HUARTE LAIN, S.A.

Ciudad entidad financiadora: España

OHL CONCESIONES SL

Ciudad entidad financiadora: España

SOCIEDAD IBERICA DE CONSTRUCCIONES ELECTRICAS, S.A.

Ciudad entidad financiadora: España

Fecha de inicio: 01/01/2010

Duración: 5 años

Cuantía total: 234.332 €

21 Nombre del proyecto: Proyecto Oceanlider 2009-2010 (Líderes en energías renovables marinas)

Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 14



Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/01/2010

Duración: 5 años

Cuantía total: 125.000 €

22 Nombre del proyecto: Desarrollo de un navegador MARTA (Movilidad y Automoción en Redes Avanzadas de Transporte)

Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 4

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/01/2009

Duración: 6 años

Cuantía total: 50.000 €

23 Nombre del proyecto: Proyecto MARTA, fase 2009 (Movilidad y Automoción en Redes Avanzadas de Transporte)

Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 20

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/01/2009

Duración: 6 años

Cuantía total: 275.000 €

24 Nombre del proyecto: Prototipo para el modelo Clyma de estimación de riesgos psico-sociales

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Arturo González Escribano; Diego Rafael Llanos Ferraris

Nº de investigadores/as: 4

Entidad/es participante/s: FUNDACIÓN PARQUE CIENTÍFICO UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

FSP-UGT Castilla y León

Tipo de entidad: Sindicato

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 07/11/2008

Duración: 11 meses

Cuantía total: 20.689,66 €



- 25 Nombre del proyecto:** Proyecto MARTA, fase 2008 (Movilidad y Automoción en Redes Avanzadas de Transporte)
Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 20
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
GMV Sistemas S. A. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 01/03/2008 **Duración:** 6 años - 9 meses
Cuantía total: 300.000 €
- 26 Nombre del proyecto:** Proyecto MARTA, fase 2007-B (Movilidad y Automoción en Redes Avanzadas de Transporte)
Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 6
Entidad/es participante/s: Universidad de Valladolid
Entidad/es financiadora/s:
GMV Sistemas S. A. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Valladolid, Castilla y León, España
Fecha de inicio: 01/10/2007 **Duración:** 3 meses
Cuantía total: 34.800 €
- 27 Nombre del proyecto:** Proyecto OASIS, fase 2008-2009 (Operación de Autopistas Seguras, Inteligentes y Sostenibles)
Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios
Grado de contribución: Coordinador del proyecto total, red o consorcio
Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano
Nº de investigadores/as: 20
Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID
Entidad/es financiadora/s:
Abertis Autopistas de España. S.A. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
CPS Ingenieros Obra Civil y Medio Ambiente SA **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
Indra Sistemas, S.A. **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
Iridium Concesiones de Infraestructura SA **Tipo de entidad:** Entidad Empresarial
Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España
GMV Grupo Mecánica de Vuelo S.A. **Tipo de entidad:** Entidad Empresarial



Ciudad entidad financiadora: Valladolid, Castilla y León, España

AIE Proyecto Oasis

Tipo de entidad: Asociaciones y Agrupaciones

Ciudad entidad financiadora: Madrid, Comunidad de Madrid, España

ASOCIACION ESPAÑOLA DE LA CARRETERA

Ciudad entidad financiadora: España

DRAGADOS SA

Ciudad entidad financiadora: España

OBRASCON HUARTE LAIN, S.A.

Ciudad entidad financiadora: España

OHL CONCESIONES SL

Ciudad entidad financiadora: España

SOCIEDAD IBERICA DE CONSTRUCCIONES ELECTRICAS, S.A.

Ciudad entidad financiadora: España

Fecha de inicio: 01/09/2007

Duración: 7 años - 4 meses

Cuantía total: 247.748 €

28 Nombre del proyecto: Proyecto MARTA, fase 2007-A (Movilidad y Automoción en Redes Avanzadas de Transporte)

Modalidad de proyecto: De demostración, proyectos piloto, de formulación conceptual y diseño de productos y de procesos o servicios

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 6

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/07/2007

Duración: 6 meses

Cuantía total: 125.000 €

29 Nombre del proyecto: Consultoría y Soporte Técnico en Sistemas Abiertos

Grado de contribución: Investigador/a

Nombres investigadores principales (IP, Co-IP,...): Valentín Cardeñoso Payo

Nº de investigadores/as: 6

Entidad/es financiadora/s:

Junta de Castilla y León

Tipo de entidad: Comunidad Autónoma

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/06/2007

Duración: 4 meses - 6 días

Cuantía total: 53.709,47 €

30 Nombre del proyecto: Administración de Sistemas Linux

Grado de contribución: Investigador/a

Nombres investigadores principales (IP, Co-IP,...): Valentín Cardeñoso Payo

Nº de investigadores/as: 6

Entidad/es financiadora/s:

Junta de Castilla y León

Tipo de entidad: Comunidad Autónoma



Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/02/2007

Duración: 1 mes - 15 días

Cuantía total: 6.000 €

31 Nombre del proyecto: Administración de Sistemas Linux

Grado de contribución: Investigador/a

Nombres investigadores principales (IP, Co-IP,...): Valentín Cardeñoso Payo

Nº de investigadores/as: 6

Entidad/es financiadora/s:

Junta de Castilla y León

Tipo de entidad: Comunidad Autónoma

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 20/10/2006

Duración: 1 mes

Cuantía total: 6.000 €

32 Nombre del proyecto: Sistemas empotrados con GNU/Linux

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 2

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 01/09/2006

Duración: 3 meses

Cuantía total: 2.000 €

33 Nombre del proyecto: Investigación y desarrollo de una aplicación para información al usuario de transporte público

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 2

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Fecha de inicio: 18/07/2006

Duración: 3 meses

Cuantía total: 1.432,94 €

34 Nombre del proyecto: Servicio de consultoría: soporte de tercer nivel para sistemas empotrados con GNU/Linux

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 2

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 12/05/2006

Duración: 1 año



Cuantía total: 4.000 €

35 Nombre del proyecto: Sistemas Linux empotrados de gestión distribuida

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 2

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 12/05/2006

Duración: 20 días

Cuantía total: 4.000 €

36 Nombre del proyecto: Desarrollo de un sistema Linux empotrado de memoria limitada

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 2

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 04/03/2003

Duración: 15 días

Cuantía total: 5.000 €

37 Nombre del proyecto: Desarrollo de un sistema Linux empotrado para su instalación en flotas de vehículos

Grado de contribución: Coordinador del proyecto total, red o consorcio

Nombres investigadores principales (IP, Co-IP,...): Diego Rafael Llanos Ferraris; Arturo González Escribano

Nº de investigadores/as: 2

Entidad/es participante/s: FUNDACION GENERAL DE LA UNIVERSIDAD DE VALLADOLID

Entidad/es financiadora/s:

GMV Sistemas S. A.

Tipo de entidad: Entidad Empresarial

Ciudad entidad financiadora: Valladolid, Castilla y León, España

Fecha de inicio: 13/02/2003

Duración: 1 mes - 4 días

Cuantía total: 9.000 €



Resultados

Propiedad industrial e intelectual

Título propiedad industrial registrada: Sistema para la ayuda a la conducción de vehículos automóviles basado en la gestión de la información sobre emisiones contaminantes

Inventores/autores/obtentores: Arturo González Escribano; Diego Rafael Llanos Ferraris; Carlos Busnadiago Rodríguez; Juan March García; Javier Paniagua Sanz

Entidad titular de derechos: Universidad de Valladolid

Nº de solicitud: P201000662/3

País de inscripción: España

Fecha de registro: 10/05/2010

Empresas: Grupo de Mecánica del Vuelo

Actividades científicas y tecnológicas

Producción científica

Publicaciones, documentos científicos y técnicos

- 1** Alvaro Estebanez Lopez; Diego Rafael Llanos Ferraris; Arturo González Escribano. A Survey on Thread-Level Speculation Techniques. ACM Computing Surveys. 49 - 2, pp. 1 - 39. ACM Press, 01/11/2016. ISSN 0885-7458

DOI: 10.1007/s10766-015-0349-6

Tipo de producción: Artículo científico

Posición de firma: 2

Nº total de autores: 3

Fuente de impacto: WOS (JCR)

Índice de impacto: 6.748

Posición de publicación: 2

Publicación relevante: Sí

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: Sí

Num. revistas en cat.: 101

- 2** Sergio Aldea López; Alvaro Estébanez López; Diego Rafael Llanos Ferraris; Arturo González Escribano. An OpenMP Extension that Supports Thread-Level Speculation. IEEE Transactions on Parallel and Distributed Systems. 27 - 1, pp. 78 - 91. Nueva York(Estados Unidos de América): IEEE, 01/01/2016. Disponible en Internet en: <<https://ieeexplore.ieee.org/document/7014262>>. ISSN 1045-9219

Tipo de producción: Artículo científico

Posición de firma: 3

Nº total de autores: 4

Fuente de impacto: WOS (JCR)

Índice de impacto: 4.181

Posición de publicación: 8

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: Sí

Num. revistas en cat.: 104



Publicación relevante: Sí

- 3** Javier Fresno Bausela; Arturo González Escribano; Diego Rafael Llanos Ferraris. Blending Extensibility and Performance in Dense and Sparse Parallel Data Management. IEEE Transactions on Parallel and Distributed Systems. 25 - 10, pp. 2509 - 2519. Nueva York(Estados Unidos de América): IEEE, 01/10/2014. Disponible en Internet en: <<https://ieeexplore.ieee.org/document/6616547>>. ISSN 1045-9219

DOI: 10.1109/TPDS.2013.248

Tipo de producción: Artículo científico

Posición de firma: 3

Nº total de autores: 3

Fuente de impacto: WOS (JCR)

Índice de impacto: 2.170

Posición de publicación: 12

Publicación relevante: Sí

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: No

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: Sí

Num. revistas en cat.: 102

- 4** Álvaro García Yágüez; Diego Rafael Llanos Ferraris; Arturo González Escribano. Squashing Alternatives for Software-based Speculative Parallelization. IEEE Transactions on Computers. 63 - 7, pp. 1826 - 1839. Nueva York(Estados Unidos de América): IEEE, 01/07/2014. Disponible en Internet en: <<https://ieeexplore.ieee.org/document/6475131>>. ISSN 0018-9340

DOI: 10.1109/TC.2013.46

Tipo de producción: Artículo científico

Posición de firma: 2

Nº total de autores: 3

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.659

Posición de publicación: 10

Publicación relevante: Sí

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Revista dentro del 25%: Sí

Num. revistas en cat.: 50

- 5** Arturo González Escribano; Javier Fresno Bausela; Yuri Torres de la Sierra; Diego Rafael Llanos Ferraris. An extensible system for multilevel automatic data partition and mapping. IEEE Transactions on Parallel and Distributed Systems. 25 - 5, pp. 1145 - 1154. IEEE, 01/05/2014. Disponible en Internet en: <<https://ieeexplore.ieee.org/document/6482561>>. ISSN 1045-9219

DOI: 10.1109/TPDS.2013.83

Tipo de producción: Artículo científico

Posición de firma: 4

Nº total de autores: 4

Fuente de impacto: WOS (JCR)

Índice de impacto: 2.170

Posición de publicación: 12

Publicación relevante: Sí

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: Sí

Num. revistas en cat.: 102

- 6** Sergio Aldea; Diego R. Llanos; Arturo González-Escribano. Using SPEC CPU2006 to Evaluate the Sequential and Parallel Code Generated by Commercial and Open-source Compilers. The Journal of Supercomputing. 59 - 1, pp. 486 - 498. Berlín(Alemania): Elsevier, 01/01/2012. Disponible en Internet en: <<https://link.springer.com/article/10.1007%2Fs11227-010-0449-4>>. ISSN 0920-8542



DOI: 10.1007/s11227-010-0449-4

Tipo de producción: Artículo científico

Posición de firma: 2

Nº total de autores: 3

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.917

Posición de publicación: 39

Publicación relevante: Sí

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

Num. revistas en cat.: 100

- 7** Diego R. Llanos; David Orden; Belén Palop. New Scheduling Strategies for Randomized Incremental Algorithms in the Context of Speculative Parallelization. IEEE Transactions on Computers. 56 - 6, pp. 839 - 852. Nueva York(Estados Unidos de América): IEEE, 01/06/2007. Disponible en Internet en: <<https://ieeexplore.ieee.org/document/4167793>>. ISSN 0018-9340

DOI: 10.1109/TC.2007.1030

Tipo de producción: Artículo científico

Posición de firma: 1

Nº total de autores: 3

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.680

Posición de publicación: 8

Publicación relevante: Sí

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Revista dentro del 25%: Sí

Num. revistas en cat.: 45

- 8** Arturo González-Escribano; Diego R. Llanos. How Things Work: Speculative Parallelization. Computer. 39 - 12, pp. 126 - 128. Nueva York(Estados Unidos de América): IEEE, 01/12/2006. Disponible en Internet en: <<https://www.computer.org/csdl/mags/co/2006/12/04039262.pdf>>. ISSN 0018-9162

DOI: 10.1109/MC.2006.441

Tipo de producción: Artículo científico

Posición de firma: 2

Nº total de autores: 2

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.289

Posición de publicación: 19

Publicación relevante: Sí

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, SOFTWARE ENGINEERING

Revista dentro del 25%: Sí

Num. revistas en cat.: 82

- 9** Diego R. Llanos. TPCC-UVa: An Open-Source TPC-C Implementation for Global Performance Measurement of Computer Systems. ACM SIGMOD Record. 35 - 4, pp. 6 - 15. Nueva York(Estados Unidos de América): ACM, 01/12/2006. Disponible en Internet en: <<https://dl.acm.org/citation.cfm?id=1228270>>. ISSN 0163-5808

DOI: 10.1145/1228268.1228270

Tipo de producción: Artículo científico

Posición de firma: 1

Nº total de autores: 1

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.455

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, SOFTWARE ENGINEERING

Revista dentro del 25%: Sí

**Posición de publicación:** 13**Num. revistas en cat.:** 82**Publicación relevante:** Sí

- 10** Marcelo Cintra; Diego R. Llanos. Design Space Exploration of a Software Speculative Parallelization Scheme. IEEE Transactions on Parallel and Distributed Systems. 16 - 6, pp. 562 - 576. Nueva York(Estados Unidos de América): IEEE, 01/07/2005. Disponible en Internet en: <<https://ieeexplore.ieee.org/document/1425444>>. ISSN 1045-9219

Tipo de producción: Artículo científico**Tipo de soporte:** Revista**Posición de firma:** 2**Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo**Nº total de autores:** 2**Autor de correspondencia:** Sí**Fuente de impacto:** WOS (JCR)**Categoría:** Science Edition - COMPUTER SCIENCE, THEORY & METHODS**Índice de impacto:** 1.462**Revista dentro del 25%:** Sí**Posición de publicación:** 17**Num. revistas en cat.:** 71**Publicación relevante:** Sí

- 11** Marcelo Cintra; Diego R. Llanos. Toward Efficient and Robust Software Speculative Parallelization in Multiprocessors. ACM SIGPLAN Notices. 38 - 10, pp. 13 - 24. Nueva York(Estados Unidos de América): ACM, 01/10/2003. Disponible en Internet en: <<https://ieeexplore.ieee.org/document/1425444>>. ISSN 0362-1340

Tipo de producción: Artículo científico**Tipo de soporte:** Revista**Posición de firma:** 2**Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo**Nº total de autores:** 2**Autor de correspondencia:** Sí**Fuente de impacto:** WOS (JCR)**Categoría:** Science Edition - COMPUTER SCIENCE, SOFTWARE ENGINEERING**Índice de impacto:** 0.246**Revista dentro del 25%:** No**Posición de publicación:** 69**Num. revistas en cat.:** 78**Publicación relevante:** Sí

- 12** Yuri Torres de la Sierra; Francisco J. Andújar Muñoz; Arturo Gonzalez Escribano; Diego R. Llanos Ferraris. Supporting efficient overlapping of host-device operations for heterogeneous programming with CtrlEvents. Journal of Parallel and Distributed Computing. Elsevier, 15/05/2023. Disponible en Internet en: <<https://www.sciencedirect.com/science/article/pii/S0743731523000722>>. ISSN 0743-7315

DOI: 10.1016/j.jpdc.2023.04.009**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista**Posición de firma:** 4**Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo**Nº total de autores:** 4**Autor de correspondencia:** Sí**Fuente de impacto:** WOS (JCR)**Categoría:** Computer Science, Theory and Methods**Índice de impacto:** 4.542**Revista dentro del 25%:** Sí

- 13** Manuel de Castro Caballero; David Lopez Vilariño; Roberto Garcia Osorio; Arturo González Escribano; Diego Rafael Llanos Ferraris. Implementation of a Motion Estimation Algorithm for Intel FPGAs using OpenCL. The Journal of Supercomputing. pp. 1 - 24. Berlin(Alemania): Springer, 01/02/2023. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s11227-023-05051-3>>. ISSN 0920-8542

DOI: 10.1007/s11227-023-05051-3**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista**Posición de firma:** 5**Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo**Nº total de autores:** 5**Autor de correspondencia:** Sí



Fuente de impacto: WOS (JCR)

Índice de impacto: 2.557

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

- 14** Rocio Carratala Saez; Yuri Torres de la Sierra; José Sierra Pallares; Sergio Lopez Huguet; Diego Rafael Llanos Ferraris. UVaFTLE: Langrangian Finite Time Lyapunov Exponent extraction for Fluid Dynamic Applications. The Journal of Supercomputing. pp. 1 - 24. Berlin(Alemania): Springer, 01/02/2023. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s11227-022-05017-x>>. ISSN 0920-8542

DOI: 10.1007/s11227-022-05017-x

Tipo de producción: Artículo científico

Posición de firma: 5

Nº total de autores: 5

Fuente de impacto: WOS (JCR)

Índice de impacto: 2.557

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

- 15** Manuel de Castro Caballero; Inmaculada Santamaria Valenzuela; Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. EPSILOG: Efficient parallel skeleton for generic iterative stencil computations in distributed GPUs. The Journal of Supercomputing. pp. 1 - 24. Berlin(Alemania): Springer, 01/01/2023. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s11227-022-05040-y>>. ISSN 0920-8542

DOI: 10.1007/s11227-022-05040-y

Tipo de producción: Artículo científico

Posición de firma: 5

Nº total de autores: 5

Fuente de impacto: WOS (JCR)

Índice de impacto: 2.557

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

- 16** María Dolores Miñambres del Moral; Diego R. Llanos Ferraris; Angel Manuel Gento. Extending and validating a theoretical model to predict the effectiveness of building evacuations. Journal of Building Engineering. 51, pp. 1 - 9. Elsevier, 01/08/2022. Disponible en Internet en: <<https://www.sciencedirect.com/science/article/pii/S2352710222002698?via%3Dihub>>. ISSN 2352-7102

DOI: 10.1016/j.jobe.2022.104256

Tipo de producción: Artículo científico

Autor de correspondencia: Sí

Tipo de soporte: Revista

- 17** Álvaro Estébanez López; Diego R. Llanos Ferraris; David Orden Martín; Belén Palop del Río. On the choice of the best chunk size for the speculative execution of loops. PLOS One. 17 - 5, pp. 1 - 27. PLOS, 17/05/2022. Disponible en Internet en: <<https://journals.plos.org/plosone/article?id=10.1371/journal.pone.0267602>>. ISSN 1932-6203

DOI: 10.1371/journal.pone.0267602

Tipo de producción: Artículo científico

Autor de correspondencia: Sí

Tipo de soporte: Revista

- 18** Ana Moretón Fernández; Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. Operators for Data Redistribution: Applications to the STL library and RayTracing Algorithm. IEEE Access. pp. 1 - 15. IEEE, 24/02/2021. ISSN 2169-3536

Tipo de producción: Artículo científico

Posición de firma: 4

Tipo de soporte: Revista



Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Nº total de autores: 4

- 19** Jorge Fernández Fabeiro; Arturo González Escribano; Diego Rafael Llanos Ferraris. Distributed programming of a hyperspectral image registration algorithm for heterogeneous GPU clusters. Journal of Parallel and Distributed Computing. pp. 1 - 30. Elsevier, 20/02/2021. ISSN 0743-7315

DOI: <https://doi.org/10.1016/j.jpdc.2021.02.014>

Tipo de producción: Artículo científico

Posición de firma: 3

Nº total de autores: 3

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

- 20** María Dolores Miñambres del Moral; Diego Rafael Llanos Ferraris; Angel M. Gento. Study of historical evacuation drill data combining regression analysis and dimensionless numbers. Plos ONE. 15 - 5, pp. 1 - 14. PLOS, 01/05/2020. Disponible en Internet en: <<https://journals.plos.org/plosone/article?id=10.1371/journal.pone.0232203>>. ISSN 1932-6203

DOI: <https://doi.org/10.1371/journal.pone.0232203>

Tipo de producción: Artículo científico

Posición de firma: 3

Nº total de autores: 4

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

- 21** Eduardo Rodríguez Gutiez; Ana Moretón Fernández; Arturo González Escribano; Diego Rafael Llanos Ferraris. Towards a BLAS library truly portable across different accelerator types. The Journal of Supercomputing. pp. 1 - 24. Berlin(Alemania): Springer, 01/07/2019. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s11227-019-02925-3>>. ISSN 0920-8542

DOI: 10.1007/s11227-019-02925-3

Tipo de producción: Artículo científico

Posición de firma: 4

Nº total de autores: 4

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.532

Posición de publicación: 44

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: No

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

Num. revistas en cat.: 103

- 22** Javier Fresno Bausela; Daniel Barba Gutiérrez; Arturo González Escribano; Diego Rafael Llanos Ferraris. HitFlow: A Dataflow Programming Model for Hybrid Distributed- and Shared-Memory Systems. International Journal of Parallel Programming. 47 - 1, pp. 3 - 23. Berlin(Alemania): Springer, 01/02/2019. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s10766-018-0561-2>>. ISSN 0885-7458

DOI: 10.1007/s10766-018-0561-2

Tipo de producción: Artículo científico

Posición de firma: 4

Nº total de autores: 4

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.897

Posición de publicación: 67

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: No

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

Num. revistas en cat.: 103



- 23** Diego Rafael Llanos Ferraris; Jesús Vigo Aguiar. Computational and mathematical models meet heterogeneous computing. The Journal of Supercomputing. pp. 1 - 2. Berlin(Alemania): Springer, 07/12/2018. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s11227-018-2713-y>>. ISSN 0920-8542
DOI: 10.1007/s11227-018-2713-y
Tipo de producción: Artículo científico
Posición de firma: 1
Nº total de autores: 2
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.532
Posición de publicación: 44
Tipo de soporte: Revista
Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo
Autor de correspondencia: No
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Revista dentro del 25%: No
Num. revistas en cat.: 103
- 24** José Daniel García; Diego Rafael Llanos Ferraris. High-level parallel programming in an heterogeneous world. Concurrency and Computation: Practice and Experience. pp. 1 - 4. Jonw Wiley and Sons, 30/10/2018. Disponible en Internet en: <<https://onlinelibrary.wiley.com/doi/10.1002/cpe.5052>>. ISSN 1532-0634
DOI: DOI 10.1002/cpe.5052
Tipo de producción: Artículo científico
Posición de firma: 2
Nº total de autores: 2
Tipo de soporte: Revista
Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo
- 25** Álvaro Estébanez López; Diego Rafael Llanos Ferraris; Arturo González Escribano. Using the Xeon Phi platform to run speculatively-parallelized codes. International Journal of Parallel Programming. 45 - 2, pp. 225 - 241. Berlin(Alemania): Springer, 15/02/2018. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s10766-016-0421-x>>. ISSN 0885-7458
DOI: 10.1007/s10766-016-0421-x
Tipo de producción: Artículo científico
Posición de firma: 3
Nº total de autores: 3
Fuente de impacto: WOS (JCR)
Índice de impacto: 0.897
Posición de publicación: 67
Tipo de soporte: Revista
Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo
Autor de correspondencia: No
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Revista dentro del 25%: No
Num. revistas en cat.: 103
- 26** Sergio Aldea López; Diego Rafael Llanos Ferraris; Arturo González Escribano. BFCA+: Automatic Synthesis of Parallel Code with TLS Capabilities. The Journal of Supercomputing. 73 - 1, pp. 88 - 99. Berlin(Alemania): Springer, 01/01/2018. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s11227-016-1623-0>>. ISSN 0920-8542
DOI: 10.1007/s11227-016-1623-0
Tipo de producción: Artículo científico
Posición de firma: 2
Nº total de autores: 3
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.532
Posición de publicación: 44
Tipo de soporte: Revista
Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo
Autor de correspondencia: No
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Revista dentro del 25%: No
Num. revistas en cat.: 103



- 27** Ana Moretón Fernández; Arturo González Escribano; Diego Rafael Llanos Ferraris. Multi-Device Controllers: A Library To Simplify The Parallel Heterogeneous Programming. International Journal of Parallel Programming. pp. 1 - 20. Springer, 09/12/2017. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s10766-017-0542-x#citeas>>. ISSN 0885-7458

DOI: 10.1007/s10766-017-0542-x

Tipo de producción: Artículo científico

Posición de firma: 3

Nº total de autores: 3

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.897

Posición de publicación: 67

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: No

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

Num. revistas en cat.: 103

- 28** Alvaro Estébanez López; Diego Rafael Llanos Ferraris; Arturo González Escribano. New Data Structures to Handle Speculative Parallelization at Runtime. International Journal of Parallel Programming. 44 - 3, pp. 407 - 426. Berlín(Alemania): Springer, 09/12/2017. Disponible en Internet en: <<http://link.springer.com/article/10.1007%2Fs10766-014-0347-0>>. ISSN 0885-7458

DOI: 10.1007/s10766-014-0347-0

Tipo de producción: Artículo científico

Posición de firma: 2

Nº total de autores: 3

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.156

Posición de publicación: 61

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: No

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

Num. revistas en cat.: 104

- 29** Ana Moretón Fernández; Arturo González Escribano; Diego Rafael Llanos Ferraris. A technique to automatically determine Ad-hoc communication patterns at runtime. Parallel Computing. 69, pp. 45 - 62. Berlín(Alemania): Elsevier, 01/11/2017. Disponible en Internet en: <<https://www.sciencedirect.com/science/article/pii/S0167819117301254>>. ISSN 0167-8191

DOI: 10.1007/s10766-017-0542-x

Tipo de producción: Artículo científico

Posición de firma: 3

Nº total de autores: 3

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.983

Posición de publicación: 63

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: No

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

Num. revistas en cat.: 103

- 30** Hector Ortega Arranz; Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. Comprehensive Evaluation of a New GPU-based Approach to the Shortest-Path Problem. International Journal of Parallel Programming. 43 - 5, pp. 918 - 938. Berlín(Alemania): Springer, 01/05/2015. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s10766-015-0351-z>>. ISSN 0885-7458

DOI: 10.1007/s10766-015-0351-z

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.680

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Revista dentro del 25%: No

**Posición de publicación:** 75**Num. revistas en cat.:** 105

- 31** Hector Ortega Arranz; Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. TuCComp: A Multi-Layer Model for Distributed Heterogeneous Computing with Tuning Capabilities. International Journal of Parallel Programming. 43 - 5, pp. 939 - 960. Springer, 01/05/2015. ISSN 0885-7458

DOI: 10.1007/s10766-015-0349-6**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 0.680**Posición de publicación:** 75**Tipo de soporte:** Revista**Categoría:** Science Edition - COMPUTER SCIENCE, THEORY & METHODS**Revista dentro del 25%:** No**Num. revistas en cat.:** 105

- 32** Alvaro Estébanez López; Diego Rafael Llanos Ferraris; Arturo González Escribano. New Data Structures to Handle Speculative Parallelization at Runtime. International Journal of Parallel Programming. pp. 1 - 20. Springer, 13/01/2015. ISSN 0885-7458

DOI: 10.1007/s10766-014-0347-0**Tipo de producción:** Artículo científico**Autor de correspondencia:** Sí**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 0.491**Posición de publicación:** 84**Tipo de soporte:** Revista**Categoría:** Science Edition - COMPUTER SCIENCE, THEORY & METHODS**Revista dentro del 25%:** No**Num. revistas en cat.:** 102

- 33** Héctor Ortega Arranz; Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. Optimizing an APSP Implementation for NVIDIA GPUs Using Kernel Characterization Criteria. The Journal of Supercomputing. 70 - 2, pp. 786 - 798. Berlín(Alemania): Elsevier, 01/11/2014. Disponible en Internet en: <<https://link.springer.com/article/10.1007/s10766-015-0351-z>>. ISSN 0920-8542

DOI: 10.1007/s10766-015-0351-z**Tipo de producción:** Artículo científico**Posición de firma:** 4**Nº total de autores:** 4**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 0.858**Posición de publicación:** 25**Tipo de soporte:** Revista**Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo**Autor de correspondencia:** No**Categoría:** Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE**Revista dentro del 25%:** No**Num. revistas en cat.:** 50

- 34** Sergio Aldea López; Diego Rafael Llanos Ferraris; Arturo González Escribano. The BonaFide C Analyzer: Automatic Loop-level Characterization and Coverage Measurement. The Journal of Supercomputing. 68 - 3, pp. 1378 - 1401. Berlín(Alemania): Springer-Verlag, 01/06/2014. Disponible en Internet en: <<http://link.springer.com/article/10.1007/s11227-014-1091-3>>. ISSN 0920-8542

DOI: 10.1007/s11227-014-1091-3**Tipo de producción:** Artículo científico**Posición de firma:** 2**Nº total de autores:** 3**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 0.858**Posición de publicación:** 25**Tipo de soporte:** Revista**Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo**Autor de correspondencia:** Sí**Categoría:** Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE**Revista dentro del 25%:** No**Num. revistas en cat.:** 50



- 35** Alvaro Estebanez; Diego R. Llanos; Arturo González Escribano. Improving the performance of a thread-level speculation library. *Annals of Multicore and GPU Programming*. 1 - 1, pp. 1 - 12. 01/01/2014. ISSN 2341-3158
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
Autor de correspondencia: No
- 36** Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. uBench: Exposing the Impact of CUDA Block Geometry in Terms of Performance. *The Journal of Supercomputing*. 65 - 3, pp. 1150 - 1163. Berlín(Alemania): Springer, 01/09/2013. Disponible en Internet en: <<http://link.springer.com/article/10.1007%2Fs11227-013-0921-z>>. ISSN 0920-8542
DOI: 10.1007%2Fs11227-013-0921-z
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
Posición de firma: 3 **Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo
Nº total de autores: 3 **Autor de correspondencia:** No
Fuente de impacto: WOS (JCR) **Categoría:** Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Índice de impacto: 0.84 **Revista dentro del 25%:** No
Posición de publicación: 47 **Num. revistas en cat.:** 102
- 37** Javier Fresno Bausela; Arturo González Escribano; Diego Rafael Llanos Ferraris. Extending a Hierarchical Tiling Arrays Library to Support Sparse Data Partitioning. *The Journal of Supercomputing*. 64 - 1, pp. 59 - 68. Berlín(Alemania): Springer, 01/04/2013. Disponible en Internet en: <<http://www.springerlink.com/content/n712x38kul509233/?MUD=MP>>. ISSN 0920-8542
DOI: 10.1007/s11227-012-0757-y
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
Posición de firma: 3 **Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo
Nº total de autores: 3 **Categoría:** Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Fuente de impacto: WOS (JCR) **Revista dentro del 25%:** No
Índice de impacto: 0.841 **Num. revistas en cat.:** 102
Posición de publicación: 47
- 38** Arturo González-Escribano; Diego R. Llanos. Trasgo: A Nested-Parallel Programming System. *The Journal of Supercomputing*. 58 - 2, pp. 226 - 234. Berlín(Alemania): Springer, 01/02/2011. Disponible en Internet en: <<https://link.springer.com/article/10.1007%2Fs11227-009-0367-5>>. ISSN 0920-8542
DOI: 10.1007/s11227-009-0367-5
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
Posición de firma: 2 **Grado de contribución:** Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo
Nº total de autores: 2 **Categoría:** Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Fuente de impacto: WOS (JCR) **Revista dentro del 25%:** No
Índice de impacto: 0.578 **Num. revistas en cat.:** 99
Posición de publicación: 68
- 39** Arturo González-Escribano; Diego R. Llanos; Belén Palop; David Orden. Parallelization alternatives and their performance for the Convex Hull problem. *Applied Mathematical Modelling*. 30 - 7, pp. 563 - 577. Nueva York(Estados Unidos de América): Elsevier, 01/07/2006. Disponible en Internet en: <<https://www.sciencedirect.com/science/article/pii/S0307904X0500199X>>. ISSN 0307-904X



Tipo de producción: Artículo científico
Posición de firma: 2

Nº total de autores: 4

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.583

Posición de publicación: 30

Tipo de soporte: Revista

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Autor de correspondencia: Sí

Categoría: Science Edition - ENGINEERING, MULTIDISCIPLINARY

Revista dentro del 25%: No

Num. revistas en cat.: 67

- 40** Benjamin Sahelices; Diego R. Llanos; Agustin de Dios. Exploiting Parallelism in a Network of Workstations Using COMA-BC. ACM Sigarch Computer Architecture News. 32 - 3, pp. 1 - 8. (Estados Unidos de América): ACM Press, 01/09/2003. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/sahelices03.pdf>>. ISSN 0163-5964

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Autor de correspondencia: No

- 41** Miguel Ángel García; Diego R. Llanos; César de Prada. A Configurable ACSL-based Interface Generator for Simulation Systems. SIMULATION Journal. 73 - 10, pp. 206 - 212. Nueva York(Estados Unidos de América): The Society for Computer Simulation International, 01/10/1999. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/garcia99b.pdf>>. ISSN 0037-5497

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Posición de firma: 2

Grado de contribución: Autor/a o coautor/a de artículo en revista con comité evaluador de admisión externo

Nº total de autores: 3

Autor de correspondencia: No

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, SOFTWARE ENGINEERING

Índice de impacto: 0.457

Posición de publicación: 30

Num. revistas en cat.: 67

Publicación relevante: No

- 42** Héctor Ortega-Arranz; Yuri Torres; Diego R. Llanos; Arturo Gonzalez-Escriban. The All-Pair Shortest-Path Problem in Shared-Memory Heterogeneous Systems. High-Performance Computing on Complex Environments (Book Chapter, ComplexHPC 2013) Series on Parallel and Distributed Computing. Wiley, ISBN 978-1-118-71205-4

Tipo de producción: Capítulo de libro

Autor de correspondencia: No

- 43** Héctor Ortega Arranz; Diego Rafael Llanos Ferraris; Arturo González Escribano. The Shortest-Path Problem: Analysis and Comparison of Methods. pp. 1 - 71. (Reino Unido): Morgan&Claypool Publishers, 2015. ISBN 978-1-62705-539-0

Colección: (Synthesis Lectures on Theoretical Computer Science)

Tipo de producción: Libro o monografía científica

Tipo de soporte: Libro

Posición de firma: 2

Grado de contribución: Autor/a o coautor/a de libro completo

Nº total de autores: 3

Autor de correspondencia: Sí

Fuente de citas: Google Scholar

Citas: 7

- 44** Diego Rafael Llanos Ferraris. Un nuevo protocolo de coherencia para sistemas multicomputador. pp. 1 - 135. Valladolid, Castilla y León(España): Junta de Castilla y León, Conserjería de Educación y Cultura, 2002.

Depósito legal: VA 20-2002

Tipo de producción: Libro o monografía científica

Tipo de soporte: Libro

Grado de contribución: Autor/a o coautor/a de libro completo

Autor de correspondencia: Sí



Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** Mappings and patterns to improve the triangular matrix product on distributed systems
Nombre del congreso: IEEE International Conference on Cluster Computing
Autor de correspondencia: No
Ciudad de celebración: Santa Fe, Nevada, Estados Unidos de América
Fecha de celebración: 31/10/2023
Fecha de finalización: 03/11/2023
Entidad organizadora: IEEE
Ciudad entidad organizadora: Estados Unidos de América
Inmaculada Santamaría Valenzuela; Rocío Carratalá Sáez; Yuri Torres de la Sierra; Diego R. Llanos Ferraris; Arturo González Escribano. "Mappings and patterns to improve the triangular matrix product on distributed systems".
- 2** **Título del trabajo:** Versatile, Low-cost Indoor Positioning Combining Bluetooth and Ultra Wideband Technologies
Nombre del congreso: ICL-GNSS (International Conference on Localization and GNSS)
Autor de correspondencia: Sí
Ciudad de celebración: Tampere, Finlandia
Fecha de celebración: 01/06/2020
Fecha de finalización: 03/06/2020
María Dolores Miñambres del Moral; Víctor Rojo; Antonio Román; Pablo Renero; Diego R. Llanos Ferraris. "Versatile, Low-cost Indoor Positioning Combining Bluetooth and Ultra Wideband Technologies".
- 3** **Título del trabajo:** Encouraging real citizens for recycling improvement: Results of the STERLING initiative
Nombre del congreso: SPIE Remote Sensing
Autor de correspondencia: Sí
Ciudad de celebración: Strasbourg, Francia
Fecha de celebración: 01/09/2019
Fecha de finalización: 03/09/2019
Entidad organizadora: SPIE
Ester Diego; Diego R. Llanos Ferraris; Iván Carreño; José Luis Gay Domenech. "Encouraging real citizens for recycling improvement: Results of the STERLING initiative".
- 4** **Título del trabajo:** PERIL: Prevention of Emergency Risks by Indoor Localization
Nombre del congreso: XIX International Conference on Occupational Risk Prevention
Autor de correspondencia: Sí
Ciudad de celebración: Barcelona, Cataluña, España
Fecha de celebración: 01/09/2019
Fecha de finalización: 03/09/2019
Entidad organizadora: Fundación Internacional ORP
María D. Miñambres del Moral; Diego R. Llanos Ferraris. "PERIL: Prevention of Emergency Risks by Indoor Localization".
- 5** **Título del trabajo:** Simplifying the distributed multi-GPU programming of a hyperspectral image registration algorithm
Nombre del congreso: 2019 International Conference on High Performance Computing and Simulation (HPCS 2019)
Autor de correspondencia: No
Ciudad de celebración: Dublin, Irlanda



Fecha de celebración: 15/07/2019

Fecha de finalización: 19/07/2019

Diego R. Llanos Ferraris; Jorge Fernández Fabeiro; Arturo González Escribano. "Simplifying the distributed multi-GPU programming of a hyperspectral image registration algorithm".

DOI: 10.1109/HPCS48598.2019.9188064

6 Título del trabajo: STERLING: A framework for serious games to encourage recycling

Nombre del congreso: SPIE Remote Sensing

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: Sí

Ciudad de celebración: Berlin, Alemania

Fecha de celebración: 12/09/2018

Fecha de finalización: 15/09/2018

Entidad organizadora: SPIE

Tipo de entidad: Fundación

Publicación en acta congreso: Sí

Con comité de admisión ext.: Sí

Forma de contribución: Artículo científico

Ester Diego Cristobal; David Carravilla Lopez; Héctor Del Campo Pando; Daniel Barba Gutiérrez; Diego R. Llanos Ferraris; Juan A. March García. "STERLING: A framework for serious games to encourage recycling". En: Remote Sensing Technologies and Applications in Urban Environments III. 10793, SPIE, 12/09/2018. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/sterling-spie.pdf>>.

DOI: 10.1117/12.2325103

7 Título del trabajo: Solapamiento transparente de tareas de comunicacion y computacion para mejor rendimiento de aplicaciones de GPU

Nombre del congreso: XXIX Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: Teruel, Aragón, España

Fecha de celebración: 12/09/2018

Fecha de finalización: 14/09/2018

Entidad organizadora: Universidad de Zaragoza

Tipo de entidad: Universidad

Forma de contribución: Artículo científico

Ismael J. Taboada; Yuri Torres; Arturo Gonzalez-Escribano; Diego R. Llanos. "Solapamiento transparente de tareas de comunicacion y computacion para mejor rendimiento de aplicaciones de GPU". pp. 1 - 9. Aragón (España): Universidad de Zaragoza, 12/09/2018. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/paper-jornadas-sarteco-2018.pdf>>. ISBN 978-84-09-04334-7

8 Título del trabajo: Towards a BLAS library truly portable between different accelerator types

Nombre del congreso: HiPEAC 2018 Workshop on High-Level Parallel Programming for GPUs (HLPGPU)

Tipo evento: Congreso

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: Manchester, Reino Unido

Fecha de celebración: 24/01/2018

Fecha de finalización: 24/01/2018

Entidad organizadora: HiPEAC

Tipo de entidad: Asociaciones y Agrupaciones

Forma de contribución: Artículo científico

Eduardo Rodríguez Gutiez; Arturo González Escribano; Diego R. Llanos Ferraris. "Towards a BLAS library truly portable between different accelerator types".



- 9** **Título del trabajo:** Hacia una biblioteca BLAS realmente portable entre diferentes tipos de aceleradores
Nombre del congreso: XXVIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Málaga, Andalucía, España
Fecha de celebración: 19/09/2017
Fecha de finalización: 22/09/2017
Entidad organizadora: Universidad de Málaga **Tipo de entidad:** Universidad
Forma de contribución: Artículo científico
Eduardo Rodríguez-Gutierrez; Arturo Gonzalez-Escribano; Diego R. Llanos. "Hacia una biblioteca BLAS realmente portable entre diferentes tipos de aceleradores". pp. 1 - 8. Andalucía (España): Universidad de Málaga, 19/09/2017. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/JP2017.pdf>>. ISBN 978-84-697-4835-0
- 10** **Título del trabajo:** Tecnicas de implementacion de Stencils en multi-GPU distribuidas
Nombre del congreso: XXVIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: Sí
Ciudad de celebración: Málaga, Andalucía, España
Fecha de celebración: 19/09/2017
Fecha de finalización: 22/09/2017
Entidad organizadora: Universidad de Málaga **Tipo de entidad:** Universidad
Forma de contribución: Artículo científico
Senmao Ji; Arturo Gonzalez-Escribano; Diego R. Llanos. "Tecnicas de implementacion de Stencils en multi-GPU distribuidas". pp. 17 - 24. Andalucía (España): Universidad de Málaga, 19/09/2017. Disponible en Internet en: <<https://www.infor.uva.es/%7Ediego/docs/JP2017-Senmao.pdf>>. ISBN 978-84-697-4835-0
- 11** **Título del trabajo:** Uso de Bluetooth de Baja Energía en Aplicaciones de Localización Indoor
Nombre del congreso: XXVIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: Sí
Ciudad de celebración: Málaga, Andalucía, España
Fecha de celebración: 19/09/2017
Fecha de finalización: 22/09/2017
Entidad organizadora: Universidad de Málaga **Tipo de entidad:** Universidad
Forma de contribución: Artículo científico
Daniel Barba; Ana Moretón; Arturo Gonzalez-Escribano; Sergio García Villanueva; Juan A. March; Diego R. Llanos. "Uso de Bluetooth de Baja Energía en Aplicaciones de Localización Indoor". pp. 9 - 16. Andalucía (España): Universidad de Málaga, 19/09/2017. Disponible en Internet en: <<https://www.infor.uva.es/%7Ediego/docs/JP2017-XtremeLoc.pdf>>. ISBN 978-84-697-4835-0
- 12** **Título del trabajo:** Towards a rational use of loading and unloading areas in urban environments
Nombre del congreso: SPIE Remote Sensing
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: Sí
Ciudad de celebración: Varsovia, Polonia
Fecha de celebración: 12/09/2017
Fecha de finalización: 15/09/2017

**Entidad organizadora:** SPIE**Tipo de entidad:** Fundación**Publicación en acta congreso:** Sí**Con comité de admisión ext.:** Sí**Forma de contribución:** Artículo científico

Daniel Barba Gutiérrez; Sergio García Villanueva; Héctor Del Campo Pando; Juan A. March García; Diego R. Llanos Ferraris. "Towards a rational use of loading and unloading areas in urban environments". En: Remote Sensing Technologies and Applications in Urban Environments III. 10431, SPIE, 12/09/2017. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/ryder-spie.pdf>>.

DOI: 10.1117/12.2277926**13 Título del trabajo:** Supporting The Xeon Phi Coprocessor in a Heterogeneous Programming Model**Nombre del congreso:** Euro-Par 2017**Tipo evento:** Congreso**Ámbito geográfico:** Internacional no UE**Tipo de participación:** Participativo - Plenaria**Intervención por:** Revisión previa a la aceptación**Autor de correspondencia:** No**Ciudad de celebración:** Santiago de Compostela, Galicia, España**Fecha de celebración:** 30/08/2017**Fecha de finalización:** 01/09/2017**Entidad organizadora:** Euro-Par**Publicación en acta congreso:** No**Con comité de admisión ext.:** Sí**Forma de contribución:** Artículo científico

Ana Moretón Fernández; Eduardo Rodríguez Gutiez; Arturo González Escribano; Diego Rafael Llanos Ferraris. "Supporting The Xeon Phi Coprocessor in a Heterogeneous Programming Model". En: Lecture Notes in Computer Science. 10417, pp. 457 - 469. Springer, 01/09/2017. Disponible en Internet en: <https://link.springer.com/chapter/10.1007/978-3-319-64203-1_33>. ISSN 0302-9743, ISBN 978-3-662-48095-3

DOI: 10.1007/978-3-319-64203-1_33**14 Título del trabajo:** Analysis of OpenACC Performance Using Different Block Geometries**Nombre del congreso:** Computational and Mathematical Methods in Science and Engineering (CMMSE 2017)**Tipo evento:** Congreso**Ámbito geográfico:** Internacional no UE**Tipo de participación:** Participativo - Plenaria**Autor de correspondencia:** No**Ciudad de celebración:** Rota, Andalucía, España**Fecha de celebración:** 04/07/2017**Fecha de finalización:** 08/07/2017**Entidad organizadora:** Universidad de Salamanca**Tipo de entidad:** Universidad**Con comité de admisión ext.:** No**Forma de contribución:** Artículo científico

Daniel Barba; Arturo González-Escribano; Diego R. Llanos. "Analysis of OpenACC Performance Using Different Block Geometries". pp. 1 - 9. Castilla y León (España): Universidad de Salamanca, Disponible en Internet en: <<https://www.infor.uva.es/~diego/docs/2017CMMSE.pdf>>. ISBN 978-84-617-8694-7

15 Título del trabajo: TORMENT OpenACC2016: A benchmarking tool for OpenACC compilers**Nombre del congreso:** Euromicro Intl. Conf. on Parallel, Distributed and Network-based Computing (PDP 2017)**Ciudad de celebración:** St. Petesbourg, Rusia**Fecha de celebración:** 06/03/2017**Fecha de finalización:** 08/03/2017**Entidad organizadora:** Euromicro**Tipo de entidad:** Sociedad Científica

Daniel Barba Gutiérrez; Arturo González Escribano; Diego Rafael Llanos Ferraris. "TORMENT OpenACC2016: A benchmarking tool for OpenACC compilers".



- 16 Título del trabajo:** Multi-Device Controllers: A Library To Simplify The Parallel Heterogeneous Programming
Nombre del congreso: HiPEAC 2017 Workshop on High-Level Parallel Programming for GPUs (HLPGPU)
Tipo evento: Congreso
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Estocolmo, Suecia
Fecha de celebración: 24/01/2017
Fecha de finalización: 24/01/2017
Entidad organizadora: HiPEAC **Tipo de entidad:** Asociaciones y Agrupaciones
Forma de contribución: Artículo científico
Ana Moreton Fernández; Arturo González Escribano; Diego R. Llanos Ferraris. "Multi-Device Controllers: A Library To Simplify The Parallel Heterogeneous Programming".
- 17 Título del trabajo:** Comparative Analysis of OpenACC Compilers
Nombre del congreso: ICA3PP 2016 Workshops (TAPEMS)
Autor de correspondencia: No
Ciudad de celebración: Granada, Andalucía, España
Fecha de celebración: 01/12/2016
Fecha de finalización: 02/12/2016
Entidad organizadora: IEEE
Daniel Barba Gutiérrez; Arturo González Escribano; Diego R. Llanos Ferraris. "Comparative Analysis of OpenACC Compilers". 10049, pp. 91 - 104. Springer LNCS, Disponible en Internet en: <https://link.springer.com/chapter/10.1007/978-3-319-49956-7_7>. ISSN 0302-9743, ISBN 978-3-319-49955-0
DOI: 10.1007/978-3-319-49956-7_7
- 18 Título del trabajo:** Una herramienta de benchmarking para compiladores de OpenACC
Nombre del congreso: XXVII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Salamanca, Castilla y León, España
Fecha de celebración: 14/09/2016
Fecha de finalización: 16/09/2016
Entidad organizadora: Universidad de Salamanca **Tipo de entidad:** Universidad
Forma de contribución: Artículo científico
Daniel Barba; Arturo Gonzalez-Escribano; Diego R. Llanos. "Una herramienta de benchmarking para compiladores de OpenACC". pp. 1 - 8. Castilla y León (España): Universidad de Salamanca, 14/09/2016. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/JP2016-Torment.pdf>>. ISBN 978-84-9012-626-4
- 19 Título del trabajo:** Critical Sections and Software Transactional Memory Comparison in the Context of a TLS Runtime Library
Nombre del congreso: Computational and Mathematical Methods in Science and Engineering (CMMSE 2016)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria
Autor de correspondencia: No
Ciudad de celebración: Rota, Andalucía, España
Fecha de celebración: 04/07/2016



Fecha de finalización: 08/07/2016

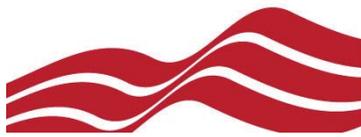
Entidad organizadora: Universidad de Salamanca **Tipo de entidad:** Universidad

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Sergio Aldea; Diego R. Llanos; Arturo González-Escribano. "Critical Sections and Software Transactional Memory Comparison in the Context of a TLS Runtime Library". pp. 1 - 13. Castilla y León (España): Universidad de Salamanca, Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/2016CMMSE.pdf>>. ISBN 978-84-608-6082-2

- 20** **Título del trabajo:** One Tier Dataflow Programming Model for Hybrid Distributed- and Shared-Memory Systems
Nombre del congreso: HiPEAC 2016 Workshop on High-Level Parallel Programming for GPUs (HLPGPU)
Tipo evento: Congreso
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Praga, República Checa
Fecha de celebración: 18/01/2016
Fecha de finalización: 20/01/2016
Entidad organizadora: HiPEAC **Tipo de entidad:** Asociaciones y Agrupaciones
Forma de contribución: Artículo científico
Javier Fresno Bausela; Arturo González Escribano; Diego R. Llanos Ferraris. "One Tier Dataflow Programming Model for Hybrid Distributed- and Shared-Memory Systems".
- 21** **Título del trabajo:** Moody Scheduling for Speculative Parallelization
Nombre del congreso: Euro-Par 2015
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria **Intervención por:** Revisión previa a la aceptación
Autor de correspondencia: Sí
Ciudad de celebración: Viena, Austria
Fecha de celebración: 24/08/2015
Fecha de finalización: 28/08/2015
Entidad organizadora: Euro-Par
Publicación en acta congreso: No **Con comité de admisión ext.:** Sí
Forma de contribución: Artículo científico
Alvaro Estébanez López; Diego Rafael Llanos Ferraris; David Orden Martín; Belén Palop del Río. "Moody Scheduling for Speculative Parallelization". En: Lecture Notes in Computer Science. 9233, pp. 135 - 146. Springer, 29/08/2015. Disponible en Internet en: <http://link.springer.com/chapter/10.1007%2F978-3-662-48096-0_11>. ISSN 0302-9743, ISBN 978-3-662-48095-3
DOI: 10.1007/978-3-662-48096-0_11
- 22** **Título del trabajo:** On the run-time cost of distributed memory communications generated using the polyhedral model
Nombre del congreso: International Conference on High Performance Computing & Simulation (HPCS 2015)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria **Intervención por:** Revisión previa a la aceptación
Autor de correspondencia: No
Ciudad de celebración: Amsterdam, Holanda
Fecha de celebración: 20/07/2015
Fecha de finalización: 24/07/2015
Entidad organizadora: HPCS



Con comité de admisión ext.: Sí

Forma de contribución: Artículo científico

Ana Moretón Fernández; Arturo González Escribano; Diego Rafael Llanos Ferraris. "On the run-time cost of distributed memory communications generated using the polyhedral model". En: Proc. of the 2015 International Conference on High Performance Computing & Simulation. 24/07/2015.

- 23 Título del trabajo:** A New High-Level Parallel Portable Language for Hierarchical Systems in Trasgo
Nombre del congreso: Computational and Mathematical Methods in Science and Engineering (CMMSE 2016)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Plenaria

Autor de correspondencia: No

Ciudad de celebración: Rota, Andalucía, España

Fecha de celebración: 06/07/2015

Fecha de finalización: 10/07/2015

Entidad organizadora: Universidad de Salamanca **Tipo de entidad:** Universidad

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Ana Moretón; Diego R. Llanos; Arturo González-Escribano. "A New High-Level Parallel Portable Language for Hierarchical Systems in Trasgo". pp. 13 - 24. Castilla y León (España): Universidad de Salamanca, Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/2015CMMSE-Ana.pdf>>. ISBN 978-84-617-2230-3

- 24 Título del trabajo:** Automatic Synthesis of Parallel Code with TLS Capabilities
Nombre del congreso: Computational and Mathematical Methods in Science and Engineering (CMMSE 2016)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Plenaria

Autor de correspondencia: No

Ciudad de celebración: Rota, Andalucía, España

Fecha de celebración: 06/07/2015

Fecha de finalización: 10/07/2015

Entidad organizadora: Universidad de Salamanca **Tipo de entidad:** Universidad

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Sergio Aldea; Diego R. Llanos; Arturo González-Escribano. "Automatic Synthesis of Parallel Code with TLS Capabilities". pp. 1 - 12. Castilla y León (España): Universidad de Salamanca, Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/2015CMMSE-BFCPlus.pdf>>. ISBN 978-84-617-2230-3

- 25 Título del trabajo:** Evaluating the capabilities of the Xeon Phi platform in the context of software-only, thread-level speculation

Nombre del congreso: Intl. Symp. on High Level Parallel Programming and Applications

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Plenaria

Intervención por: Revisión previa a la aceptación

Autor de correspondencia: Sí

Ciudad de celebración: Pisa, Italia

Fecha de celebración: 02/07/2015

Fecha de finalización: 03/07/2015

Entidad organizadora: HLPP

Con comité de admisión ext.: Sí

Forma de contribución: Artículo científico



Álvaro Estébanez López; Diego Rafael Llanos Ferraris; Arturo González Escribano. "Evaluating the capabilities of the Xeon Phi platform in the context of software-only, thread-level speculation". En: Proc. of the Intl. Symp. on High Level Parallel Programming and Applications. 03/07/2015.

26 Título del trabajo: Trasgo 2.0: Code generation for parallel distributed- and shared-memory hierarchical systems

Nombre del congreso: Compilers for Parallel Computing (CPC) 2015

Tipo evento: Congreso

Autor de correspondencia: No

Ciudad de celebración: Londres, Reino Unido

Fecha de celebración: 07/01/2015

Fecha de finalización: 09/01/2015

Entidad organizadora: Imperial College

Tipo de entidad: Universidad

Ciudad entidad organizadora: Londres, Reino Unido

Forma de contribución: Artículo científico

Ana Moretón; Arturo González-Escribano; Diego R. Llanos. "Trasgo 2.0: Code generation for parallel distributed- and shared-memory hierarchical systems". Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/moretton15a.pdf>>.

27 Título del trabajo: Explotando jerarquías de memoria distribuida/compartida con Hitmap

Nombre del congreso: XXV Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: Valladolid, Castilla y León, España

Fecha de celebración: 16/09/2014

Fecha de finalización: 19/09/2014

Entidad organizadora: Universidad de Valladolid

Tipo de entidad: Universidad

Ciudad entidad organizadora: Valladolid, Castilla y León, España

Publicación en acta congreso: Sí

Forma de contribución: Artículo científico

Ana Moretón; Arturo Gonzalez-Escribano; Diego R. Llanos. "Explotando jerarquías de memoria distribuida/compartida con Hitmap". pp. 45 - 54. Castilla y León (España): Universidad de Valladolid, 16/09/2014. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/actas-JP-2014-ana.pdf>>. ISBN 84-697-0329-3

28 Título del trabajo: Una extensión para OpenMP que soporta paralelización especulativa

Nombre del congreso: XXV Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: Valladolid, Castilla y León, España

Fecha de celebración: 16/09/2014

Fecha de finalización: 19/09/2014

Entidad organizadora: Universidad de Valladolid

Tipo de entidad: Universidad

Ciudad entidad organizadora: Valladolid, Castilla y León, España

Publicación en acta congreso: Sí

Forma de contribución: Artículo científico

Sergio Aldea; Alvaro Estebanez; Diego R. Llanos; Arturo Gonzalez-Escribano. "Una extensión para OpenMP que soporta paralelización especulativa". pp. 1 - 7. Castilla y León (España): Universidad de Valladolid, 16/09/2014. Disponible en Internet en: <<https://www.infor.uva.es/~diego/docs/extension-openmp.pdf>>. ISBN 84-697-0329-3



- 29 Título del trabajo:** A New GCC Plugin-Based Compiler Pass to Add Support for Thread-Level Speculation into OpenMP
Nombre del congreso: Euro-Par 2014
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria
Ciudad de celebración: Oporto, Portugal
Fecha de celebración: 25/08/2014
Fecha de finalización: 29/08/2014
Entidad organizadora: Euro-Par
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico
Diego Rafael Llanos Ferraris; Sergio Aldea Lopez; Alvaro Estébanez López. "A New GCC Plugin-Based Compiler Pass to Add Support for Thread-Level Speculation into OpenMP". En: Lecture Notes in Computer Science. 8632, pp. 234 - 245. Springer, 29/08/2014. Disponible en Internet en: <http://link.springer.com/chapter/10.1007%2F978-3-319-09873-9_20>. ISSN 0302-9743, ISBN 978-3-319-09872-2
DOI: 10.1007/978-3-319-09873-9_20
- 30 Título del trabajo:** Exploiting distributed and shared memory hierarchies with Hitmap
Nombre del congreso: International Conference on High Performance Computing & Simulation (HPCS 2014)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria **Intervención por:** Revisión previa a la aceptación
Ciudad de celebración: Bologna, Italia
Fecha de celebración: 03/07/2014
Fecha de finalización: 04/07/2014
Entidad organizadora: HPCS
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico
Ana Moretón Fernández; Arturo González Escribano; Diego Rafael Llanos Ferraris. "Exploiting distributed and shared memory hierarchies with Hitmap". En: Proc. of the 2014 International Conference on High Performance Computing & Simulation. 04/07/2014.
- 31 Título del trabajo:** New Data Structures to Handle Speculative Parallelization at Runtime
Nombre del congreso: Intl. Symp. on High Level Parallel Programming and Applications (HLPP 2014)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria **Intervención por:** Revisión previa a la aceptación
Autor de correspondencia: No
Ciudad de celebración: Amsterdam, Holanda
Fecha de celebración: 03/07/2014
Fecha de finalización: 04/07/2014
Entidad organizadora: HLPP
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico
Alvaro Estébanez López; Diego Rafael Llanos Ferraris; Arturo González Escribano. "New Data Structures to Handle Speculative Parallelization at Runtime". En: Proc. of the Intl. Symp. on High Level Parallel Programming and Applications. 04/07/2014.
- 32 Título del trabajo:** TuCCompi: A Multi-Layer Programing Model for Heterogeneous Systems with Auto-Tuning Capabilities
Nombre del congreso: HiPEAC 2014 Workshop on High-Level Parallel Programming for GPUs (HPLPGPU)



Tipo evento: Congreso

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: Viena, Austria

Fecha de celebración: 20/01/2014

Fecha de finalización: 22/01/2014

Entidad organizadora: HiPEAC

Tipo de entidad: Asociaciones y Agrupaciones

Forma de contribución: Artículo científico

Héctor Ortega Arranz; Yuri Torres de la Sierra; Arturo González Escribano; Diego R. Llanos Ferraris.

"TuCCompi: A Multi-Layer Programming Model for Heterogeneous Systems with Auto-Tuning Capabilities".

33 Título del trabajo: Runtime support for dynamic skeletons implementation

Nombre del congreso: Parallel and Distributed Processing Techniques and Applications (PDPTA 2013)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Intervención por: Revisión previa a la aceptación

Ciudad de celebración: Las Vegas, Nevada, Estados Unidos de América

Fecha de celebración: 22/07/2013

Fecha de finalización: 25/07/2013

Entidad organizadora: PDPTA

Publicación en acta congreso: Sí

Con comité de admisión ext.: Sí

Javier Fresno Bausela; Arturo González Escribano; Diego Rafael Llanos Ferraris. pp. 1 - 6. Disponible en Internet en: <<http://www.infor.uva.es/%7Eediego/docs/fresno13.pdf>>.

34 Título del trabajo: A New GPU-based Approach to the Shortest Path Problem

Nombre del congreso: International Conference on High Performance Computing & Simulation (HPCS 2013)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Helsinki, Finlandia

Fecha de celebración: 01/07/2013

Fecha de finalización: 05/07/2013

Entidad organizadora: HPCS

Con comité de admisión ext.: Sí

Héctor Ortega Arranz; Yuri Torres de la Sierra; Diego Rafael Llanos Ferraris; Arturo González Escribano. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/ortega13b.pdf>>.

35 Título del trabajo: A Tuned, Concurrent-Kernel Approach to Speed Up the APSP problem

Nombre del congreso: Computational and Mathematical Methods in Science and Engineering (CMMSE 2013)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Plenaria

Autor de correspondencia: No

Ciudad de celebración: Cabo de Gata, Almería, Andalucía, España

Fecha de celebración: 24/06/2013

Fecha de finalización: 27/06/2013

Entidad organizadora: Universidad de Salamanca

Tipo de entidad: Universidad

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Héctor Ortega-Arranz; Yuri Torres; Diego R. Llanos; Arturo González-Escribano. "A Tuned, Concurrent-Kernel Approach to Speed Up the APSP problem". pp. 1 - 12. Castilla y León (España):



Universidad de Salamanca, Disponible en Internet en: <<https://www.infor.uva.es/~diego/docs/ortega13.pdf>>. ISBN 978-84-616-2723-3

- 36** **Título del trabajo:** Automatic Run-time Mapping of Polyhedral Computations to Heterogeneous Devices with Memory-size Restrictions
Nombre del congreso: Parallel and Distributed Processing Techniques and Applications (PDPTA 2013)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria **Intervención por:** Revisión previa a la aceptación
Ciudad de celebración: Las Vegas, Estados Unidos de América
Fecha de celebración: 22/05/2013
Fecha de finalización: 25/05/2013
Entidad organizadora: PDPTA
Con comité de admisión ext.: Sí
Forma de contribución: Artículo científico
Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. "Automatic Run-time Mapping of Polyhedral Computations to Heterogeneous Devices with Memory-size Restrictions". En: Proc. of the Parallel and Distributed Processing Techniques and Applications. 25/05/2013.
- 37** **Título del trabajo:** Desarrollo de un motor de paralelización especulativa con soporte para aritmética de punteros
Nombre del congreso: XXIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Elche, Comunidad Valenciana, España
Fecha de celebración: 16/09/2012
Fecha de finalización: 19/09/2012
Entidad organizadora: Universidad Miguel Hernández de Elche **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Elche, Comunidad Valenciana, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Álvaro Estébanez; Diego R. Llanos; Arturo Gonzalez-Escribano. "Desarrollo de un motor de paralelización especulativa con soporte para aritmética de punteros". pp. 1 - 6. Comunidad Valenciana (España): Universidad Miguel Hernández de Elche, 16/09/2012. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/estebanez12.pdf>>. ISBN 978-84-695-8330-2
- 38** **Título del trabajo:** Trasgo Frontend: hacia una generación automática de código paralelo eficiente
Nombre del congreso: XXIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Elche, Comunidad Valenciana, España
Fecha de celebración: 16/09/2012
Fecha de finalización: 19/09/2012
Entidad organizadora: Universidad Miguel Hernández de Elche **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Elche, Comunidad Valenciana, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Ana Moretón; Diego R. Llanos; Arturo Gonzalez-Escribano. "Trasgo Frontend: hacia una generación automática de código paralelo eficiente". pp. 7 - 12. Comunidad Valenciana



(España): Universidad Miguel Hernández de Elche, 16/09/2012. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/moreton12.pdf>>. ISBN 978-84-695-8330-2

- 39 Título del trabajo:** Trasgo: Sistema en tiempo de ejecución para código paralelo abstracto y portable
Nombre del congreso: XXIV Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Madrid, Comunidad de Madrid, España
Fecha de celebración: 16/09/2012
Fecha de finalización: 19/09/2013
Entidad organizadora: Universidad Complutense de Madrid **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Madrid, Comunidad de Madrid, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Ana Moreton; Diego R. Llanos; Arturo Gonzalez-Escribano. "Trasgo: Sistema en tiempo de ejecución para código paralelo abstracto y portable". pp. 1 - 6. Comunidad de Madrid (España): Universidad Complutense de Madrid, 16/09/2013. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/gonzalez13b.pdf>>. ISBN 978-84-695-8330-2
- 40 Título del trabajo:** Encapsulating Synchronization and Load-Balance in Heterogeneous Programming
Nombre del congreso: Euro-Par
Ciudad de celebración: Rodas, Grecia
Fecha de celebración: 27/08/2012
Fecha de finalización: 31/12/2012
Entidad organizadora: Euro-Par
Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. "Encapsulating Synchronization and Load-Balance in Heterogeneous Programming".
- 41 Título del trabajo:** Using Fermi architecture knowledge to speed up CUDA and OpenCL programs
Nombre del congreso: IEEE International Symposium on Parallel and Distributed Processing with Applications (ISPA)
Autor de correspondencia: No
Ciudad de celebración: Leganés, Comunidad de Madrid, España
Fecha de celebración: 10/07/2012
Fecha de finalización: 13/07/2012
Entidad organizadora: Universidad Carlos III de Madrid **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Leganés, Comunidad de Madrid, España
Yuri Torres de la Sierra; Arturo González Escribano; Diego R. Llanos Ferraris. "Using Fermi architecture knowledge to speed up CUDA and OpenCL programs". pp. 617 - 624. IEEE, Disponible en Internet en: <<https://ieeexplore.ieee.org/document/6280352>>. ISBN 978-0-7695-4701-5
DOI: 10.1109/ISPA.2012.92
- 42 Título del trabajo:** Measuring the Impact of Configuration Parameters in CUDA Through Benchmarking
Nombre del congreso: Computational and Mathematical Methods in Science and Engineering (CMMSE 2012)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria
Autor de correspondencia: No
Ciudad de celebración: La Manga del Mar Menor, Región de Murcia, España



Fecha de celebración: 24/06/2012

Fecha de finalización: 27/06/2012

Entidad organizadora: Universidad de Salamanca **Tipo de entidad:** Universidad

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Yuri Torres; Diego R. Llanos; Arturo González-Escribano. "Measuring the Impact of Configuration Parameters in CUDA Through Benchmarking". pp. 1 - 12. Castilla y León (España): Universidad de Salamanca, Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/torres12c.pdf>>. ISBN 978-84-615-5392-1

43 Título del trabajo: Support for Thread-level Speculation into OpenMP

Nombre del congreso: International Workshop on OpenMP (IWOMP 2012)

Tipo evento: Congreso

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: Roma, Italia

Fecha de celebración: 11/06/2012

Fecha de finalización: 13/06/2012

Entidad organizadora: OpenMP

Tipo de entidad: Asociaciones y Agrupaciones

Forma de contribución: Artículo científico

Sergio Aldea López; Arturo González Escribano; Diego R. Llanos Ferraris. "Support for Thread-level Speculation into OpenMP". 7312, pp. 275 - 278. Springer LNCS, Disponible en Internet en: <https://link.springer.com/chapter/10.1007/978-3-642-30961-8_25>. ISSN 0302-9743

DOI: 10.1007/978-3-642-30961-8_25

44 Título del trabajo: Robust Thread-Level Speculation

Nombre del congreso: IEEE Intl. Conf. on High Performance Computing (HiPC 2011)

Ciudad de celebración: Bangalore, India

Fecha de celebración: 18/12/2011

Fecha de finalización: 21/12/2011

Entidad organizadora: Institute of Electrical and
Electronical Engineers (IEEE)

Tipo de entidad: Sociedad Científica

Ciudad entidad organizadora: Nueva York, Estados Unidos de América

Álvaro García Yáguez; Diego Rafael Llanos Ferraris; Arturo González Escribano. "Robust Thread-Level Speculation".

45 Título del trabajo: Uso del conocimiento de la arquitectura Fermi para mejorar el rendimiento en aplicaciones CUDA

Nombre del congreso: XXII Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: La Laguna, Canarias, España

Fecha de celebración: 07/09/2011

Fecha de finalización: 09/09/2011

Entidad organizadora: Universidad de La Laguna **Tipo de entidad:** Universidad

Ciudad entidad organizadora: La Laguna, Canarias, España

Publicación en acta congreso: Sí

Forma de contribución: Artículo científico

Yuri Torres; Diego R. Llanos; Arturo Gonzalez-Escribano. "Uso del conocimiento de la arquitectura Fermi para mejorar el rendimiento en aplicaciones CUDA". pp. 1 - 6. Comunidad



Valenciana (España): Universidad de La Laguna, 07/09/2011. Disponible en Internet en: <http://www.infor.uva.es/~diego/docs/torres11b.pdf>. ISBN 978-84-694-1791-1

- 46 Título del trabajo:** Understanding the impact of CUDA tuning techniques for Fermi
Nombre del congreso: Intl. Conf. on High Performance Computing and Simulation (HPCS)
Ciudad de celebración: Estambul, Turquía
Fecha de celebración: 04/07/2011
Fecha de finalización: 08/07/2011
Entidad organizadora: Institute of Electrical and Electronics Engineers (IEEE)
Ciudad entidad organizadora: New York, Estados Unidos de América
Yuri Torres de la Sierra; Arturo González Escribano; Diego Rafael Llanos Ferraris. "Understanding the impact of CUDA tuning techniques for Fermi".
- 47 Título del trabajo:** Integrating dense and sparse data partitioning
Nombre del congreso: Computational and Mathematical Methods in Science and Engineering (CMMSE 2011)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Plenaria
Autor de correspondencia: No
Ciudad de celebración: Benidorm, Comunidad Valenciana, España
Fecha de celebración: 24/06/2011
Fecha de finalización: 27/06/2011
Entidad organizadora: Universidad de Salamanca **Tipo de entidad:** Universidad
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Javier Fresno; Arturo González-Escribano; Diego R. Llanos. "Integrating dense and sparse data partitioning". pp. 1 - 12. Castilla y León (España): Universidad de Salamanca, Disponible en Internet en: <http://www.infor.uva.es/~diego/docs/fresno11b.pdf>. ISBN 978-84-614-6167-7
- 48 Título del trabajo:** Exclusive Squashing for Thread-Level Speculation
Nombre del congreso: ACM Intl. Symp. on High Performance Parallel and Distributed Computing (HPDC 2011)
Ciudad de celebración: San Jose, Estados Unidos de América
Fecha de celebración: 08/06/2011
Fecha de finalización: 11/06/2011
Entidad organizadora: Association of Computing Machinery (ACM) **Tipo de entidad:** Sociedad Científica
Ciudad entidad organizadora: Nueva York, Estados Unidos de América
Álvaro García Yágüez; Diego Rafael Llanos Ferraris; Arturo González Escribano. "Exclusive Squashing for Thread-Level Speculation".
- 49 Título del trabajo:** Automatic Data Partitioning Applied to Multigrid PDE Solvers
Nombre del congreso: Euromicro Intl. Conf. on Parallel, Distributed and Network-based Computing (PDP 2011)
Ciudad de celebración: Ayia Napa, Chipre
Fecha de celebración: 09/02/2011
Fecha de finalización: 11/02/2011
Entidad organizadora: Euromicro **Tipo de entidad:** Sociedad Científica
Javier Fresno Bausela; Arturo González Escribano; Diego Rafael Llanos Ferraris. "Automatic Data Partitioning Applied to Multigrid PDE Solvers".



- 50 Título del trabajo:** Towards a Compiler Framework for Thread-Level Speculation
Nombre del congreso: Euromicro Intl. Conf. on Parallel, Distributed and Network-based Computing (PDP 2011)
Ciudad de celebración: Ayia Napa, Chipre
Fecha de celebración: 09/02/2011
Fecha de finalización: 11/02/2011
Entidad organizadora: Euromicro **Tipo de entidad:** Sociedad Científica
Sergio Aldea López; Arturo González Escribano; Diego Rafael Llanos Ferraris. "Towards a Compiler Framework for Thread-Level Speculation".
- 51 Título del trabajo:** Extending a source-to-source compiler with XML capabilities
Nombre del congreso: XXI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Valencia, Comunidad Valenciana, España
Fecha de celebración: 07/09/2010
Fecha de finalización: 10/09/2011
Entidad organizadora: Universidad Politécnica de Valencia **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Valencia, Andalucía, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Sergio Aldea; Diego R. Llanos; Arturo Gonzalez-Escribano. "Extending a source-to-source compiler with XML capabilities". pp. 1 - 8. Comunidad Valenciana (España): Universidad Politécnica de Valencia, 07/09/2010. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/aldea10.pdf>>. ISBN 978-84-92812-49-3
- 52 Título del trabajo:** Effortless and Efficient Distributed Data Partitioning in Linear Algebra
Nombre del congreso: IEEE Intl. Conf. on High Performance Computing and Communications (HPCC)
Ciudad de celebración: Melbourne, Australia
Fecha de celebración: 01/09/2010
Fecha de finalización: 03/09/2010
Entidad organizadora: Institute of Electrical and Electronic Engineers (IEEE) **Tipo de entidad:** Sociedad Científica
Ciudad entidad organizadora: New York, Estados Unidos de América
Carlos de Blas Cartón; Arturo González Escribano; Diego Rafael Llanos Ferraris. "Effortless and Efficient Distributed Data Partitioning in Linear Algebra".
- 53 Título del trabajo:** Future Telematic Services for Electric Vehicles
Nombre del congreso: Intl. Conference on Electric Vehicles
Ciudad de celebración: Varsovia, Polonia
Fecha de celebración: 01/07/2010
Fecha de finalización: 03/07/2010
Javier Paniagua; Carlos Busnadiego; Arturo González-Escribano; Diego R. Llanos. "Future Telematic Services for Electric Vehicles". Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/2010electric.pdf>>.
- 54 Título del trabajo:** Automatic Data Layout at Multiple Levels for CUDA
Nombre del congreso: Computational and Mathematical Methods in Science and Engineering (CMMSE 2010)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE



Tipo de participación: Participativo - Plenaria

Autor de correspondencia: No

Ciudad de celebración: Almería, Andalucía, España

Fecha de celebración: 26/06/2010

Fecha de finalización: 30/06/2010

Entidad organizadora: Universidad de Salamanca **Tipo de entidad:** Universidad

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Yuri Torres; Arturo González-Escribano; Diego R. Llanos. "Automatic Data Layout at Multiple Levels for CUDA". pp. 1 - 12. Castilla y León (España): Universidad de Salamanca, Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/torres10.pdf>>. ISBN 978-84-613-5510-5

55 Título del trabajo: Paralelización especulativa de la triangulación de Delaunay

Nombre del congreso: XX Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: La Coruña, Galicia, España

Fecha de celebración: 16/09/2009

Fecha de finalización: 18/09/2009

Entidad organizadora: Universidad de La Coruña **Tipo de entidad:** Universidad

Ciudad entidad organizadora: La Coruña, Galicia, España

Publicación en acta congreso: Sí

Forma de contribución: Artículo científico

Álvaro García-Yaguez; Diego R. Llanos; David Orden; Belen Palop. "Paralelización especulativa de la triangulación de Delaunay". pp. 1 - 8. Galicia (España): Universidad de La Coruña, 16/09/2009. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/garcia-yaguez09.pdf>>. ISBN 978-84-9749-346-8

56 Título del trabajo: Evolution of a Nested-Parallel Programming System

Nombre del congreso: Computational and Mathematical Methods in Science and Engineering (CMMSE 2009)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Plenaria

Autor de correspondencia: No

Ciudad de celebración: Gijón, Principado de Asturias, España

Fecha de celebración: 01/07/2009

Fecha de finalización: 02/07/2009

Entidad organizadora: Universidad de Salamanca **Tipo de entidad:** Universidad

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Arturo González-Escribano; Diego R. Llanos. "Evolution of a Nested-Parallel Programming System". pp. 554 - 559. Castilla y León (España): Universidad de Salamanca, Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/gonzalez09.pdf>>. ISBN 978-84-612-9727-6

57 Título del trabajo: kITS: Entorno integral de desarrollo para aplicaciones de movilidad en vehículos

Nombre del congreso: IX Congreso Español sobre Sistemas Inteligentes de Transporte

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Andorra, Andorra

Fecha de celebración: 04/06/2009

Fecha de finalización: 04/06/2009

Forma de contribución: Artículo científico



Javier Paniagua; Carlos Busnadiego; Arturo González-Escribano; Diego R. Llanos. "KITS: Entorno integral de desarrollo para aplicaciones de movilidad en vehículos". Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/kits.pdf>>.

58 Título del trabajo: Sistema basado en tecnología GNSS para la medición automática de la contaminación en la conducción

Nombre del congreso: VII Congreso Español sobre Sistemas Inteligentes de Transporte

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Oviedo, Principado de Asturias, España

Fecha de celebración: 14/10/2008

Fecha de finalización: 16/10/2008

Forma de contribución: Artículo científico

Judit Blanco Matilla; Javier Paniagua; Carlos Busnadiego; Arturo González-Escribano; Diego R. Llanos. "Sistema basado en tecnología GNSS para la medición automática de la contaminación en la conducción". Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/blanco08.pdf>>.

59 Título del trabajo: Evaluación de compiladores comerciales usando SPEC CPU2006

Nombre del congreso: XIX Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: Castellón, Comunidad Valenciana, España

Fecha de celebración: 17/09/2008

Fecha de finalización: 19/09/2008

Entidad organizadora: Universidad Jaime I

Tipo de entidad: Universidad

Ciudad entidad organizadora: Castellón, Comunidad Valenciana, España

Publicación en acta congreso: Sí

Forma de contribución: Artículo científico

Sergio Aldea; Diego R. Llanos; Arturo González-Escribano. "Evaluación de compiladores comerciales usando SPEC CPU2006". pp. 1 - 8. Comunidad Valenciana (España): Universidad Jaume I, 17/09/2008. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/aldea08-published.pdf>>. ISBN 978-84-8021-676-0

60 Título del trabajo: Front-end para un sistema de mapeo automático de paralelismo anidado

Nombre del congreso: XIX Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: Castellón, Comunidad Valenciana, España

Fecha de celebración: 17/09/2008

Fecha de finalización: 19/09/2008

Entidad organizadora: Universidad Jaime I

Tipo de entidad: Universidad

Ciudad entidad organizadora: Castellón, Comunidad Valenciana, España

Publicación en acta congreso: Sí

Forma de contribución: Artículo científico

Javier Saez Villagrà; Arturo González-Escribano; Diego R. Llanos. "Front-end para un sistema de mapeo automático de paralelismo anidado". pp. 1 - 8. Comunidad Valenciana (España): Universidad Jaume I, 17/09/2008. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/saez08-published.pdf>>. ISBN 978-84-8021-676-0



- 61 Título del trabajo:** Using an existing GPS-Based Fleet Management System for Assessing the Driving Behaviour
Nombre del congreso: 7th European Congress on ITS
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Ginebra, Suiza
Fecha de celebración: 04/06/2008
Fecha de finalización: 06/06/2008
Forma de contribución: Artículo científico
Alberto Notario; Javier Paniagua; Carlos Busnadiego; Arturo González-Escribano; Diego R. Llanos. "Using an existing GPS-Based Fleet Management System for Assessing the Driving Behaviour". Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/2008ITSEurope.pdf>>.
- 62 Título del trabajo:** Advanced In-Car Telemetry for Commodity Vehicles
Nombre del congreso: The Fully Networked Car Workshop 2008
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Ginebra, Suiza
Fecha de celebración: 07/03/2008
Fecha de finalización: 09/03/2008
Forma de contribución: Artículo científico
Carlos Busnadiego; José María Martín Bobis; Arturo González-Escribano; Diego R. Llanos. "Advanced In-Car Telemetry for Commodity Vehicles". Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/2008Advanced.pdf>>.
- 63 Título del trabajo:** Just-In-Time Scheduling for Loop-based Speculative Parallelization
Nombre del congreso: PDP
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral) **Intervención por:** Revisión previa a la aceptación
Ciudad de celebración: Toulouse, Francia
Fecha de celebración: 13/02/2008
Fecha de finalización: 15/02/2008
Entidad organizadora: Euromicro
Publicación en acta congreso: Sí **Con comité de admisión ext.:** Sí
Forma de contribución: Artículo científico
Diego R. Llanos; David Orden; Belén Palop. IEEE Press,
- 64 Título del trabajo:** Parallelizing non-parallelizable geometric algorithms
Nombre del congreso: XVII Fall Workshop on Computational Geometry
Tipo evento: Seminario **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral) **Intervención por:** Por invitación
Ciudad de celebración: Boston, Estados Unidos de América
Fecha de celebración: 09/11/2007
Fecha de finalización: 10/11/2007
Entidad organizadora: IBM TJ Watson Research Center
Diego R. Llanos; David Orden; Belén Palop. "Parallelizing non-parallelizable geometric algorithms". Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/llanos07b.pdf>>.



- 65** **Título del trabajo:** Aceleración del cambio de propietario de un cerrojo en multiprocesadores DSM
Nombre del congreso: XVIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Zaragoza, Aragón, España
Fecha de celebración: 11/09/2007
Fecha de finalización: 14/09/2007
Entidad organizadora: Universidad de Zaragoza **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Zaragoza, Aragón, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Esther Rodríguez; Benjamín Sahelices; Diego R. Llanos; Pablo Ibáñez; Víctor Viñals; Diego R. Llanos; José María Llabería. "Aceleración del cambio de propietario de un cerrojo en multiprocesadores DSM". pp. 9 - 16. Aragón (España): Universidad de Zaragoza, 14/09/2007. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/rodriguez07.pdf>>. ISBN 978-84-9732-593-6
- 66** **Título del trabajo:** Paralelización especulativa y sus alternativas
Nombre del congreso: XVIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Zaragoza, Aragón, España
Fecha de celebración: 11/09/2007
Fecha de finalización: 14/09/2007
Entidad organizadora: Universidad de Zaragoza **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Zaragoza, Aragón, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Arturo González-Escribano; Diego R. Llanos. "Paralelización especulativa y sus alternativas". pp. 1 - 8. Aragón (España): Universidad de Zaragoza, 14/09/2007. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/gonzalez07.pdf>>. ISBN 978-84-9732-593-6
- 67** **Título del trabajo:** Paralelización especulativa basada en software: resultados y problemas abiertos
Nombre del congreso: XVII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Albacete, Castilla-La Mancha, España
Fecha de celebración: 11/09/2006
Fecha de finalización: 14/09/2006
Entidad organizadora: Universidad de Castilla-La Mancha **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Albacete, Castilla-La Mancha, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Marcelo Cintra; Arturo Gonzalez-Escribano; Diego R. Llanos; David Orden; Belen Palop. "Paralelización especulativa basada en software: resultados y problemas abiertos". pp. 1 - 8. Castilla-La Mancha (España): Universidad de Castilla-La Mancha, 14/09/2006. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/cintra06.pdf>>. ISBN 84-690-0551-0



- 68** **Título del trabajo:** TPCC-UVA: An open-source TPC-C implementation for parallel and distributed systems
Nombre del congreso: IPDPS
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral **Intervención por:** Revisión previa a la aceptación (comunicación oral)
Ciudad de celebración: Rodas, Grecia
Fecha de celebración: 25/04/2006
Fecha de finalización: 29/04/2006
Entidad organizadora: Institute of Electrical and Electronics Engineers (IEEE) **Tipo de entidad:** Sociedad Científica
Ciudad entidad organizadora: New York, Estados Unidos de América
Publicación en acta congreso: Sí **Con comité de admisión ext.:** Sí
Forma de contribución: Artículo científico
Diego R. Llanos; Belén Palop. "TPCC-UVA: An open-source TPC-C implementation for parallel and distributed systems". IEEE Press, ISBN 1-4244-0054-6
- 69** **Título del trabajo:** Ejecución paralela de algoritmos incrementales aleatorizados
Nombre del congreso: XI Encuentros de Geometría Computacional
Ciudad de celebración: Santander, Cantabria, España
Fecha de celebración: 27/06/2005
Fecha de finalización: 29/06/2005
Entidad organizadora: Universidad de Cantabria **Tipo de entidad:** Universidad
Arturo González-Escribano; Diego R. Llanos; David Orden; Belén Palop. "Ejecución paralela de algoritmos incrementales aleatorizados". pp. 79 - 86. Disponible en Internet en: <<http://www.infor.uva.es/~diego/docs/gonzalez05b.pdf>>. ISBN 84-8102-963-7
- 70** **Título del trabajo:** Meseta: A new scheduling strategy for speculative parallelization of randomized incremental algorithms
Nombre del congreso: HPSEC-05, 7th Workshop on High Performance Scientific and Engineering Computing
Autor de correspondencia: Sí
Ciudad de celebración: Oslo, Noruega
Fecha de celebración: 14/06/2005
Fecha de finalización: 17/06/2005
Entidad organizadora: ICPP **Tipo de entidad:** Asociaciones y Agrupaciones
Forma de contribución: Artículo científico
Diego R. Llanos Ferraris; David Orden Martín; Belén Palop del Río. "Meseta: A new scheduling strategy for speculative parallelization of randomized incremental algorithms". pp. 121 - 128. IEEE Press, Disponible en Internet en: <<https://ieeexplore.ieee.org/document/1488685>>. ISBN 0-7695-2381-1
DOI: 10.1109/ICPPW.2005.49
- 71** **Título del trabajo:** Parallelizing 2D-Convex Hulls on clusters: Sorting matters
Nombre del congreso: XV Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Almería, Andalucía, España
Fecha de celebración: 11/09/2004
Fecha de finalización: 14/09/2004
Entidad organizadora: Universidad de Almería **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Almería, Andalucía, España
Publicación en acta congreso: Sí

**Forma de contribución:** Artículo científico

Pedro Díaz; Diego R. Llanos; Belen Palop. "Parallelizing 2D-Convex Hulls on clusters: Sorting matters". pp. 1 - 8. Andalucía (España): Universidad de Almería, 14/09/2004. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/diaz04.pdf>>. ISBN 84-8240-714-7

- 72** **Título del trabajo:** Speculative parallelization of a Randomized Incremental Convex Hull Algorithm
Nombre del congreso: International Conference on Computational Science and its Applications
Tipo evento: Congreso **Ámbito geográfico:** Unión Europea
Tipo de participación: Participativo - Ponencia oral **Intervención por:** Revisión previa a la aceptación (comunicación oral)
Ciudad de celebración: Perugia, Italia
Fecha de celebración: 01/05/2003
Fecha de finalización: 05/05/2003
Entidad organizadora: ICCSA
Publicación en acta congreso: Sí **Con comité de admisión ext.:** Sí
Forma de contribución: Artículo científico
Marcelo Cintra; Diego R. Llanos; Belén Palop. 3045, pp. 188 - 197. LNCS Springer-Verlag, ISSN 0302-9743
- 73** **Título del trabajo:** TPCC-UVA: Implementación del Benchmark TPC-C
Nombre del congreso: XIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Lleida, Cataluña, España
Fecha de celebración: 11/09/2002
Fecha de finalización: 14/09/2002
Entidad organizadora: Universitat de Lleida **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Lleida, Cataluña, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Julio A. Hernandez; Eduardo Hernandez; Diego R. Llanos. "TPCC-UVA: Implementación del Benchmark TPC-C". pp. 1 - 8. Cataluña (España): Universidad de Lleida, 14/09/2002. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/hernandez02.pdf>>. ISBN 84-8409-159-7
- 74** **Título del trabajo:** Reducción del Coste del Reemplazo en los Protocolos COMA
Nombre del congreso: XI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Granada, Andalucía, España
Fecha de celebración: 11/09/2000
Fecha de finalización: 14/09/2000
Entidad organizadora: Universidad de Granada **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Granada, Andalucía, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Diego R. Llanos; Benjamín Sahelices; Agustin de Dios. "Reducción del Coste del Reemplazo en los Protocolos COMA". pp. 35 - 40. Cataluña (España): Universidad de Granada, 14/09/2000. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/llanos00c.pdf>>. ISBN 84-699-3003-6



- 75 Título del trabajo:** Simulación de arquitecturas de memoria en multicomputadores
Nombre del congreso: XI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: Granada, Andalucía, España
Fecha de celebración: 11/09/2000
Fecha de finalización: 14/09/2000
Entidad organizadora: Universidad de Granada **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Granada, Andalucía, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Benjamín Sahelices; Diego R. Llanos; Agustín de Dios. "Simulación de arquitecturas de memoria en multicomputadores". pp. 29 - 33. Cataluña (España): Universidad de Granada, 14/09/2000. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/sahelices00b.pdf>>. ISBN 84-699-3003-6
- 76 Título del trabajo:** Reducing the Replacement Overhead on COMA Protocols for Workstation-Based Architectures
Nombre del congreso: Euro-Par
Tipo evento: Congreso **Ámbito geográfico:** Unión Europea
Tipo de participación: Participativo - Ponencia oral (comunicación oral) **Intervención por:** Revisión previa a la aceptación
Ciudad de celebración: Munich, Alemania
Fecha de celebración: 01/09/2000
Fecha de finalización: 03/09/2000
Entidad organizadora: Euro-Par
Ciudad entidad organizadora: Munich, Alemania
Publicación en acta congreso: Sí **Con comité de admisión ext.:** Sí
Diego R. Llanos; Benjamín Sahelices; Agustín de Dios. 1900, pp. 550 - 557. LNCS, Springer-Verlag, ISSN 0302-9743
- 77 Título del trabajo:** Diseño de un Protocolo COMA en Bus Común Distribuido Con Reemplazo
Nombre del congreso: X Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Autor de correspondencia: No
Ciudad de celebración: La Manga del Mar Menor, Región de Murcia, España
Fecha de celebración: 11/09/1999
Fecha de finalización: 14/09/1999
Entidad organizadora: Universidad de Murcia **Tipo de entidad:** Universidad
Ciudad entidad organizadora: Murcia, Región de Murcia, España
Publicación en acta congreso: Sí
Forma de contribución: Artículo científico
Diego R. Llanos; Benjamín Sahelices; Agustín de Dios. "Diseño de un Protocolo COMA en Bus Común Distribuido Con Reemplazo". pp. 35 - 40. Región de Murcia (España): Universidad de Murcia, 14/09/2000. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/llanos99.pdf>>.
Depósito legal: MU 1549-1999
- 78 Título del trabajo:** Una aproximación a la verificación del Protocolo de Coherencia Cache del sistema COMA-BC
Nombre del congreso: X Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional



Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: No

Ciudad de celebración: La Manga del Mar Menor, Región de Murcia, España

Fecha de celebración: 11/09/1999

Fecha de finalización: 14/09/1999

Entidad organizadora: Universidad de Murcia

Tipo de entidad: Universidad

Ciudad entidad organizadora: Murcia, Región de Murcia, España

Publicación en acta congreso: Sí

Forma de contribución: Artículo científico

Agustin de Dios; Benjamín Sahelices; Diego R. Llanos. "Una aproximación a la verificación del Protocolo de Coherencia Cache del sistema COMA-BC". pp. 1 - 7. Región de Murcia (España): Universidad de Murcia, 14/09/2000. Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/dedios99.pdf>>.

Depósito legal: MU 1549-1999

79 Título del trabajo: Filtrado de Señales de voz a través de "wavelet shrinkage"

Nombre del congreso: IV Jornadas de Informática

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Autor de correspondencia: Sí

Ciudad de celebración: Las Palmas de Gran Canaria, Canarias, España

Fecha de celebración: 01/07/1998

Fecha de finalización: 03/07/1998

Entidad organizadora: Universidad de las Palmas de Gran Canaria

Tipo de entidad: Universidad

Forma de contribución: Artículo científico

Diego R. Llanos; Valentín Cardeñoso. "Filtrado de Señales de voz a través de "wavelet shrinkage"". pp. 373 - 382. Canarias (España): Disponible en Internet en: <<http://www.infor.uva.es/%7Ediego/docs/llanos98.pdf>>. ISBN 84-87526-61-6

Gestión de I+D+i y participación en comités científicos

Organización de actividades de I+D+i

1 Título de la actividad: X Escuela de Invierno CAPAP-H

Tipo de actividad: Taller

Ámbito geográfico: Nacional

Ciudad de celebración: Albacete, Castilla-La Mancha, España

Entidad convocante: Red CAPAP-H, Universidad de Valladolid

Tipo de entidad: Universidad

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Presidente

Nº de asistentes: 80

Fecha de inicio-fin: 31/01/2019 - 01/02/2019

Duración: 2 días

2 Título de la actividad: HiPEAC 2019

Tipo de actividad: Congreso Internacional

Ámbito geográfico: Unión Europea

Ciudad de celebración: Valencia, Comunidad Valenciana, España

Entidad convocante: HiPEAC.net

Tipo de entidad: Asociaciones y Agrupaciones

Ciudad entidad convocante: Gante, Bélgica

Modo de participación: Publicity Chair

Nº de asistentes: 2.000



Fecha de inicio-fin: 21/01/2019 - 23/01/2019

Duración: 3 días

3 Título de la actividad: XXIX Jornadas Sarteco

Tipo de actividad: Congreso

Ámbito geográfico: Nacional

Ciudad de celebración: Teruel, Aragón, España

Entidad convocante: Universidad de Zaragoza

Ciudad entidad convocante: Teruel, Aragón, España

Modo de participación: Program chair

Nº de asistentes: 160

Fecha de inicio-fin: 12/09/2018 - 14/09/2018

Duración: 3 días

4 Título de la actividad: IX Escuela de Invierno CAPAP-H

Tipo de actividad: Taller

Ámbito geográfico: Nacional

Ciudad de celebración: Santander, Cantabria, España

Entidad convocante: Red CAPAP-H, Universidad de Valladolid

Tipo de entidad: Universidad

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Presidente

Nº de asistentes: 80

Fecha de inicio-fin: 30/01/2018 - 31/01/2018

Duración: 2 días

5 Título de la actividad: HiPEAC 2018

Tipo de actividad: Congreso Internacional

Ámbito geográfico: Unión Europea

Ciudad de celebración: Manchester, Reino Unido

Entidad convocante: HiPEAC.net

Tipo de entidad: Asociaciones y Agrupaciones

Ciudad entidad convocante: Gante, Bélgica

Modo de participación: Publicity Chair

Nº de asistentes: 2.000

Fecha de inicio-fin: 21/01/2018 - 23/01/2018

Duración: 3 días

6 Título de la actividad: XXVIII Jornadas Sarteco

Tipo de actividad: Congreso

Ámbito geográfico: Nacional

Ciudad de celebración: Málaga, Andalucía, España

Entidad convocante: Universidad de Málaga

Ciudad entidad convocante: Málaga, Andalucía, España

Modo de participación: Program chair

Nº de asistentes: 160

Fecha de inicio-fin: 19/09/2017 - 22/09/2017

Duración: 4 días

7 Título de la actividad: High Level Parallel Programming (HLPP 2017)

Tipo de actividad: Congreso internacional

Ámbito geográfico: Nacional

Ciudad de celebración: Valladolid, Castilla y León, España

Entidad convocante: Universidad de Valladolid

Tipo de entidad: Universidad

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Organizador

Nº de asistentes: 45

Fecha de inicio-fin: 10/07/2017 - 11/07/2017

Duración: 2 días

8 Título de la actividad: VIII Escuela de Invierno CAPAP-H

Tipo de actividad: Taller

Ámbito geográfico: Nacional

Ciudad de celebración: Elche, Comunidad Valenciana, España



Entidad convocante: Red CAPAP-H, Universidad de Valladolid **Tipo de entidad:** Universidad Valladolid

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Presidente

Nº de asistentes: 60

Fecha de inicio-fin: 30/01/2017 - 31/01/2017

Duración: 2 días

9 Título de la actividad: XXVII Jornadas Sarteco

Tipo de actividad: Congreso

Ámbito geográfico: Nacional

Ciudad de celebración: Salamanca, Castilla y León, España

Entidad convocante: Universidad de Salamanca

Ciudad entidad convocante: Salamanca, Castilla y León, España

Modo de participación: Program chair

Nº de asistentes: 160

Fecha de inicio-fin: 14/09/2016 - 17/09/2016

Duración: 4 días

10 Título de la actividad: Compilers for Parallel Computing (CPC 2016)

Tipo de actividad: Congreso internacional

Ámbito geográfico: Nacional

Ciudad de celebración: Valladolid, Castilla y León, España

Entidad convocante: Universidad de Valladolid

Tipo de entidad: Universidad

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Presidente

Nº de asistentes: 45

Fecha de inicio-fin: 06/07/2016 - 08/07/2016

Duración: 3 días

11 Título de la actividad: PPOPP 2016

Tipo de actividad: Congreso Internacional

Ámbito geográfico: Internacional no UE

Ciudad de celebración: Barcelona, Cataluña, España

Entidad convocante: Association for Computing Machinery

Ciudad entidad convocante: New York, Estados Unidos de América

Modo de participación: Publicity and Web Chair

Nº de asistentes: 150

Fecha de inicio-fin: 12/03/2016 - 16/03/2016

Duración: 4 días

12 Título de la actividad: VII Escuela de Invierno CAPAP-H

Tipo de actividad: Taller

Ámbito geográfico: Nacional

Ciudad de celebración: Madrid, Comunidad de Madrid, España

Entidad convocante: Red CAPAP-H, Universidad de Valladolid **Tipo de entidad:** Universidad Valladolid

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Presidente

Nº de asistentes: 60

Fecha de inicio-fin: 28/01/2016 - 29/01/2016

Duración: 2 días

13 Título de la actividad: VI Escuela de Invierno CAPAP-H

Tipo de actividad: Taller

Ámbito geográfico: Nacional

Ciudad de celebración: Cáceres, Extremadura, España

Entidad convocante: Red CAPAP-H, Universidad de Valladolid **Tipo de entidad:** Universidad Valladolid

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Presidente



Nº de asistentes: 60

Fecha de inicio-fin: 04/03/2015 - 06/03/2015

Duración: 3 días

14 Título de la actividad: XXV Jornadas Sarteco

Tipo de actividad: Congreso

Ámbito geográfico: Nacional

Ciudad de celebración: Valladolid, Castilla y León, España

Entidad convocante: Universidad de Valladolid

Tipo de entidad: Universidad

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Presidente

Nº de asistentes: 160

Fecha de inicio-fin: 17/09/2014 - 19/09/2014

Duración: 3 días

15 Título de la actividad: V Escuela de Invierno CAPAP-H

Tipo de actividad: Cursos monográficos de dos días de duración **Ámbito geográfico:** Nacional

Ciudad de celebración: Granada, Cataluña, España

Entidad convocante: Red CAPAP-H4, Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad convocante: Granada, Andalucía, España

Modo de participación: Presidente

Nº de asistentes: 80

Fecha de inicio-fin: 06/02/2014 - 07/02/2014

Duración: 2 días

16 Título de la actividad: IV Escuela de Invierno CAPAP-H

Tipo de actividad: Cursos monográficos de dos días de duración **Ámbito geográfico:** Nacional

Ciudad de celebración: Lleida, Cataluña, España

Entidad convocante: Red CAPAP-H4, Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad convocante: Lleida, Cataluña, España

Modo de participación: Presidente

Nº de asistentes: 80

Fecha de inicio-fin: 14/03/2013 - 15/03/2013

Duración: 2 días

17 Título de la actividad: III Escuela de Invierno CAPAP-H

Tipo de actividad: Cursos monográficos de dos días de duración **Ámbito geográfico:** Nacional

Ciudad de celebración: Valladolid, Castilla y León, España

Entidad convocante: Red CAPAP-H4, Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Presidente

Nº de asistentes: 80

Fecha de inicio-fin: 26/01/2012 - 27/01/2012

18 Título de la actividad: Encuentros de Geometría Computacional

Tipo de actividad: Congreso nacional

Ámbito geográfico: Nacional

Ciudad de celebración: Valladolid, Castilla y León, España

Entidad convocante: Universidad de Valladolid

Tipo de entidad: Universidad

Ciudad entidad convocante: Valladolid, Castilla y León, España

Modo de participación: Organizador

**Nº de asistentes:** 40**Fecha de inicio-fin:** 25/06/2007 - 27/06/2007**Duración:** 3 días

Gestión de I+D+i

- 1 Nombre de la actividad:** Experto Técnico
Tipología de la gestión: Evaluación de proyecto I+D+i
Funciones desempeñadas: Experto técnico 4D, 6D, Comité y Bonificaciones, en el marco de las desgravaciones fiscales a empresas por actividades de I+D e Innovación Tecnológica
Entidad de realización: Certifica I+D
Fecha de inicio: 01/01/2016
- 2 Nombre de la actividad:** Experto Técnico
Tipología de la gestión: Evaluación de proyecto I+D+i
Funciones desempeñadas: Experto técnico 4D, 6D, Comité y Bonificaciones, en el marco de las desgravaciones fiscales a empresas por actividades de I+D e Innovación Tecnológica
Entidad de realización: EQA **Tipo de entidad:** Entidad Empresarial
Fecha de inicio: 02/11/2015

Evaluación y revisión de proyectos y artículos de I+D+i

Nombre de la actividad: Evaluador ANEP
Funciones desempeñadas: Evaluación de Proyectos del Plan Nacional de I+D+i
Entidad de realización: Agencia Nacional de Evaluación y Prospectiva **Tipo de entidad:** Agencia Nacional
Ciudad entidad realización: Madrid, Comunidad de Madrid, España
Fecha de inicio: 18/05/2011

Otros méritos

Estancias en centros públicos o privados

- 1 Entidad de realización:** EPCC (Edinburgh Parallel Computing Centre) **Tipo de entidad:** Organismo Público de Investigación
Ciudad entidad realización: Edimburgo, Reino Unido
Fecha de inicio-fin: 05/07/2010 - 25/08/2010 **Duración:** 1 mes - 21 días
Entidad financiadora: Unión Europea **Tipo de entidad:** Agencia Estatal
Nombre del programa: HPC-Europa 2
Objetivos de la estancia: Posdoctoral
Tareas contrastables: Desarrollo de mecanismos de paralelización especulativa
Explicación narrativa: Publicaciones en revistas y congresos especializados
- 2 Entidad de realización:** EPCC (Edinburgh Parallel Computing Centre) **Tipo de entidad:** Organismo Público de Investigación
Ciudad entidad realización: Edimburgo, Reino Unido
Fecha de inicio-fin: 22/05/2004 - 16/07/2004 **Duración:** 2 meses - 7 días
Entidad financiadora: Unión Europea **Tipo de entidad:** Agencia Estatal
Nombre del programa: HPC-Europa 2



Objetivos de la estancia: Posdoctoral

Tareas contrastables: Desarrollo de mecanismos de paralelización especulativa

Explicación narrativa: Publicaciones en revistas y congresos especializados

3 Entidad de realización: EPCC (Edinburgh Parallel Computing Centre) **Tipo de entidad:** Organismo Público de Investigación

Ciudad entidad realización: Edimburgo, Reino Unido

Fecha de inicio-fin: 22/06/2003 - 27/07/2003

Duración: 1 mes - 7 días

Entidad financiadora: Unión Europea

Tipo de entidad: Agencia Estatal

Nombre del programa: HPC-Europa 2

Objetivos de la estancia: Posdoctoral

Tareas contrastables: Desarrollo de mecanismos de paralelización especulativa

Explicación narrativa: Publicaciones en revistas y congresos especializados

4 Entidad de realización: EPCC (Edinburgh Parallel Computing Centre) **Tipo de entidad:** Organismo Público de Investigación

Ciudad entidad realización: Edimburgo, Reino Unido

Fecha de inicio-fin: 03/03/2002 - 20/04/2002

Duración: 1 mes - 21 días

Entidad financiadora: Unión Europea

Tipo de entidad: Agencia Estatal

Nombre del programa: TRACS

Objetivos de la estancia: Posdoctoral

Tareas contrastables: Desarrollo de mecanismos de paralelización especulativa

Explicación narrativa: Publicaciones en revistas y congresos especializados

5 Entidad de realización: University of Illinois at Urbana-Champaign **Tipo de entidad:** Universidad

Ciudad entidad realización: Urbana-Champaign, Estados Unidos de América

Fecha de inicio-fin: 01/05/1999 - 30/06/1999

Duración: 2 meses

Objetivos de la estancia: Doctorado/a

Tareas contrastables: Desarrollo de soluciones de arquitecturas de memoria sólo caché.

Explicación narrativa: Publicación en Euro-Par 2003

6 Entidad de realización: Universidad de Morón **Tipo de entidad:** Universidad

Ciudad entidad realización: Morón, Argentina

Fecha de inicio-fin: 01/10/1997 - 20/12/1997

Duración: 2 meses - 20 días

Objetivos de la estancia: Doctorado/a

Tareas contrastables: Inicio de tareas de investigación en Arquitectura de Computadores

Premios, menciones y distinciones

1 Descripción: HiPEAC Tech Transfer Award 2018

Entidad concesionaria: HiPEAC.net

Tipo de entidad: Asociaciones y Agrupaciones

Ciudad entidad concesionaria: Gante, Bélgica

Fecha de concesión: 17/12/2018

Reconocimientos ligados: Premio por la creación de RDNest, compañía de base tecnológica participada por la Universidad de Valladolid

2 Descripción: Premio "Soluciones Innovadoras para la mejora de la vida independiente", apartado de Ecomovilidad

Entidad concesionaria: Universidad de Valladolid

Tipo de entidad: Universidad



Ciudad entidad concesionaria: Valladolid, Castilla y León, España

Fecha de concesión: 02/02/2018

Reconocimientos ligados: Premio por el proyecto RYDER: Racionalización de zonas de carga y descarga en entornos urbanos.

3 Descripción: Premio de Investigación Consejo Social 2014

Entidad concesionaria: Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad concesionaria: Valladolid, Castilla y León, España

Fecha de concesión: 01/06/2014

Reconocimientos ligados: Premio al Grupo de Investigación Reconocido con mayor actividad de transferencia tecnológica

4 Descripción: ACM Senior Member

Entidad concesionaria: Association for Computing Machinery **Tipo de entidad:** Asociaciones y Agrupaciones

Ciudad entidad concesionaria: Nueva York, Estados Unidos de América

Fecha de concesión: 03/03/2014

5 Descripción: IEEE Senior Member

Entidad concesionaria: The Institute of Electrical and Electronics Engineering **Tipo de entidad:** Asociación Científica

Ciudad entidad concesionaria: New York, Estados Unidos de América

Fecha de concesión: 28/07/2012

6 Descripción: Primer Premio Certamen de Investigación Científica "Arturo Duperier"

Entidad concesionaria: Junta de Castilla y León **Tipo de entidad:** Otros

Ciudad entidad concesionaria: Valladolid, Castilla y León, España

Fecha de concesión: 01/09/2001

7 Descripción: Primer Premio Innovación y Desarrollo

Entidad concesionaria: Junta de Castilla y León **Tipo de entidad:** Otros

Ciudad entidad concesionaria: Valladolid, Castilla y León, España

Fecha de concesión: 01/07/1995

8 Descripción: Primer Premio Nacional de Terminación de Estudios Universitarios

Entidad concesionaria: MINISTERIO DE EDUCACION Y CIENCIA

Ciudad entidad concesionaria: Madrid, Comunidad de Madrid, España

Fecha de concesión: 01/09/1994

9 Descripción: Premio Extraordinario Fin de Carrera

Entidad concesionaria: Universidad de Valladolid **Tipo de entidad:** Universidad

Ciudad entidad concesionaria: Valladolid, Castilla y León, España

Fecha de concesión: 01/09/1993



Períodos de actividad investigadora, docente y de transferencia del conocimiento

- 1** Entidad acreditante: MINISTERIO DE EDUCACION Y CIENCIA
Fecha de obtención: 01/01/2022
- 2** Entidad acreditante: MINISTERIO DE EDUCACION Y CIENCIA
Fecha de obtención: 01/01/2016
- 3** Entidad acreditante: MINISTERIO DE EDUCACION Y CIENCIA
Fecha de obtención: 01/01/2010
- 4** Entidad acreditante: MINISTERIO DE EDUCACION Y CIENCIA
Fecha de obtención: 01/01/2004